

ผลของเครื่องมือตรวจวัดระบบ โดยการนำพีซีรุ่นเก่ามาปรับปรุง  
เพื่อการศึกษาวิชาพยาสตร์ในระดับมัธยมศึกษาตอนปลาย :

Production of Measurement System using recycle PC

for Science education in high school.

ผู้จัด

ผู้ริช្យวุฒิ คำมา

ผู้ร่วมงานวิจัย

Mr.TAKASHI

YASUJI

ที่ปรึกษา

รศ.วิชาญ กัมคงวงศ์

นางรตพร สุดเสนะ

นางสาวอรทัย

สุทธะคำ

โปรแกรมวิชาคอมพิวเตอร์ คณะพยาสตร์และเทคโนโลยี  
สถาบันราชภัฏพิบูลสงคราม พิษณุโลก

มหาวิทยาลัยราชภัฏพิบูล侈คราม  
Pibulsongkram Rajabhat University

งานวิจัยนี้

ได้รับทุนสนับสนุนจากสถานบันราชภัฏพิบูล侈คราม พิษณุโลก

ประจำปีการศึกษา 2541



คณะวิทยาศาสตร์

เลขที่ 162/41

รับ 13/09/41

บันทึกข้อความ

สถานบันราชนักวุฒิบุลังค์	1315
วันที่	16 ก.ค. 2541
วันที่	15.00 น.
เวลา	

ผู้อำนวยการ ภาควิชาคอมพิวเตอร์ คณะวิทยาศาสตร์และเทคโนโลยี สถาบันราชภัฏพิบูลังค์

ก.

วันที่ 13 กรกฎาคม 2541

เรื่อง ส่งเก้าอี้ครองงานวิจัย

เรียน อธิการบดี สถาบันราชภัฏพิบูลังค์

สิ่งที่ส่งมาด้วย 1. สำเนาบันทึกข้อความคณะวิทยาศาสตร์และเทคโนโลยี เลขที่ 120/41

2. เก้าอี้ครองงานวิจัย

เนื่องจากสถาบันมีนโยบายให้อาชารย์ชาร์ต่างประเทศเดินทางมาท่องเที่ยววิจัย ซึ่งเป็นแนวทางหนึ่งที่จะทำให้สามารถได้รับค่าตอบแทนเพื่อนำไปเป็นกราฟเจ้าหนี้เพิ่มเติมในภาวะเศรษฐกิจขณะนี้ของประเทศไทย ภาควิชาฯ จึงได้เสนอเก้าอี้ครองงานวิจัย โคบี้ที่ Mr. TAKASHI YASUI ที่ร่วมกับอาจารย์และนักศึกษาในภาควิชาฯ ที่มีให้ทางสถาบันนี้ได้พิจารณาลงคะแนนให้สามารถทำการวิจัยได้

จึงเรียนมาเพื่อโปรดพิจารณา

๙๘ อธิการบดีสถาบันราชภัฏพิบูลังค์

เมื่อปีรัฐ ๔๑ ทราบ ๔๕ ทราบและสั่งการ

เห็นชอบด้วย

นาย มนต์ พานิช

1.....

มนต์ พานิช

2.....

มนต์ พานิช

3.....

มนต์ พานิช

16/07/41  
มนต์ พานิช

(นางสาว อรุณรัตน์ สุวะเดช)  
หัวหน้าภาควิชาคอมพิวเตอร์

วันที่ 13/09/41, พื้นที่ ๑๖๒/๔๑

13/09/41

ก่อตั้ง ๑๗/๐๗/๔๑

# สารบัญ

หน้า

## ประกาศคุณูปการ

บทคัดย่อ

## Abstract

### บทที่ 1 บทนำ

ความเป็นมาและความสำคัญของปัญหา

วัตถุประสงค์ของการวิจัย

สมมุติฐานของการวิจัย

ขอบเขตของการวิจัย

ข้อจำกัดของการวิจัย

นิยามศัพท์เฉพาะ

### บทที่ 2 เอกสารและงานวิจัยที่เกี่ยวข้อง

ส่วนประกอบของเครื่องมือวัด

ระบบ Intelligent Instrumentation System

การพัฒนาคอมพิวเตอร์จาก 8 On ไปสู่ 16 บิต

รายละเอียดของขาสัญญาณต่างๆบน Slot ของ IBM/PC

การจัดแอดเดรสสำหรับ อินพุท เอ้าท์พุทพอร์ต ใน ไอปีเน็ม พีซี

### บทที่ 3 การวิจัยและการดำเนินการ

รูปแบบของการวิจัย

อุปกรณ์และข้อมูลต่างๆที่ใช้ในการทดลอง

วิธีดำเนินการ

การ CALIBRATE อุปกรณ์ที่สร้างขึ้น

### บทที่ 4 ผลการวิเคราะห์ข้อมูล

ผลการทดลองจาก SENSOR LM 35

การแสดงผลข้อมูล

การทำหนัสเกลของกราฟ

โปรแกรมการแสดงผล

1

1

2

3

3

4

8

12

14

16

28

31

31

37

41

45

47

47

48

หน้าที่

บทที่ ๕ สรุปผลการวิจัย

การนำ PC เก่ามาใช้ทดลอง	58
การให้ความรู้เพิ่มเติมกับนักศึกษาวิชาเอกคอมพิวเตอร์	61
การพัฒนา PC เพื่อใช้เป็นเครื่องมือวัดในการเรียนการสอนวิทยาศาสตร์	62
การปรับปรุงโครงงานเพื่อนำไปใช้	62
ข้อเสนอแนะ	62

บรรณานุกรม

ภาคผนวก

ก.CONFIG.DAT

วงจรและลายปรินท์

ข.รายละเอียดของปักรณฑ์ใช้

63

66

69

## สารบัญรูปภาพ

ลำดับที่	หน้าที่
1. องค์ประกอบของเครื่องมือวัด	8
2. บล็อกไดอะแกรมอุปกรณ์ประกอบเครื่องมือวัด	10
3. องค์ประกอบในคอมพิวเตอร์	11
4. ระบบ Intelligent Instrumentation System	12
5. ISA Bus system signal assignment	17
6. ช่องขาสัญญาณต่างๆบน SLOT IBM/PC	18
7. ภาพถ่ายอุปกรณ์ SENSOR ต่างๆและ INTERFACE CARD	32
8. ภาพถ่าย TEMPERATURE SENSOR LM 35 และวงจร	32
9. ภาพถ่าย Humidity Sensor EYH – H02N และวงจร	33
10. ภาพถ่าย Solar cell Solar battery A200 และวงจร	33
11. ภาพถ่าย INTERFACE CARD	34
12. วงจร MULTIPLEXER	34
13. วงจร AMPLIFIER	35
14. วงจร A/D CONVERTER	35
15. เมมเบอร์รัตของคอมพิวเตอร์	37
16. ภาพถ่าย INTERFACE CARD ที่เพิ่บอุปกรณ์เมนบอร์ด	38
17. ภาพถ่ายอุปกรณ์ SENSOR ต่างๆ และ INTERFACE CARD	38
18. Address Decode	39
19. การนำสัญญาณจาก SENSOR ต่างๆเข้าสู่ INTERFACE CARD	40
20. ภาพถ่าย INTERFACE CARD	41
21. ภาพถ่าย การใช้ SINGNAL GENERATOR และ OSCILLOSCOPE	
Zunis CALIBRATE อุปกรณ์	41
22. ภาพถ่ายการตรวจสอบSENSOR ความร้อนกับ THERMOMETER	42
23. ภาพถ่ายการเปรียบเทียบ SCAL หน้าจอ กับ ข้อมูลที่ตรวจวัด	42

ลำดับที่		หน้า
24.	ภาพถ่าย การแสดงผลกราฟบนหน้าจอคอมพิวเตอร์	43
25.	วงจรสมบูรณ์ของ Interface Card	44
26.	กราฟจากการทดลองระหว่างแรงเคลื่อนไฟฟ้า กับ อุณหภูมิ ของ TEMPERATURE SENSOR LM 35	45
27.	กราฟระหว่างแรงเคลื่อน กับ อุณหภูมิ จากข้อมูลที่ CALIBRATE แล้ว โดยอ่านจากหน้าจอ คอมพิวเตอร์	46
28.	ภาพถ่ายการ CALIBRATE ข้อมูลจากการทดลองและ OSCILLOSCOPE	47
29.	ภาพถ่าย INTERFACE CARD	58
30.	ภาพถ่าย SLOT ของบอร์ดที่ใส่ INTERFACE CARD และ	58
31.	ภาพถ่ายการต่อสายจาก SENSOR ต่างๆ เข้า INTERFACE CARD	60
32.	ภาพถ่ายการ CALIBRATE สเกลของกราฟ	60
33.	ภาพถ่ายหน้าจอกกราฟของSENSOR ทั้ง 2 CHANNEL	61

## ประกาศคุณูปการ

งานวิจัยนี้ทำขึ้นตามนโยบายของโปรแกรมวิชา คอมพิวเตอร์ ซึ่งเป็นงานวิจัยที่ต้องใช้เครื่องมือประกอบอย่าง เครื่องมือบางอย่างไม่มีใช้ในโปรแกรมวิชา ต้องขอความอนุเคราะห์จากที่อื่นและในส่วนใหญ่ของการเสนอผลงาน จะเป็นภาพถ่ายประกอบ ดังนั้นผู้ทำการวิจัยจึงขอขอบคุณ ภาควิชาฟลิกส์ ที่ให้ความอนุเคราะห์ทางด้านเครื่องมือ คุณลักษณ์ เครื่องหงษ์ และคุณเฉลิม สกุลสมາธ ที่ให้ความเอื้อเฟื้อทางด้านการจัดการภาพถ่ายฯ และขอขอบคุณสถาบันราชภัฏพิบูลสงครามที่ให้เงินสนับสนุนในการทำวิจัยในครั้งนี้

รักษา คำมา

มีนาคม 2543

โปรแกรมคอมพิวเตอร์  
คณะวิทยาศาสตร์และเทคโนโลยี  
สถาบันราชภัฏพิบูลสงคราม พิษณุโลก

## บทคัดย่อ

การนำสัญญาณอะนาลอกที่เป็นปริมาณทางฟิสิกส์เข้ามาประมวลผลในคอมพิวเตอร์ทำโดยการเปลี่ยนสัญญาณอะนาลอกเป็นสัญญาณดิจิตอลแล้วจึงนำไปเข้าคอมพิวเตอร์ทำโดยการสร้าง Interface card มาเสียบต่อที่ slot ภายในบันเมนบอร์ดเพื่อทำหน้าที่เลือกสัญญาณเข้าและเปลี่ยนแปลงจากสัญญาณอะนาลอกเป็นสัญญาณดิจิตอล ส่งไปเป็นข้อมูลให้เครื่องคอมพิวเตอร์ประมวลผลกับโปรแกรมที่เขียนขึ้น และปรับแต่งสเกลที่แสดงผลหน้าจอให้ตรงกับความจริงได้ โดยการปรับสเกล กับ Signal Generator และตรวจสอบโดยใช้ Oscilloscope ก่อน แล้วจึงกำหนดช่วงค่าที่เหมาะสม โดยใช้ Software ( เขียนด้วยโปรแกรมภาษา C ) ใน Interface card นี้ ใช้ IC Multiplex ที่สามารถเลือกสัญญาณได้ถึง 8 สัญญาณ ใช้ Dip Switch และไอซีเบอร์ 74SC688 ในการปรับเปลี่ยน Address Port ที่ว่างอยู่มาใช้

มหาวิทยาลัยราชภัฏปิบูลสงคราม  
Pibulsongkram Rajabhat University

## **Abstract**

Construction of an interface card for processing analogue data in a computer by converting analogue signal which is a physics quantity to digital signal. The interface card connected to inner slot on mainboard to select and convert input signal, then send data to process in computer by written program (in C language). The output on a monitor was scaled to make it coincident with the actual input by using a signal generator and oscilloscope to define an appropriate range. This interface card constructed with 8-channel multiplex IC and select blank address port by using a dip switch and 74SC688 IC.

มหा�วิทยาลัยราชภัฏพิบูลสงคราม  
Pibulsongkram Rajabhat University

## บทที่ 1

### บทนำ

#### ความเป็นมาและความสำคัญของปัญหา

ปัจจุบันนี้สถาบันมีการพัฒนาระบบงานตามความเริ่มของกิจกรรมของเทคโนโลยี ทำให้ทางสถาบันต้องปรับปรุงเครื่องคอมพิวเตอร์ โดยเลือกใช้งานเครื่องบางรุ่นที่ไม่สามารถครับโปรแกรมใหม่ ๆ หรือเครื่องที่มีการประมวลผลช้ามาก ทำให้สถาบันมีเครื่องรุ่นเก่า ได้แก่ รุ่น 8088 และ 80286 ซึ่งมีสภาพดียังใช้งานได้ แต่เป็นเครื่องรุ่นที่ไม่สามารถครับโปรแกรมขนาดใหญ่ หรือโปรแกรมที่มีความซับซ้อนมาก ๆ ได้ เนื่องจากการประมวลผลต่ำกว่าในเครื่องรุ่นที่ใช้อยู่ในปัจจุบันมาก และในขณะเดียวกัน ในปัจจุบันนี้ภาควิชาคอมพิวเตอร์มีอาจารย์ชาวต่างประเทศ (ประเทคโนโลยีปุ่น) ซึ่งมีความสามารถในการทำงานด้าน Interface อุปกรณ์ เช่น เข้าฟังคิดว่าในสภาวะบ้านเมืองที่ต้องการประหยัด และสถาบันต้องรับผิดชอบให้ความช่วยเหลือ โรงเรียนระดับมัธยมในด้านเทคนิคการเรียนการสอน ควรจะได้นำวัสดุคุณภาพที่มีอยู่มาประดิษฐ์ตั้งที่มีประโยชน์ตามสภาวะที่ทำได้ จึงได้ทดลองทำเครื่องมือวัดพื้นฐานเพื่อจัดระบบต่าง เช่น ความร้อน แรงเตือนหรือกระแทกไฟฟ้า ความชื้น เพื่อนำมาปรับปรุงประยุกต์ใช้กับการทดลอง วิชาวิทยาศาสตร์ ในระดับชั้นมัธยม และเมื่อทำได้แล้วจะทำการเผยแพร่ให้กับโรงเรียนต่าง ๆ ที่มีเครื่องคอมพิวเตอร์รุ่นเก่า ๆ ที่ไม่ได้ใช้กับงานประมวลผลที่มีโปรแกรมใหญ่ ๆ ซับซ้อน ให้นำมาใช้ประโยชน์ในด้านอื่น โดยเฉพาะการทำเครื่องมือวัดซึ่งเป็นการใช้การประมวลผลกับโปรแกรมขนาดเล็กเท่านั้น

#### วัตถุประสงค์ของการวิจัย

1. เพื่อนำเครื่องคอมพิวเตอร์รุ่นเก่า ซึ่งพื้นที่รุ่น 80286 หรืออื่น ๆ มาปรับปรุงพัฒนาทำเป็นเครื่องทดลอง เนื่องจากคอมพิวเตอร์ที่ตกรุ่น(รุ่นเก่า) จะมีสาเหตุเนื่องมาหากไม่สามารถประมวลผลโปรแกรมที่มีขนาดใหญ่ และซับซ้อน ได้ในเวลาอันรวดเร็ว โดยเฉพาะเครื่องในรุ่น 80286 เป็นเครื่องที่ไม่สามารถใช้กับโปรแกรมประเภท Windows ซึ่งกำลังเป็นที่นิยมใช้ในขณะนี้ดังนั้นจึงการทำเพื่อกับข้อมูลแล้วประมวลผลเพื่อแสดงเป็นกราฟ ซึ่งไม่ต้องใช้ข้อมูลหลาย ๆ อย่างมาประมวลผลจึงเป็นโปรแกรมที่มีขนาดไม่โคนัก ทำให้เครื่องรุ่นเก่าจึงยังสามารถใช้ประโยชน์ได้

2. เพื่อให้นักศึกษาได้รับความรู้เพิ่มเติมนอกเหนือจากหลักสูตรในการเรียนการสอน นักศึกษาวิชาเอกคอมพิวเตอร์ของภาควิชาคอมพิวเตอร์ สถาบันราชภัฏพิบูลสงคราม มีจุดเน้นในการสร้างโปรแกรมเมอร์ ซึ่งเป็นงานทางด้านซอฟต์แวร์ ดังนั้นเพื่อเป็นการเพิ่มเติมให้กับนักศึกษาที่ต้องการเรียนรู้ทางด้านอาร์คแวร์ ซึ่งเป็นการเปิดโอกาสให้กับนักศึกษาได้ใช้โปรแกรมในการสร้างงานทางด้านการควบคุม อันจะเป็นประโยชน์ในการพัฒนาท้องถิ่นมากยิ่งขึ้น

3. ในสภาวะปัจจุบันของสถาบันราชภัฏพิบูลสงคราม โปรแกรมวิชาฯ ต่าง ๆ ได้มีอาจารย์อาสาสมัครและอาจารย์อัตราจ้าง ชาวต่างประเทศ เข้ามาร่วมทำงานด้วย ทางโปรแกรมวิชาคอมพิวเตอร์มีอาจารย์อัตราจ้างชาวญี่ปุ่น ที่มีความรู้ในงานคอมพิวเตอร์ทางด้าน Interface ข้าพเจ้าซึ่งเห็นเป็นโอกาสสมควรที่จะชักชวนให้อาจารย์ท่านนี้ได้ทำงานซึ่งเป็นประโยชน์กับสถาบัน และนักศึกษาให้มากที่สุด โดยการปรับปรุง-สร้างอุปกรณ์เพิ่มเติมให้กับเครื่องพีซีรุ่นเก่า ที่ตกรุ่นແลื่อนั้นให้มีประโยชน์ขึ้น โดยการสร้างเครื่องมือวัดซึ่งใช้คอมพิวเตอร์ในการแสดงผล

4. โครงการปรับปรุงคอมพิวเตอร์รุ่นเก่ามาเป็นเครื่องมือตรวจวัดน้ำ เมื่อเสร็จสิ้นแล้ว ผู้วิจัยและคณะนิคที่จะถ่ายทอดความรู้ โดยจัดอบรมให้แก่ครูประจำการเพื่อเป็นแนวทางให้โรงเรียนในระดับนั้น ได้สามารถปรับปรุงเครื่องคอมพิวเตอร์รุ่นเก่า ๆ ซึ่งใช้ประโยชน์ได้น้อย มาใช้ประโยชน์ในด้านการเรียนการสอนให้มากขึ้นทั้งยังเป็นการประหยัดค่าใช้จ่ายของโรงเรียน ในการจัดทำเครื่องมือวัดระบบที่มีผลในการตรวจสังเคราะห์องค์ความเที่ยงตรงสูงมาใช้

#### สมมุติฐานของการวิจัย

##### 1. ความสามารถของเครื่องคอมพิวเตอร์

เครื่องคอมพิวเตอร์รุ่น 80286 ที่ไม่ได้รับความนิยมใช้ในปัจจุบันซึ่งมีเหตุเนื่องมาจากการมีขีดความสามารถจำกัด ต่อ ไม่สามารถแสดงผลกับภาพประเภทจอลีดี เป็นรุ่นที่ซีพียูสามารถอ่านข้อมูลได้ครั้งละ 16-BR ความเร็วในการประมวลผล 20 เมกะเฮิรต ไม่สามารถอ่านซีดีรอม YA แต่เครื่องคอมพิวเตอร์ที่ได้รับความนิยมใช้ในปัจจุบัน จะมีความสามารถพื้นฐานโดยทั่วไปคือ อ่านข้อมูลได้ครั้งละ 32 บิต เป็นอย่างน้อย แสดงผลกับเมนบอร์ดประเภทจอลีดี มีความเร็วในการประมวลผลซีพียูของ Intel Pentium ไม่ต่ำกว่า 66 เมกะเฮิรต และอ่านซีดีรอมได้ ดังนั้นเครื่องคอมพิวเตอร์ที่ใช้อยู่ในปัจจุบันนี้สามารถอ่านข้อมูลขนาดใหญ่และประมวลผลได้รวดเร็วกว่าในเครื่องรุ่นเก่า ๆ จากความสามารถของเครื่องในรุ่นเก่าที่มีความสามารถในลักษณะดังกล่าวเราสามารถนำมาปรับปรุงเป็นเครื่องมือตรวจวัดได้ เพราะข้อมูลที่ป้อนเข้ามานี้

ขนาดไม่โตก็ ทำให้การประมวลผลไม่ซ้ำกันเกินไป และการแสดงผลไม่จำเป็นต้องใช้อะงค์ทักษิ

## 2. หลักการในการสร้างเครื่องมือตรวจวัดระบบ

เนื่องจากเครื่องคอมพิวเตอร์ทำงานกับระบบดิจิตอล และมีโปรแกรมภาษาเป็นตัวควบคุม ดังนั้นถ้าใช้ Sensor เป็นอุปกรณ์ในการตรวจจับสัญญาณและแสดงผลออกมานั้นสัญญาณไฟฟ้าในลักษณะเป็นสัญญาณอะนาลอก จึงต้องนำสัญญาณอะนาลอกไปเปลี่ยนให้เป็นสัญญาณแบบดิจิตอลเพื่อจะสามารถป้อนเข้าเครื่องคอมพิวเตอร์ และคอมพิวเตอร์ก็สามารถประมวลผลสัญญาณนั้นตามโปรแกรมภาษาที่เขียนขึ้นและแสดงผลทางภาพ จึงทำให้ได้เครื่องมือตรวจวัดระบบซึ่งสามารถแสดงผลตามที่ผู้ใช้งานต้องการได้

### ขอบเขตของการวิจัย

1. สร้างอุปกรณ์ตรวจอุณหภูมิ ความชื้น ความดันอากาศ ความ�ื้นของแสง ความต่างศักย์และกระแสไฟฟ้า โดยใช้พีซีรุ่น 80286 เป็นตัวแสดงผลดังนี้

- การวัดอุณหภูมิ
- การตรวจวัดความชื้น
- ความ�ื้นของแสงเป็นการวัดความ�ื้นของแสงอาทิตย์
- การวัดความดันอากาศ
- ความต่างศักย์และกระแสไฟฟ้า

2. การแสดงผลบนจอภาพ จะแสดงผลเมื่อกราฟฟิก โดยแสดงเป็นกราฟเส้นที่เปรียบเทียบเวลา

3. หลักการและวิธีการใช้งานเป็นอุปกรณ์ที่ใช้งาน ง่ายสำหรับครูนักเรียนในระดับชั้นมัธยมศึกษา ตอนปลาย

4. ความละเอียดของเครื่องมือคำนวณตามหลักสูตรนั้นคือ ความแม่นยำ 0.1%

### ข้อจำกัดของการวิจัย

1. เป็นงานวิจัยที่ทำร่วมกับอาจารย์ TAKASHI YASUI ชาวญี่ปุ่น ซึ่งมีเวลาจำกัดในการทำงานในสถาบัน และทางสถาบันไม่ได้ต่อสัญญาการเข้ามา เวลาการทำงานของอาจารย์ TAKASHI YASUI จะสิ้นสุดลงประมาณกลางเดือนมิถุนายน 2542 และอาจารย์จะต้องใช้เวลา

ในการเตรียมตัว เพื่อการเปลี่ยนแปลงที่ทำงานและที่อยู่ใหม่ ตั้งแต่เดือนกุมภาพันธ์ ทำให้มีเวลาในการทำงานน้อยลง

2. การให้ความรู้กับนักศึกษา ต้องใช้เวลาและความพยายามในการสอนมาก เนื่องจากนักศึกษามีความรู้พื้นฐานทางด้าน HARDWARE น้อย และเป็นนักศึกษาที่เรียนจบสายสามัญ (สายวิทย์) โดยตรงขาดความคุ้นเคยและไม่มีความชำนาญในการปฏิบัติงานทางด้านอิเล็กทรอนิกส์

3. การอนุมัติงานวิจัย สถาบันอนุมัติให้ทำงานวิจัยในเดือนกันยายน ทำให้มีเวลาในการทำงานน้อยมาก สถาบันมิได้อนุมัติงานตามปีการศึกษา แต่อนุมัติตามปีงบประมาณปัจจุบันไป ตลอดถึงกับการทำงานของผู้วิจัย ซึ่งทำงานตามปีการศึกษา และภาควิชาเพียงเริ่มทำงานวิจัย กับสถาบัน ทำให้ขาดความรู้เรื่องเวลา และภูมิประเทศ ของทางสถาบันที่มีอยู่ ซึ่งภาควิชาต้องปรับปรุงต่อไป

ดังนั้นในการวิจัยครั้งนี้จึงมีผลทำให้ต้องลดขอบเขตของงานให้แคบลงกว่าเดิมที่วางแผนไว้ เพื่อให้ สามารถดำเนินไปตามวัตถุประสงค์ของงานวิจัย นักศึกษาสามารถที่จะนำหลักการ ค่างๆ มาพัฒนาเพื่อปรับปรุงให้งานดำเนินต่อไปตามขอบเขตเดิมได้

### นิยามศัพท์เฉพาะ

ADDRESS เลขที่อยู่

เป็นตัวบอกตำแหน่งที่ตั้งของข้อมูลที่เก็บไว้ในเครื่องคอมพิวเตอร์ อาจเป็นชื่อหรือหมายเลข โดยปกติเมื่อเราต้องการเรียกเอกสารต่างๆที่เก็บไว้ในหน่วยความจำในคอมพิวเตอร์มาใช้เราจะได้โดยเรียกตัวชื่อที่เรากำหนด เช่น ถ้าเรากำหนดให้ Score เป็นตำแหน่งที่เก็บค่า 87.5 ทุกครั้งที่เรา dun score มาใช้คอมพิวเตอร์ จะส่งค่า 87.5 มาให้บ้างที่เราเรียก ตัวแปร

analogue เซิงอุปทาน, อะนาล็อก

นักนิยมเชื่อว่า analogue หมายถึงการแทนปริมาณแสดงจำนวนโดยการวัดในลักษณะต่อเนื่อง ตัวอย่าง ความเร็วรถยนต์ ซึ่งวัดได้จากความเร็วของ การหมุนของวงล้ออาจแทนได้ด้วยจำนวนเลข ดู Digital เปรียบเทียบ

ในการเตรียมตัว เพื่อการเปลี่ยนแปลงที่ท่ามกลางที่อยู่ใหม่ ตั้งแต่เดือนกุมภาพันธ์ ทำให้มีเวลาในการทำงานน้อยลง

2. การให้ความรู้กับนักศึกษา ต้องใช้เวลาและความพยายามในการสอนมาก เนื่องจากนักศึกษามีความรู้พื้นฐานทางด้าน HARDWARE น้อย และเป็นนักศึกษาที่เรียนจบสายสามัญ (สายวิทย์) โดยตรงขาดความคุ้นเคยและไม่มีความชำนาญในการปฏิบัติงานทางด้านอิเล็กทรอนิกส์

3. การอนุมัติงานวิจัย สถาบันอนุมัติให้ทำงานวิจัยในเดือนกันยายน ทำให้มีเวลาในการทำงานน้อยมาก สถาบันมิได้อนุมัติงานตามปีการศึกษา แต่อนุมัติตามปีงบประมาณจึงไม่สอดคล้องกับการทำงานของผู้วิจัย ซึ่งทำงานตามปีการศึกษา และภาควิชาที่จะเริ่มทำงานวิจัยกับสถาบัน ทำให้ขาดความรู้เรื่องเวลา และภูมิประเทศ ของทางสถาบันที่มีอยู่ ซึ่งภาควิชาต้องปรับปรุงต่อไป

ดังนั้นในการวิจัยครั้งนี้จึงมีผลทำให้ต้องลดขอบเขตของงานให้แคบลงกว่าเดิมที่วางแผนไว้ เพื่อให้สามารถดำเนินไปตามวัตถุประสงค์ของงานวิจัย นักศึกษาสามารถท่องจำได้ต่างๆ มาพัฒนาเพื่อปรับปรุงให้งานดำเนินต่อไปตามขอบเขตเดิมได้

### นิยามศัพท์เฉพาะ

ADDRESS เลขที่อยู่

เป็นตัวบอกตำแหน่งที่ตั้งของข้อมูลที่เก็บไว้ในเครื่องคอมพิวเตอร์ อาจเป็นชื่อหรือหมายเลข โดยปกติเมื่อเราต้องการเรียกເเอกสาร์ต่างๆที่เก็บไว้ในหน่วยความจำในคอมพิวเตอร์มาใช้เราจะเรียกมานาไปโดยเรียกด้วยชื่อที่เรากำหนด เช่น ถ้าเรากำหนดให้ Score เป็นตำแหน่งที่เก็บค่า 87.5 ทุกครั้งที่เราเรียก Score มาใช้คอมพิวเตอร์ จะส่งค่า 87.5 มาให้ บางที่เรียกตัวแปร

**analogue** เครื่องอุปกรณ์, อะนาล็อก

มักนิยમเขียนว่า **analog** หมายถึงการแทนปริมาณแสดงจำนวนโดยการวัดในลักษณะต่อเนื่อง ตัวอย่าง ความเร็วรถยนต์ ซึ่งวัดได้จากความเร็วของการหมุนของวงล้ออาจแทนได้ด้วยจำนวนเลข คุณ Digital เมริยบเทียบ

**hardware** ชาร์ดแวร์, ส่วนเครื่อง, ส่วนอุปกรณ์

หมายถึง ส่วนตัวเครื่องในด้านกายภาพของคอมพิวเตอร์ ทึ่งส่วนที่เป็นเครื่องจักรกล และเครื่องอุปกรณ์อิเล็กทรอนิกส์ มักใช้คู่กับส่วนชุดคำสั่ง (software) และส่วนบุคลากร (peopleware) ส่วนเครื่องคอมพิวเตอร์แบ่งได้เป็นส่วนใหญ่ๆ ดังนี้

1. input unit หรือ หน่วยรับข้อมูล
2. memory unit หรือ หน่วยความจำ
3. central processing unit หรือ หน่วยผลประมวลผล ซึ่งแบ่งอย่างได้เป็น
  - 3.1 register (หน่วยรีจิสเตอร์)
  - 3.2 control unit (หน่วยควบคุม)
  - 3.3 arithmetic and logical unit (หน่วยคำนวณและตรรกะ)
4. output unit หรือ หน่วยแสดงผล

**high level language** ภาษาระดับสูง

เป็นภาษาแนวมนุษย์ (human oriented language) ภาษาหนึ่ง หมายถึง ภาษาที่ใกล้เคียงกับภาษามนุษย์ เก็บไว้ได้รำขึ้นไว้ใช้ง่าย กะทัดรัด สะดวกในการใช้งาน ภาษาแนวมนุษย์นี้แบ่งเป็นสองระดับ คือ ภาษาระดับสูงและระดับต่ำ ภาษาระดับสูงนี้มิใช้กันอยู่ในปัจจุบันหลายภาษาด้วยกัน เช่น ภาษา FORTRAN (Formula Translator), COBOL (Common Business Oriented Language), RPG (Report Program Generator), PL/L (Program-ming Language I), ALGOL (Algebraic Oriented Language), BASIC (Beginner's Purpose Symbolic Instruction Code) เป็นต้น ภาษาเหล่านี้แต่ละภาษาจะเน้น กับงานต่างชนิดกัน ผู้ใช้จึงควรเลือกใช้แต่ละภาษาให้เหมาะสมกับงานแต่ละประเภทด้วยภาษาเหล่านี้ จะใช้ได้กับเครื่องคอมพิวเตอร์ส่วนมาก เพราะในคอมพิวเตอร์จะมีตัวแปลงชุดคำสั่ง (compiler) หรือตัวแปลงโปรแกรม (interpreter) ซึ่งมีหน้าที่ค่อยแปลภาษาระดับสูงให้เป็นภาษาเครื่อง (machine language) อีกทีหนึ่ง

### **language, low level ภาษาระดับต่ำ**

มีลักษณะใกล้เคียงกับภาษาเครื่อง (machine language) กล่าวคือเป็นภาษาที่คอมพิวเตอร์จะเข้าใจและปฏิบัติตามคำสั่งได้ง่าย แต่ยากสำหรับผู้เขียนโปรแกรม อธิบายง่ายๆ ได้ ภาษาระดับต่ำมีลักษณะและหลักการคิด ตลอดจนกฎเกณฑ์ต่างๆ เมื่อนำภาษาเครื่องทุกอย่างແ喋เพื่อให้适合กันในการเขียนจึงเปลี่ยนจากการใช้เลขล้วนๆ ของภาษาเครื่องมาเป็นสัญลักษณ์แทนนับว่าทำให้เขียนง่ายขึ้นบ้าง บางที่จึงเรียกภาษาระดับต่ำนี้ว่า ภาษาซิงเครอต (machine oriented language) ภาษาระดับนี้ มีภาษาแอดเซนบลี (assembly language) ภาษาเดียว ซึ่งก็จะต่างกันไปตามชนิดของเครื่องด้วย

### **language,machine ภาษาเครื่อง**

ภาษาเครื่องเป็นภาษาที่คอมพิวเตอร์สามารถเข้าใจ และปฏิบัติตามคำสั่งได้โดยไม่ต้องมีการแปล แต่เขียนยาก เพราะคำสั่งและข้อมูลจะต้องเป็นเลขฐานสองทั้งหมด ลักษณะของภาษาจะต่างไปตามชนิดของเครื่อง ซึ่งอาจมีลักษณะเป็นเลขฐานต่างๆ โดยปกติเราจะแยกลักษณะของคำสั่งออกเป็น 2 ส่วน ได้แก่ กัน ก็อ

1. ส่วนที่บอกให้คอมพิวเตอร์รู้ว่าจะต้องทำอย่างอะไร เรียกว่า รหัสดำเนินการ (opcode หรือ operation code)
2. ส่วนที่บอกให้คอมพิวเตอร์รู้ว่าจะเอาข้อมูล หรือตัวเลขที่ที่อยู่ (address) ใดมาทำงาน เรียกว่า ตัวถูกดำเนินการ (operand) ผู้ให้จะต้องรู้จักลักษณะของเครื่องแต่ละเครื่องเป็นอย่างดี

### **logical operation การดำเนินการทางตรรกะ**

หมายถึง การนำตัวแปรหรือค่าคงที่มาสัมพันธ์กันด้วยเครื่องหมาย ตรรกะ เช่น NOT AND OR ฯลฯ เป็นต้น

### **Memory address เลขที่หน่วยความจำ**

เป็นตัวบอกตำแหน่งที่ตั้งของข้อมูลที่เก็บไว้ในเครื่องคอมพิวเตอร์อาจเป็นชื่อหรือหมายเลขก็ได้ โดยปกติ เมื่อเราต้องการเรียกเอกสารใดค่านั่นที่เก็บไว้ในหน่วยความจำในคอมพิวเตอร์มาใช้ เราจะเรียกมาได้ โดยเรียกด้วยชื่อที่

เรากำหนด เน้น ถ้าเรากำหนดให้ Score เป็นตัวแหน่งที่เก็บค่าของ 87.5 ทุกครั้ง  
ที่เราเรียก Score มาใช้ คอมพิวเตอร์ก็จะส่งค่า 87.5 มาให้



## บทที่ 2

### เอกสารและงานวิจัยที่เกี่ยวข้อง

#### ส่วนประกอบของเครื่องมือวัด

เครื่องมือที่ใช้ในการวัดระบบต่าง ๆ เป็นอุปกรณ์ที่มีความจำเป็นในการวัดเพื่องานทดลองทางด้านวิทยาศาสตร์ โดยเฉพาะเครื่องมือที่สามารถนำผลจากภาระมาสรุปเปรียบเทียบ และรายงานได้อย่างเที่ยงตรง เครื่องมือประเภทนี้เป็นเครื่องมือวัดที่มีส่วนสำคัญต่อการวัดความร้อน ไอโอดรมิเตอร์วัดความชื้น โอลิฟมิเตอร์วัดแรงคลื่นไฟฟ้า ฯลฯ

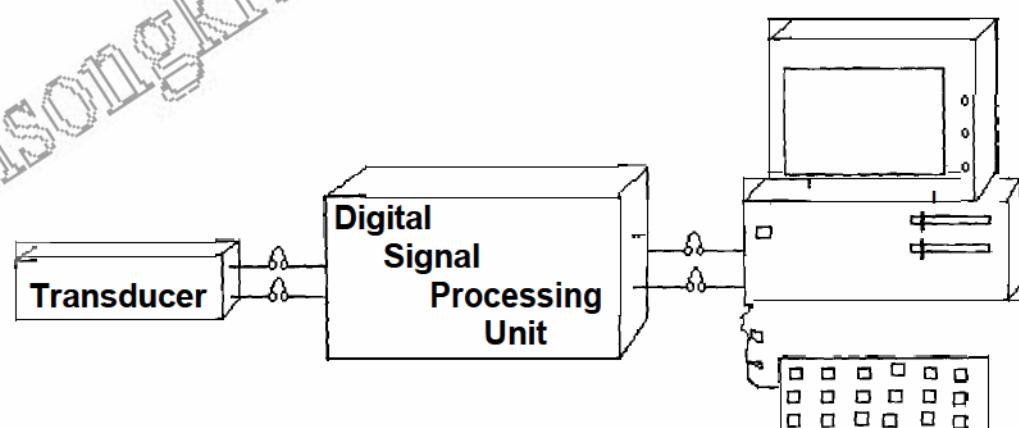
1. ส่วนของการรับรู้สภาวะมาก่อนอย่างระบบ เช่น เทอร์โมมิเตอร์วัดความร้อน ไอโอดรมิเตอร์วัดความชื้น โอลิฟมิเตอร์วัดแรงคลื่นไฟฟ้า ฯลฯ

2. ส่วนของการนำสัญญาณที่ได้ในการวัดมาปรับให้มีขนาดพอดีที่จะนำไปส่งให้กับส่วนที่ใช้ในการประมวลผล

3. ส่วนของการประมวลผล ในปัจจุบันคอมพิวเตอร์เป็นอุปกรณ์ที่ได้รับความนิยมอย่างสูงในการประมวลผลข้อมูล เพราะระบบคอมพิวเตอร์มีหน่วยประมวลผลที่สามารถคำนวณและทำการคำนวณในเชิงตรรกะได้โดยการใส่โปรแกรมให้กับระบบ และปรับเปลี่ยนการแต่งแต้มต่างๆ ตามความประสงค์ของผู้ใช้ได้ตามโปรแกรมที่สร้างขึ้น

พศ.๒๕๖๑ (พ.ศ.๒๕๖๑) หุ่นวิภาค ออกแบบระบบการอ่าน (Interface design และการซ่อนบันทึก) สำหรับเครื่องมือวัด (เครื่องมือวัดความชื้นแบบดิจิตอล 2537) กล่าวถึงองค์ประกอบของระบบเครื่องมือวัดคือ

เครื่องมือวัดจะประกอบด้วยองค์ประกอบดังนี้ 3 ส่วนคือ



รูปที่ 1 องค์ประกอบของระบบเครื่องมือวัด

1. Transducer ได้แก่ เทอร์โนมิเตอร์, โซล่าเซลล์ ฯลฯ

2. หน่วยประมวลผลสัญญาณ (Signal processing Unit)

ในส่วนนี้จะเป็นการตัดแต่งสัญญาณที่ได้รับจาก sensor ให้มีขนาดพอดีที่จะส่งไปบันทึกค่าแล้วแสดงผล และยังตัดสัญญาณรบกวนชนิดอื่น ๆ ออกเพื่อไม่ให้มีการผิดเพี้ยนก่อนที่จะไปสู่ส่วนแสดงผลการประมวลผลสัญญาณเชิงตัวเลข (Digital Signal Processing Unit) ประกอบด้วย

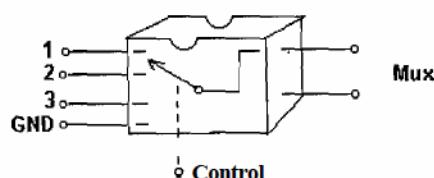
- Multiplex (Mux)
- Amplifier (Amp)
- Sample Hold (S/H)
- Analog to Digital Converter (A/D)



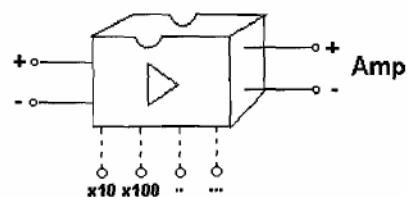
Digital Signal Processing Unit (DSPU)

มี 4 อาย่าง

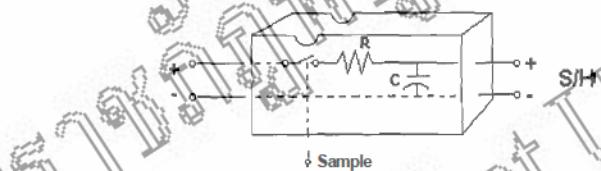
- Multiplexer
- Amplifier
- Sample & Hold
- Analog to digital Converter
- Multiplexer



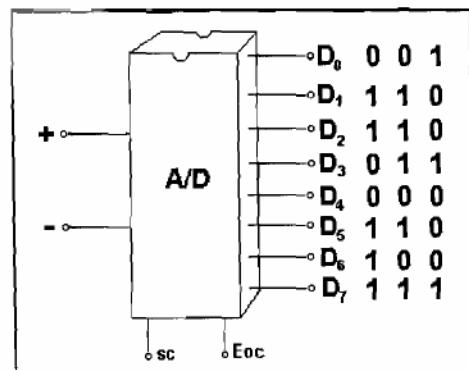
□ Amplifier



□ Sample & Hold



□ Analog to Digital Converter

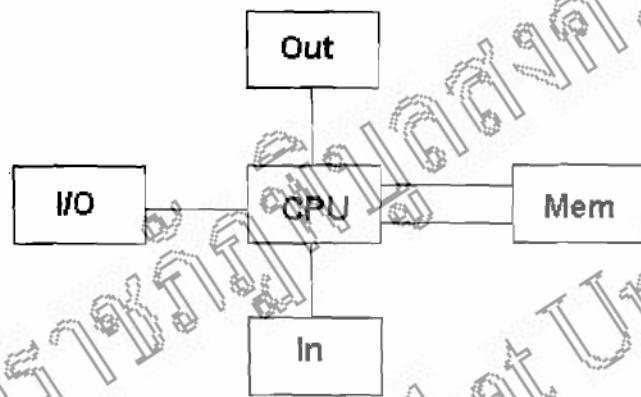


รูปที่ 2 บล็อกไซค์แกรมอุปกรณ์ประกอบ เครื่องมือวัด

### 3. ชุดบันทึกค่าและแสดงผล

- แบบアナログ เป็นการแสดงผลโดยการสเกล หรือแสดงเป็นเส้นกราฟ
- แบบดิจิตอล เป็นการแสดงผลเป็นค่าตัวเลขหรือกราฟที่มี 2 ลักษณะเท่านั้น การบันทึกค่าและแสดงผลกระทำโดยระบบในโครงการคอมพิวเตอร์

องค์ประกอบของในโครงการคอมพิวเตอร์

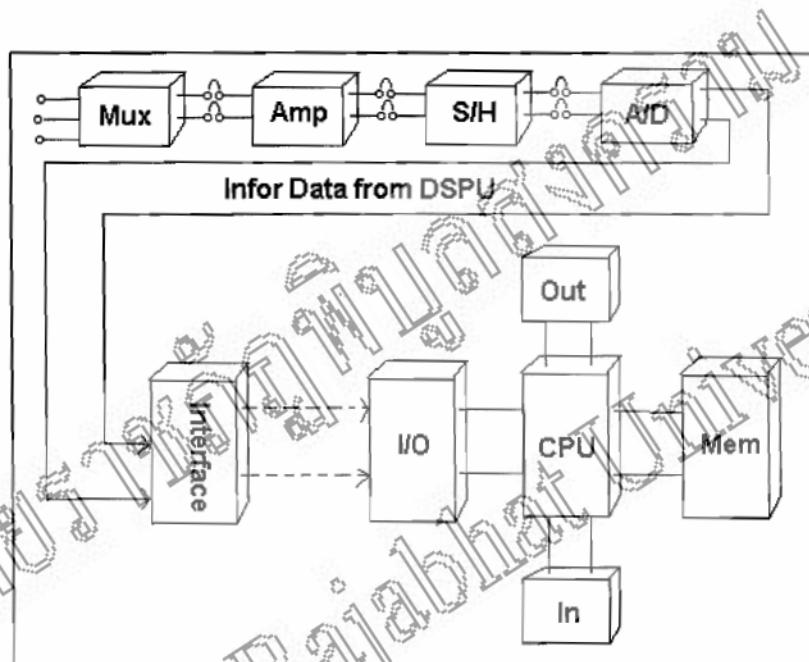


รูปที่ 3 องค์ประกอบในโครงการคอมพิวเตอร์

CPU	:	Central Processing
Mem	:	Memory
		ROM = Read Only Memory
		RAM = Random Acess Memory
In	:	Input
Out	:	output
I/O	:	Input/Output

### ระบบ Intellegent Instrumentation System (ระบบ Data Acqusition System)

คือ ระบบที่มีการนำ入มาในคอมพิวเตอร์มาประยุกต์ใช้โดยการเชื่อมโยงระบบในคอมพิวเตอร์เข้ากับส่วนของการประมวลผลสัญญาณเชิงดิจิตอล แล้วนำไปประมวลผลภายในหน่วยความจำของระบบในคอมพิวเตอร์ เพื่อให้ได้ข่าวสาร (Information) เพียงพอที่จะแสดงผลให้มนุษย์เข้าใจได้



: ทำหน้าที่ป้องกันข้อมูลจาก ที่จะส่งเข้าไปเก็บไว้ในหน่วยความจำ ไม่ให้สูญหายในระหว่างดำเนินการอ่านข้อมูล และช่วย ให้ทำงาน โดยไม่เกิดการขัดจังหวะการทำงาน

รูปที่ 4 ระบบ Intellegent Instrumentation System

สุมาลี อุณห屁ช์ (เอกสารประกอบการบรรยาย “ระบบเครื่องมือวัด” ภาควิชา เทคโนโลยีอุตสาหกรรม) กล่าวถึงระบบเครื่องมือวัดในเชิงตัวเลข (Digital Data Acquisition System) ในแต่ละส่วนดังนี้

1. Transducer แปลงค่าทางฟิสิกส์เป็นสัญญาณไฟฟ้าให้ได้ตามที่ระบบยอมรับ ซึ่งค่าทางฟิสิกส์อาจจะเป็นอุณหภูมิ, ความดัน, ความเร็ว หรือปริมาณทางไฟฟ้า เช่น แรงดันไฟฟ้า ความด้านทาน หรือ ความถี่ของไฟฟ้า
2. Multiplexer (MUX) วงจรควบคุมสัญญาณ คือวงจร ที่เลือกสัญญาณหนึ่ง สัญญาณใดในหลาย ๆ สัญญาณ เพื่อที่จะส่งไปใช้เพียงสัญญาณเดียว
3. Sample and Hold (S/H) การสูมและการคงค่า เนื่องจากวงจร A/D ต้องการเวลาในการแปลง สัญญาณ อะนาล็อก ให้เป็นสัญญาณดิจิตอลที่เหมาะสม ถ้า สัญญาณอะนาล็อกมีการเปลี่ยนแปลงในช่วงเวลาที่มีการแปลงสัญญาณอาจทำให้ ของวงจรเปลี่ยนสัญญาณ(A/D)ด้วยการผิดพลาด จึงต้องมีการป้องกันด้วยวง จรสูมค่าและคงค่าหดบูรณาการ แล้วเก็บไว้ในตัวเก็บประจุ เนื่องระหว่างช่วงเวลาการ เปลี่ยนแปลง หลังจากที่การเปลี่ยนแปลงสัญญาณเสร็จสิ้นลง จึงจับสัญญาณ อะนาล็อกค่าใหม่มา เป็นชุดนี้ไปเรื่อยๆ
4. Analog to Digital Converter (A/D) วงจรสำหรับเปลี่ยนสัญญาณอะนาล็อก เป็นดิจิตอล หรือกล่าวได้ว่าแปลงสัญญาณเชิงอนุมานไปเป็นสัญญาณเลข ซึ่ง สัญญาณ output อาจแสดงผลเลย หรืออาจเก็บบันทึกในรูปของเชิงเลขก็ได้
5. Amplifiers (AMP) สร้างขยายสัญญาณ

สุวนล ศรีบูรณ์ (อุปกรณ์ชีวการแพทย์; ภาคพิสิกส์อุตสาหกรรมและอุปกรณ์ การแพทย์พัฒนาระบบที่ 2538) ได้กล่าวถึง สัญญาณที่ถูกตรวจพบและแปลงให้ เป็นสัญญาณไฟฟ้าโดยส่วนของ Transducer มักจะมีขนาดสัญญาณที่เล็กมากจึง ต้องได้รับการขยายสัญญาณให้มีขนาดใหญ่ขึ้นเป็นพันเท่าก่อนที่จะถูกส่งต่อไปยัง ส่วนการวิเคราะห์หรือแสดงผลของอุปกรณ์

ในปัจจุบันนี้วงจรขยายสัญญาณส่วนใหญ่จะประกอบด้วยไอซีชิป օอป-แอมป์ (op-amp) หรือ Operational Amplifiers ซึ่งจะถูกผลิตขึ้นมาเพื่อวัตถุประสงค์ด้านการขยาย สัญญาณเป็นสำคัญและมีรูป่างกระหัตต์ด้วยเหมือนกันสำหรับใช้งานในวงจรอิเลคทรอนิกส์สมัยใหม่

การนำคอมพิวเตอร์คอมพิวเตอร์มาร่วมกับองค์ประกอบอื่น เรียกว่าการ Interface (การเชื่อมโยงหรือการต่อเชื่อม) ดังนั้นในการต่อเชื่อมจึงต้องศึกษาลัญญาณที่สำคัญของ slot ที่จะใช้ในการต่อเชื่อม และศึกษาถึงโครงสร้างของ CPU ในรุ่นที่จะใช้ในการประมวลผล

### การพัฒนาคอมพิวเตอร์จาก 8บิต ไปสู่ 16 บิต

คอมพิวเตอร์รุ่น 8088 จะมีบัสข้อมูล (Data Bus) 8 บิต แต่โครงสร้างภายในออกแบบให้ประมวลผลที่ลະ 16 บิต และมีแอดเดรสบัส 20 เส้น ทำให้สามารถเข้าถึงความจำได้ 1 เมกะไบต์ ( $2^{20} = 1,048,576$ ) ในปี พ.ศ. 2525 ได้รับการพัฒนาโดยคราว์ไอซ์เบอร์ 80286 ออกแบบภายใต้ระบบบัสข้อมูล 16 บิต และรีจิสเตอร์ภายในเป็น 16 บิต สายแอดเดรสอีก 4 เส้นรวมเป็น 24 เส้น ซึ่งทำให้อ้างหน่วยความจำได้สูงถึง 16 เมกะไบต์ และโปรแกรมที่เขียนสำหรับ 8088/5086 รันบน 80286 พนฐานของระบบคอมพิวเตอร์ที่เป็นมาตรฐาน ยังคงตัวเครื่อง (System Unit) ่วนนี้เปรียบเสมือน "หัวใจ" ของคอมพิวเตอร์ซึ่งจะประมวลผลด้วยหน่วยความจำ, ชิปปี้, จินพุต/เอาพุตพื้นที่, รอม (ROM), แรม (RAM) และแพร์อ์เจกต์

1. หน่วยประมวลผลกลาง (Central Processing Unit : CPU) หน่วยที่สำคัญที่สุดของเครื่องคอมพิวเตอร์มีหน้าที่อยู่คุณการทำงานของหน่วยคำนวณ ในระบบคอมพิวเตอร์ให้ทำงานตลอดเวลา

2. หน่วยความจำ (Memory) แบ่งออกเป็น 2 ส่วนใหญ่ ๆ ดังนี้

2.1 รีจิสเตอร์ (Register) ซึ่งเปรียบเสมือนสมองที่ทำหน้าที่เก็บข้อมูลที่ส่งมาจากการนัดหยุดความจำหลักและที่จะนำไปใช้ประมวลผล

2.2 หน่วยความจำนอก CPU

2.2.1 หน่วยความจำหลัก (Primary Memory) ทำหน้าที่ซึ่งโปรแกรมและข้อมูลจะต้องเข้ามาอยู่ก่อนการประมวลผล ซึ่งได้แก่ แรม (RAM) และรอม (ROM)

2.2.2 หน่วยความจำสำรอง (Secondary Memory) เป็นหน่วยความจำอยู่ภายนอกเครื่องคอมพิวเตอร์ใช้เก็บข้อมูลหรือโปรแกรมได้จำนวนมากและเก็บไว้ใช้งานได้เป็นระยะเวลา長 เช่น เทปแม่เหล็ก หรือแผ่นจานแม่เหล็ก

3. บัส (Bus) หมายถึง เส้นทางในการส่งถ่ายสัญญาณโดยการต่ออุปกรณ์ต่าง ๆ เช่น หน่วยความจำและอุปกรณ์ภายนอก ความจุของบัสซึ่งเป็นขนาดของจำนวนบิตที่สามารถส่งถ่ายในเวลาเดียวกันได้เท่าใด เช่น บัส 8 บิต จะส่งข้อมูลได้ 8 บิตพร้อม ๆ กัน ลักษณะการใช้งานของบัสมี 3 แบบ ดังนี้

3.1 สายนำข้อมูล (Data Bus) เป็นเส้นทางในการส่งถ่ายข้อมูลระหว่างรีจิสเตอร์และหน่วยความจำ ซึ่งมีลักษณะการสื่อสารแบบ 2 ทาง (Bidirectional)

3.2 สายนำสัญญาณบอกตำแหน่ง (Address Bus) เป็นทางส่งผ่านตำแหน่งของหน่วยความจำหรืออุปกรณ์ต่าง ๆ โดยระบุผ่านทางแอดเดรสบัสในแบบการสื่อสารทางเดียว (Unidirectional) โดยส่งจากส่วน CPU

3.3 สายควบคุม (Control Bus) ทำหน้าที่เป็นทางผ่านของสัญญาณควบคุม จากทั้ง CPU และอุปกรณ์ต่าง ๆ โดยเป็นการสื่อสารแบบสองทาง (Bidirectional)

4. จุดต่อเข้า/ออก (Input/Output Ports) คือ จุดที่อุปกรณ์รอบข้างภายนอกสามารถส่งผลที่ต้องการแลดูให้กับคอมพิวเตอร์ได้ อาจจะมีการสื่อสารแบบเดียวหรือสองทางก็ได้ขึ้นอยู่กับลักษณะการใช้งานของข้อมูล

5. อุปกรณ์รอบข้าง (Peripheral Devices) หมายถึง อุปกรณ์ต่าง ๆ ที่อยู่ภายใต้การควบคุมของ ซีพียู

5.1 อุปกรณ์นำเข้าข้อมูลเข้า (Input Devices) หมายถึง เครื่องมือหรืออุปกรณ์ที่สามารถอ่าน ข้อมูลและส่งข้อมูลเข้าไปเก็บในเครื่องคอมพิวเตอร์ได้ เพื่อให้ทำการประมวลผลต่อไป เช่น คีย์บอร์ด (Keyboard), เม้าส์ (Mouse)

5.2 อุปกรณ์แสดงผล (Output Devices) หน้าที่ของส่วนนี้จะแสดงข้อมูลที่มีอยู่ในหน่วยความจำหรือผลลัพธ์ที่เครื่องคอมพิวเตอร์คำนวณได้และแสดงออกมานบนจอภาพหรืออื่น ๆ เช่น เครื่องพิมพ์ เทป เครื่องรับโทรทัศน์

บันทึก จามรภูติ (เข้าใจการทำงาน DOS อินเทอเฟส ,2539) กล่าวถึงการอินเทอเฟส หรือการเชื่อมต่อระหว่างไมโครคอมพิวเตอร์กับอุปกรณ์ภายนอกสามารถสร้างขึ้นมาได้โดยการใช้ IC เบอร์ 8255 ทำหน้าที่เป็นพอร์ตอินพุทเอาท์พุท ซึ่งมีระดับสัญญาณเป็น TTL เช่นกัน จะเป็นการ์ดอินเทอเฟสอเนกประสงค์ซึ่งใช้งานกับไมโครคอมพิวเตอร์ PC/XT/AT ได้ทุกรุ่น

## รายละเอียดของขาสัญญาณต่างๆบนสล็อต ของ IBM/PC

ภายใน IBM/PC ได้มีการออกแบบให้สามารถที่จะเพิ่มเติมวงจรอินเทอร์เฟสเข้าไปในภายในหลังได้ โดยผ่านทางสล็อตที่อยู่บนเมนบอร์ด(Main Board) สำหรับสล็อตบนเมนบอร์ดนี้ จะมีจำนวน 5 สล็อต (สำหรับใน IBM PC/XT จะมี 8 สล็อต ; จะกล่าวถึงในภายหลัง) ซึ่งแต่ละสล็อตจะมีจำนวนขาทั้งสิ้น 62 ขา แบ่งออกเป็น 2 ข้าง ๆ ละ 31 ขา สำหรับการเรียกด้วยชานของสล็อตเหล่านี้จะขึ้นอยู่กับว่าขาไหนอยู่ข้างใด (ข้างขวาหรือขวา) ของสล็อต โดยขาที่อยู่ทางด้านข้างของสล็อตจะเรียกโดยใช้อักษร "B" นำหน้าเลขตำแหน่งของขา เช่น ขา B16 ก็คือขาทางด้านข้างของสล็อตขาที่ 16 (นับจากทางด้านท้ายของเครื่อง) สำหรับทางด้านขวาของสล็อตจะเรียกโดยใช้อักษร "A" นำหน้าเลขตำแหน่งของขา เช่น ขา A24 ก็คือขาทางด้านขวาของสล็อตขาที่ 24 (นับจากทางด้านท้ายของเครื่อง)

แต่ละขาของสล็อตเหล่านี้จะเชื่อมต่อกับเส้นสัญญาณต่าง ๆ บนเมนบอร์ด ทำหน้าที่สร้างวงจรอินเทอร์เฟสกับ IBM/PC สามารถทำได้โดยสะดวก ซึ่งเส้นสัญญาณที่เชื่อมต่อกับขาของสล็อตเหล่านี้จะประกอบไปด้วย เส้นสัญญาณของบัสแอดเดรส (Address Bus), บัสข้อมูล (Data Bus), บัสควบคุมสำหรับการเรียน/อ่านข้อมูลจากหน่วยความจำ หรือพอร์ท I/O เส้นสัญญาณสำหรับการขออินเทอร์รัพท์ของจาร์บินเทอร์ฟล็อก เส้นสัญญาณสำหรับการขอ DMA, สัญญาณรูปเวลา (Timing Signal) ที่จะมาพิสูจน์ในระบบ, เส้นสัญญาณสำหรับการรีเฟรชหน่วยความจำ และสัญญาณสำหรับการตรวจสอบความผิดพลาด (I/O CHCK)

นอกจากเส้นสัญญาณเหล่านี้แล้ว สล็อตบนเมนบอร์ดยังเชื่อมต่อกับแหล่งจ่ายไฟต่างๆ ที่ให้ในระบบอีกด้วย คือ +5Vdc, -5Vdc, +12Vdc, และ -12Vdc

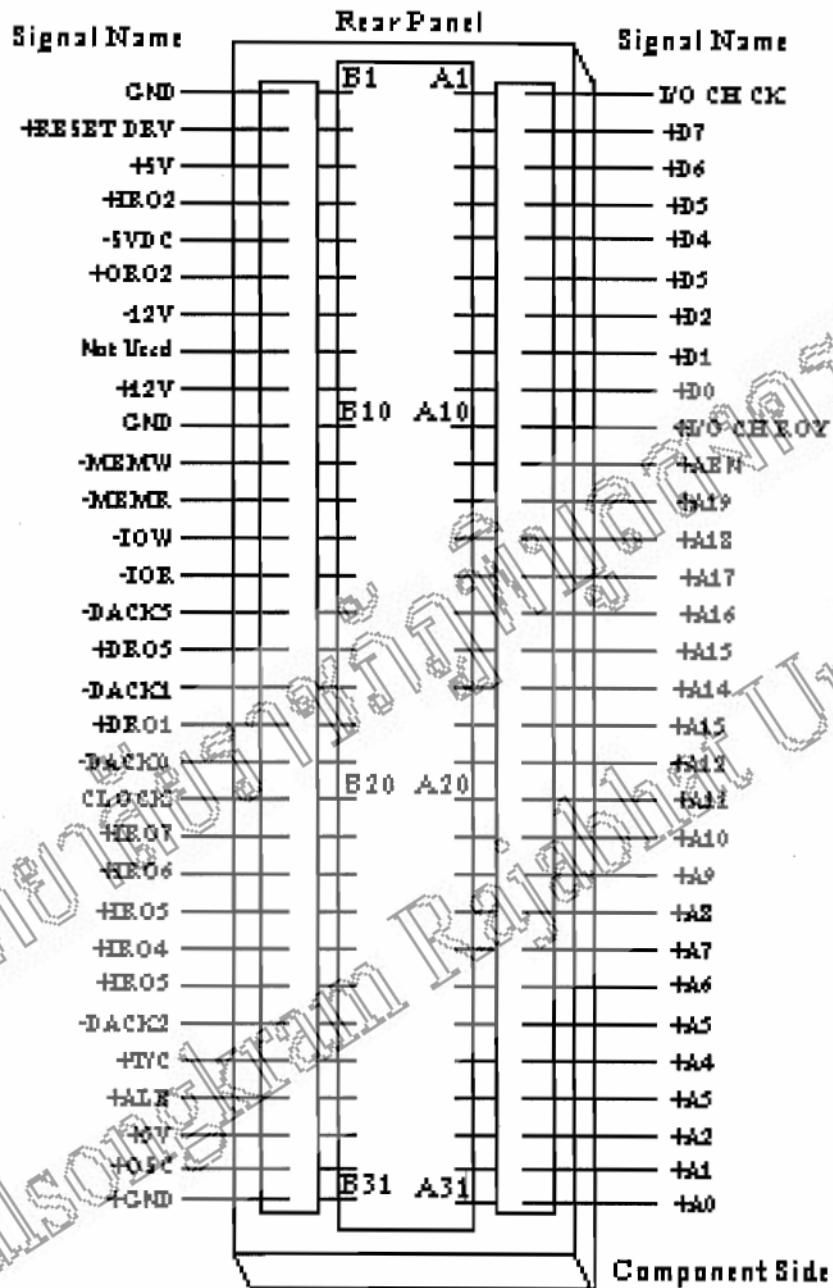
### ISA Bus system signal assignment (Top View)

Category	Signal	Pin	Rear	Pin	Signal	Category
Power	GND	B1	■ ■ ■ ■ ■ ■ ■ ■	A1	-IO CH CK	Interrupt
Other	RESET DRV	B2	■ ■ ■ ■ ■ ■ ■ ■	A2	SD7	DataBus
Power	+5V	B3	■ ■ ■ ■ ■ ■ ■ ■	A3	SD6	DataBus
Interrupt	IRQ9	B4	■ ■ ■ ■ ■ ■ ■ ■	A4	SD5	DataBus
Power	-5V	B5	■ ■ ■ ■ ■ ■ ■ ■	A5	SD4	DataBus
BusControl	DRQ2	B6	■ ■ ■ ■ ■ ■ ■ ■	A6	SD3	DataBus
Power	-12V	B7	■ ■ ■ ■ ■ ■ ■ ■	A7	SD2	DataBus
Timing	-OWS	B8	■ ■ ■ ■ ■ ■ ■ ■	A8	SD1	DataBus
Power	+12V	B9	■ ■ ■ ■ ■ ■ ■ ■	A9	SD0	DataBus
Power	GND	B10	■ ■ ■ ■ ■ ■ ■ ■	A10	IO CH RDY	Timing
Strobe	-SMEMW	B11	■ ■ ■ ■ ■ ■ ■ ■	A11	AEN	Address
Strobe	-SMEMR	B12	■ ■ ■ ■ ■ ■ ■ ■	A12	SA18	Address
Strobe	-IOW	B13	■ ■ ■ ■ ■ ■ ■ ■	A13	SA18	Address
Strobe	-IOR	B14	■ ■ ■ ■ ■ ■ ■ ■	A14	SA17	Address
BusControl	-DACK3	B15	■ ■ ■ ■ ■ ■ ■ ■	A15	SA16	Address
BusControl	DRQ3	B16	■ ■ ■ ■ ■ ■ ■ ■	A16	SA15	Address
BusControl	-DACK1	B17	■ ■ ■ ■ ■ ■ ■ ■	A17	SA14	Address
BusControl	DRQ1	B18	■ ■ ■ ■ ■ ■ ■ ■	A18	SA13	Address
Address	-REFRESH	B19	■ ■ ■ ■ ■ ■ ■ ■	A19	SA12	Address
Other	CLK	B20	■ ■ ■ ■ ■ ■ ■ ■	A20	SA11	Address
Interrupt	IRQ7	B21	■ ■ ■ ■ ■ ■ ■ ■	A21	SA10	Address
Interrupt	IRQ8	B22	■ ■ ■ ■ ■ ■ ■ ■	A22	SA9	Address
Interrupt	IRQ5	B23	■ ■ ■ ■ ■ ■ ■ ■	A23	SA8	Address
Interrupt	IRQ4	B24	■ ■ ■ ■ ■ ■ ■ ■	A24	SA7	Address
Interrupt	IRQ3	B25	■ ■ ■ ■ ■ ■ ■ ■	A25	SA6	Address
BusControl	-DACK2	B26	■ ■ ■ ■ ■ ■ ■ ■	A26	SA5	Address
Address	TG	B27	■ ■ ■ ■ ■ ■ ■ ■	A27	SA4	Address
Timing	-BALE	B28	■ ■ ■ ■ ■ ■ ■ ■	A28	SA3	Address
Power	+5V	B29	■ ■ ■ ■ ■ ■ ■ ■	A29	SA2	Address
Other	OSC	B30	■ ■ ■ ■ ■ ■ ■ ■	A30	SA1	Address
Power	GND	B31	■ ■ ■ ■ ■ ■ ■ ■	A31	SA0	Address
DataWidth	-MEMCS16	D1	■ ■ ■ ■ ■ ■ ■ ■	C1	-SBHE	Address
DataWidth	-IOCS16	D2	■ ■ ■ ■ ■ ■ ■ ■	C2	LA23	Address
Interrupt	IRQ10	D3	■ ■ ■ ■ ■ ■ ■ ■	C3	LA22	Address
Interrupt	IRQ11	D4	■ ■ ■ ■ ■ ■ ■ ■	C4	LA21	Address
Interrupt	IRQ12	D5	■ ■ ■ ■ ■ ■ ■ ■	C5	LA20	Address
Interrupt	IRQ15	D6	■ ■ ■ ■ ■ ■ ■ ■	C6	LA19	Address
Interrupt	IRQ14	D7	■ ■ ■ ■ ■ ■ ■ ■	C7	LA18	Address
BusControl	-DACK0	D8	■ ■ ■ ■ ■ ■ ■ ■	C8	LA17	Address
BusControl	DRQ0	D9	■ ■ ■ ■ ■ ■ ■ ■	C9	-MEMR	Strobe
BusControl	-DACK5	D10	■ ■ ■ ■ ■ ■ ■ ■	C10	-MEMW	Strobe
BusControl	DRQ5	D11	■ ■ ■ ■ ■ ■ ■ ■	C11	SD8	DataBus
BusControl	-DACK6	D12	■ ■ ■ ■ ■ ■ ■ ■	C12	SD9	DataBus
BusControl	DRQ6	D13	■ ■ ■ ■ ■ ■ ■ ■	C13	SD10	DataBus
BusControl	-DACK7	D14	■ ■ ■ ■ ■ ■ ■ ■	C14	SD11	DataBus
BusControl	DRQ7	D15	■ ■ ■ ■ ■ ■ ■ ■	C15	SD12	DataBus
Power	+5V	D16	■ ■ ■ ■ ■ ■ ■ ■	C16	SD13	DataBus
BusControl	-MASTER	D17	■ ■ ■ ■ ■ ■ ■ ■	C17	SD14	DataBus
Power	GND	D18	■ ■ ■ ■ ■ ■ ■ ■	C18	SD15	DataBus

Front

§ 1 ที่ 5 ISA Bus system signal assignment

### รายละเอียดเกี่ยวกับสัญญาณต่างๆ



รูปที่ 6 ชื่อขาสัญญาณต่างๆ บน Slot IBM / PC

### OSC (Oscillator ; ขา B30)

ขานี้เป็นเอาท์พุทที่เชื่อมต่อกับสัญญาณคล็อกที่มีค่าความถี่สูงสุดบนเมนบอร์ด คือ 14.31818 MHz ซึ่งมีคาบเวลาประมาณ 70 nanosec. และมี Duty Cycle (ช่วงเวลาใน "1" หารด้วยคาบเวลาทั้งหมด) ประมาณ 50% สัญญาณคล็อกอื่นๆ ของระบบ เช่น คล็อกที่ป้อนให้กับ 8088 หรือ ชิปเซ็ปพร์ตต่างๆ นั้นจะถูกสร้างขึ้น โดยการนำสัญญาณคล็อกนี้ อย่างไรก็ตามสิ่งหนึ่งที่จะต้องคำนึงถึงในการใช้งานสัญญาณ OSC ก็คือ สัญญาณนี้จะไม่ Synchronize กับสัญญาณอื่น ๆ บนบอร์ดของระบบ ดังนั้นจึงไม่ควรที่จะนำสัญญาณจากขา OSC นี้ไปใช้เป็นสัญญาณคล็อกสำหรับวงจรภายนอกอื่น ๆ ที่ทำงานร่วมกับระบบ

### CLK (Clock ; ขา B20) :

ขาสัญญาณนี้เป็นเอาท์พุท ซึ่งออกกับสัญญาณคล็อกที่ถูกสร้างขึ้นโดยการหารสัญญาณ OSC ด้วย 3 ทำให้มีความถี่ประมาณ 4.77 MHz ( $14.31818 \text{ MHz} / 3$ ) หรือมีช่วงเวลาใน 1 คาบ (ช่วงเวลาของคล็อก 1 จูบ) เท่ากับ 210 nanosec. ( $14.31818 \text{ MHz} / 3$ ) สำหรับค่า Duty Cycle ของสัญญาณนี้จะมีค่าประมาณ 1/3 คือ ใน 1 คาบจะมีช่วงเวลาที่เป็นลอจิก "1" เท่ากับ  $1/3$  ของคาบเวลาทั้งหมด หรือประมาณ 70 nanosec. และช่วงเวลาที่เป็นลอจิก "0" เท่ากับ  $2/3$  ของคาบเวลาทั้งหมด หรือประมาณ 140 nanosec. สัญญาณนี้เป็นสัญญาณที่ถูกใช้เป็นคล็อกของระบบ

### RESET DRV ( ขา B2 ) :

ขาสัญญาณนี้เป็นเอาท์พุท ซึ่งจะแอคทีฟ (ลอจิก "1") ในช่วงที่เราเริ่มจ่ายไฟให้กับระบบ และจะยกครุยแอคทีฟไปจนกว่าระบบต่าง ๆ ภายใน IBM/PC จะพร้อมที่จะทำงานได้ ตามนั้นสัญญาณนี้ก็จะเปลี่ยนกลับเป็นลอจิก "0" นอกจากนี้ในระหว่างการทำงานของ IBM/PC ถ้าระดับแรงดันของแหล่งจ่ายไฟตกต่ำ สัญญาณนี้ก็จะถูกทำให้แอคทีฟเส่นกัน โดยทั่วไปแล้วสัญญาณนี้จะถูกนำไปใช้ในการรีเซ็ตวงจรในเทอร์เฟสหรืออุปกรณ์ I/O ต่าง ๆ ในช่วงที่เริ่มจ่ายไฟให้กับระบบ ซึ่งจะเป็นการทำให้วงจรหรืออุปกรณ์เหล่านั้นถูกปรับให้อยู่ในสภาพที่แน่นอน ก่อนที่จะเริ่มต้นการทำงานในระบบ (สภาพนี้เป็นสภาพที่เราทราบ และต้องการให้วงจรทำงานในขณะที่ระบบถูกรีเซ็ต)

### A0-A19 (Address Bus ; ขา A31 -A 12) :

ขาสัญญาณทั้ง 20 ชานี้เป็นเอาท์พุท ซึ่งใช้สำหรับกำหนดค่าออดเดรสของหน่วยความจำ หรืออุปกรณ์ I/O ที่ 8088 ต้องการติดต่อด้วย โดยที่มีสัญญาณ A0 จะมีนัยสำคัญต่ำสุด (Least Significant Bit) และ A 19 จะมีนัยสำคัญสูงสุด (Most Significant Bit) สำหรับค่าออดเดรสบนบัสออดเดรส A0-A19 นี้ จะถูกกำหนดโดย 8088 ในระหว่างขบวนการอ่านเขียนข้อมูลในหน่วยความจำหรืออุปกรณ์ I/O แต่ในช่วงของขบวนการ DMA มั้น DMA-Controller จะเป็นผู้กำหนดค่าออดเดรสบนบัสออดเดรสเอง (ในระหว่างนี้ 8088 จะถูกตัดออกจากระบบ)

จะเห็นได้ว่าจำนวนเส้นออดเดรสนี้จะมีอยู่ 20 เส้น ซึ่งสามารถที่จะข้างออดเดรสของหน่วยความจำได้ถึง 1 Mbyte แต่อย่างไรก็ตามจะมีออดเดรสน้ำหนักของหน่วยความจำ RAM บนเมมบอร์ดที่ถูกใช้งานโดย IBM/PC อยู่ก่อนแล้ว คือออดเดรสของหน่วยความจำ RAM บนเมมบอร์ดที่ถูกใช้โดยระบบจำนวน 64Kbyte (สำหรับ IBM PC/XT จะเป็นจำนวน 256Kbyte) และออดเดรสด้านหน้าของหน่วยความจำ ROM อีก 48Kbyte (ซึ่งถูกจัดในช่วงของออดเดรสน้ำหนักใน 1 Mbyte คือ OFCOOH จนถึง OFFFFFH สำหรับ IBM PC/XT จะเป็น 64Kbyte)

สำหรับการอ่านและออดเดรสของพอร์ต I/O มั้น จะมีเส้นออดเดรสน้ำหนักเพียง 16 เส้น คือ A0-A15 ซึ่งจะทำให้อ้างและออดเดรสของพอร์ตได้ 64K พอร์ต โดยผ่านทางชุดคำสั่ง IN และ OUT จำนวนเส้นและอเดรสที่เหลือคือ A16-A19 นั้นจะไม่ถูกใช้งาน อย่างไรก็ตามภายใน IBM/PC จะใช้เส้นและอเดรสในส่วนอ้างและออดเดรสของพอร์ตเพียง 10 เส้น คือจาก A0-A9 และค่าออดเดรสที่ใช้งานจะต้องอยู่ระหว่าง 0200H จนถึง 03FFH เท่านั้น

### D0-D7 (Data Bus ; ขา A9-A2) :

ขาสัญญาณนี้จะเป็นแบบ Bi-Directional ซึ่งต่อกับบัสข้อมูลของระบบ เพื่อทำหน้าที่การส่งผ่านข้อมูลระหว่างพอร์ต I/O กับ IBM/PC โดยบิท D0 จะมีนัยสำคัญต่ำสุดและบิท D7 จะมีนัยสำคัญสูงสุด

สำหรับในบัสไซเคิลของการเขียนข้อมูลที่สร้างขึ้นโดย 8088 นั้น ข้อมูลจะถูกส่งออกตามบันบัดข้อมูลก่อนที่สัญญาณ IOW (ในกรณีที่ต้องการส่งข้อมูลให้กับพอร์ต) หรือ MEMW (ในกรณีที่ต้องการส่งข้อมูลให้กับหน่วยความจำ) จะเปลี่ยนจากโลจิก "0" เป็นโลจิก "1" (ขอบ

## พิมพ์โลก

ข้ามชื่น) ซึ่งโดยทั่วไปขอบขั้นของสัญญาณ IOW หรือ MEMW นี้จะถูกใช้เพื่อส่งให้พอร์ต I/O หรือหน่วยความจำที่มีแอ็คเดรஸตรงกับค่าแอ็คเดรสนับบัสแอ็คเดรสนั้นรับข้อมูลไปเก็บไว้

สำหรับในบัสไซเคิลของการอ่านข้อมูลที่สร้างขึ้นโดย 8088 ขึ้น พอร์ต I/O หรือหน่วยความจำที่ถูกอ้างถึงจะต้องส่งข้อมูลออกมานับสักข้อมูล ก่อนที่สัญญาณ IOR (ในกรณีที่ต้องการอ่านข้อมูลจากพอร์ต) หรือ MEMR (ในกรณีที่ต้องการอ่านข้อมูลจากหน่วยความจำ) จะเปลี่ยนจากโลจิก "0" เป็นโลจิก "1" (ขอบขั้น)

**ALE (Address Latch Enable ; ขา B28) :**

ขาสัญญาณนี้เป็นสัญญาณเอาท์พุทที่ 8088 Bus Controller สร้างขึ้นเพื่อใช้สำหรับแสดงการเริ่มต้นของบัสไซเคิล และแสดงให้บอร์ดอุปกรณ์ทราบถ้าหากว่าแอ็คเดรส์ที่ 8088 ต้องการจะติดต่อด้วยนั้นถูกส่งออกมานับแล้ว โดยที่สัญญาณ ALE นี้จะเปลี่ยนจากโลจิก "1" เป็น "0" เมื่อค่าแอ็คเดรส์ที่ถูกต้องถูกส่งออกมานับหรือมีรีบูตอยู่แล้ว ดังนั้นขอบขั้นของสัญญาณ ALE นี้จะถูกใช้ในการແທช์ค่าแอ็คเดรส์จากบัสแอ็คเดรส์/ข้อมูล (Address/Data Bus; ADO-AD7) ของ 8088 ทำให้สามารถแยกค่าแอ็คเดรส์ (A0-A19) และข้อมูล (A0-A7) ออกจากกันได้ อย่างไรก็ตามสัญญาณ ALE จะแอ็คทีฟเฉพาะในบัสไซเคิลที่สร้างขึ้นโดย 8088 เท่านั้น โดยจะไม่แอ็คทีฟในระหว่างขบวนการ DMA

**I/OCHCK (I / O Channel Check ; ขา A1) :**

ขาสัญญาณนี้เป็นอินพุทที่ใช้ในการแสดงความผิดพลาดเกี่ยวกับพาเริต์ ที่เกิดขึ้นในการทำงานของวงจรชิ้นเทอร์เฟลหรืออุปกรณ์ I/O เมื่อขาสัญญาณนี้ได้รับโลจิก "0" จะทำให้ 8088 ถูกอินเทอร์รัพท์แบบ Non - Maskable (NMI) อย่างไรก็ตามเราสามารถที่จะกำหนดให้ร่วงຈราวยในของ IBM / PC ทำการอินเทอร์รัพท์ (เมื่อรับสัญญาณ I/OCHCK) หรือไม่ก็ได้ โดยการกำหนดค่าของบิทข้อมูลของพอร์ตที่ควบคุมการขออินเทอร์รัพท์แบบ NMI คือบิท D7 ของพอร์ต 00AOH ในกรณีที่บิท D7 ของพอร์ต 00AOH ถูกเซ็ตเป็น "1" ก็จะทำให้วงจรภายในของอินเทอร์รัพท์แบบ NMI ได้ (Enable) แต่ถ้าบิท D7 ของพอร์ต 00AOH ถูกเซ็ตเป็น "0" ก็จะเป็นการดิสเอนบิล (Disable) การขออินเทอร์รัพท์แบบ NMI ดังนี้

004.712  
1112H  
2.2

**133855**

Enable : ใช้คำสั่ง OUT 送ข้อมูล 80H ไปยังพอร์ต 00AOH

Disable : ใช้คำสั่ง OUT 送ข้อมูล 00H ไปยังพอร์ต 00AOH

และเนื่องจากยังมีอุปกรณ์อื่นที่สามารถขอินเทอร์รัฟท์แบบ NMI ได้อีก ดังนั้นชอปท์แวร์ที่ใช้งานจะต้องสามารถตรวจสอบการขอินเทอร์รัฟท์นั้นเกิดขึ้นจากแหล่งใดได้ด้วย

#### I/O CHRDY (I/O Channel Ready ; ขา A10) :

ขาสัญญาณนี้เป็นอินพุทที่ใช้เพิ่มช่วงเวลาในบัสไทเดลในการนีท่ออุปกรณ์ I/O หรือหน่วยความจำที่เกี่ยวข้องกับขบวนการในบัสไทเดลที่เกิดขึ้นนั้น มีลักษณะทำงานทันตามช่วงเวลาปกติของบัสไทเดลนั้น ๆ ได้ (ช่วงเวลาของบัสไทเดลที่เกี่ยวกับนิวเคลียร์ความจำใช้ช่วงเวลาเท่ากับช่วงเวลาของคล็อก 4 ลูก หรือ 840 nanosec. ในขณะที่บัสไทเดลที่เกี่ยวกับ I/O จะใช้ช่วงเวลาเท่ากับช่วงเวลาของคล็อก 5 ลูก หรือ 1.05 usec.)

เมื่ออุปกรณ์ I/O หรือหน่วยความจำต้องการที่จะเพิ่มช่วงเวลาในบัสไทเดลให้นานขึ้นอีกนั้น จะสามารถทำได้โดยการบ่นคล็อก “0” ให้กับขา I/O CHRDY ในช่วงเวลาที่ I/O หรือหน่วยความจำที่ถูกกำหนดนั้น ได้รับสัญญาณจากการดีโอดเดวส์ และ สัญญาณ MEMR, MEMW, IOR หรือ IOW แอคทีฟ

#### IRQ2 - IRQ7 (Interrupt Request 2 Through 7 ; ขา B4 และ B25 - B21) :

ขาสัญญาณทั้ง 6 นี้เป็นขาอินพุทที่ใช้สำหรับการขอินเทอร์รัฟท์จาก 8088 โดยสัญญาณเหล่านี้จะต่อเข้ากับ 8259A บันเมมนบอร์ดโดยตรง โปรแกรมในส่วน BIOS ของ IBM / PC จะทำการไปรrogram 8259A ให้ IRQ2 มีลำดับความสำคัญสูงสุด (Highest Priority) และ IRQ7 มีลำดับความสำคัญต่ำสุด ในกรณีที่มีการขอินเทอร์รัฟท์เกิดขึ้น คือจะดับคล็อกที่ขา IRQ ขาใดขาหนึ่งถูกเปลี่ยนจากคล็อก “0” เป็นคล็อก “1” (ขอบขั้น) 8259A ก็จะส่งสัญญาณ INT ให้กับ 8088 เพื่อทำการขอินเทอร์รัฟท์

สิ่งที่สำคัญในการขอินเทอร์รัฟท์โดยผ่านทาง IRQ2- IRQ7 นี้ ก็คืออุปกรณ์ที่ทำการขอินเทอร์รัฟท์โดยผ่านทาง IRQ ขาใดก็จะต้องรักษาระดับสัญญาณที่ขา IRQ นั้น ให้แอคทีฟ (คล็อก “1”) อยู่จนกว่าจะได้รับสัญญาณ INTA (Interrupt Acknowledge) จาก 8088 เสียก่อน ถ้าไม่ เช่นนั้นการขอินเทอร์รัฟท์จะถูกยกเลิก และอินเทอร์รัฟท์ Level 7 (IRQ7)

ก็จะถูกสร้างขึ้นโดยอัตโนมัติไม่ว่าการขออินเทอร์รัฟท์ที่ถูกยกเลิกนั้นจะเป็นการขออินเทอร์รัฟท์ใน Level หรือขาได้

แต่อย่างไรก็ตามสัญญาณ INTA นี้จะไม่ถูกต่ออุปกรณ์ที่ขาดของสิ่งต่อไปนี้ด้วย ดังนั้นโปรแกรมที่ทำการตอบสนองต่อการขออินเทอร์รัฟท์ (Interrupt Service Routine) จะต้องทำการรีเซ็ตสัญญาณ IRQ เอง โดยใช้คำสั่ง OUT ไปยังพอร์ต I/O ที่เกี่ยวข้อง

#### IOR (I/O Read ; ขา B14) :

ขาสัญญาณนี้เป็นเอาท์พุตแอดเดรสที่พีทีโลจิก "0" ที่สร้างขึ้นโดย 8288 Bus Controller เพื่อใช้ในการแสดงว่าบัสไซเคิลที่เกิดขึ้นนี้ เป็นบัสไซเคิลของกระบวนการข้อมูลจากพอร์ต I/O เพื่อให้พอร์ต I/O ที่มีแอ็ตเติร์ฟร์กับแซนเดอร์บันน์แอ็ตเติร์ฟร์สั่งข้อมูลอุปกรณ์บันช์ข้อมูล โดยข้อมูลจะต้องถูกส่งออกมานั้นแล้วเดินทางสั่งข้อมูลจากพอร์ต IOR ประมาณ 30 nanosec. เพื่อให้มั่นใจได้ว่า 8088 สามารถรับข้อมูลได้ถูกต้อง สำหรับในขบวนการ DMA 8237A - 5 DMA Controller จะทำการสร้างสัญญาณ IOR เอง โดยที่ค่าแอ็ตเติร์ฟที่อยู่บนบัสแซนเดอร์ล์จะเป็นค่าแอ็ตเติร์ฟของหน่วยความจำ (หน่วยที่จะเป็นแอ็ตเติร์ฟของพอร์ต I/O) ที่พอร์ต I/O ของ DMA ต้องการจะนำข้อมูลไปเก็บ กรณีที่พอร์ตใดจะส่งข้อมูลอุปกรณ์บันช์นั้นจะอาศัยสัญญาณ DACK จาก DMA Controller เช่นกรณีที่สัญญาณ DACK 1 แอ็ตเติร์ฟก็จะแสดงว่าพอร์ต I/O ที่จะส่งข้อมูลอุปกรณ์บันช์ข้อมูลก็คือพอร์ต I/O due DMA ผ่านทางเช่นนี้ (DRQ 1) เป็นต้น

#### IOW (I/O Write ; ขา B13) :

ขาสัญญาณนี้เป็นเอาท์พุตแอดเดรสที่พีทีโลจิก "0" ถูกสร้างขึ้นโดย 8288 Bus Controller เพื่อใช้แสดงว่าบัสไซเคิลที่เกิดขึ้นนี้เป็นบัสไซเคิลของการเรียกข้อมูลบนพอร์ต I/O เพื่อให้พอร์ต I/O ที่มีแอ็ตเติร์ฟร์นั้น รับข้อมูลที่อยู่บนบัสข้อมูลไปเก็บไว้ อย่างไรก็ตามเนื่องจากในช่วงเวลาที่สัญญาณ IOW นี้แอ็ตเติร์ฟ (โลจิก "0") นั้นข้อมูลบนบัสอาจจะไม่สมบูรณ์ ดังนั้นในการออกแบบจึงควรใช้ขอบขาขึ้นของสัญญาณ IOW แทนขอบขาลงในการทำพอร์ต I/O ที่เกี่ยวข้อง รับรับข้อมูลไปเก็บไว้ เพื่อให้ข้อมูลบนบัสข้อมูลสมบูรณ์เสียก่อน สำหรับในขบวนการ DMA นั้น DMA-Controller จะทำการสร้างสัญญาณ IOW เอง โดยค่าแอ็ตเติร์ฟที่อยู่บนบัสแอ็ตเติร์ฟของหน่วยความจำที่พอร์ต I/O due DMA ต้องการจะอ่านข้อมูล

**MEMW (Memory Write ; ขา B11);**

ขานี้เป็นเอกสารพุทธเอกสารที่ฟที่ล็อกิก "0" ซึ่ง 8288 Bus Controller สร้างขึ้นในระหว่างบัสใช้เดิลในการเขียนข้อมูลในหน่วยความจำของ 8088 สัญญาณ MEMW นี้ถูกส่งออกมาเพื่อให้หน่วยความจำที่แอ็ดเดรสต์รังกับค่าแอ็ดเดรสบนบัสแอ็ดเดรสนั้น ทำการรับข้อมูลที่อยู่บนบัสข้อมูลไปเก็บได้โดยที่ไม่เปลี่ยนความจำจะรับข้อมูลในช่วงขอบขีนของสัญญาณ MEMW

ในระหว่างขั้นตอนการ DMA นั้น 8237A-5 DMA-Controller จะทำการควบคุมบัสต่าง ๆ ของระบบแทน 8088 และสัญญาณ MEMW จะถูกใช้ในบัสใช้เดิลของการเขียนข้อมูลลงในหน่วยความจำ (ข้อมูลถูกส่งจากอุปกรณ์ I/O ไปให้กับหน่วยความจำ)

**MEMR (Memory read ; ขา B12);**

ขานี้เป็นเอกสารพุทธจาก 8288 ซึ่งสัญญาณนี้จะแสดงที่ฟ ( ล็อกิก "0" ) ในระหว่างบัสใช้เดิลของการอ่านข้อมูลจากหน่วยความจำของ 8088 เพื่อให้หน่วยความจำที่มีแอ็ดเดรสต์รังกับค่าแอ็ดเดรสบนบัสแอ็ดเดรสนั้น ทำการอ่านข้อมูลออกมานบนบัสข้อมูล โดยหน่วยความจำนั้นจะต้องส่งข้อมูลออกมานในช่วงเวลา 30 nanosec. ก่อนที่สัญญาณ MEMR จะกลับเป็นล็อกิก "1" ทั้งนี้คือพอให้ 8088 ได้รับข้อมูลที่ถูกต้อง

สำหรับในระหว่างขั้นตอนการ DMA นั้น DMA – Controller จะควบคุมบัสต่าง ๆ ของระบบแทน 8088 และสัญญาณ MEMR จะถูกใช้ในบัสใช้เดิลของการอ่านข้อมูลจากหน่วยความจำ (ข้อมูลถูกส่งจากหน่วยความจำไปให้กับอุปกรณ์ I/O)

**DRQ 1 - DRQ 3 (DMA Request 1 – 3 ; ขา B18,B6 และ B16) ;**

ขาสัญญาณทั้ง 3 นี้เป็นสัญญาณอินพุตเอกสารที่ฟที่ล็อกิก "1" ซึ่งอุปกรณ์ภายนอกสามารถใช้ในการขอ DMA จากระบบ โดยการป้อนระดับสัญญาณล็อกิก "1" ให้กับขา DRQ ขาใดขาหนึ่ง ( ขา DRQ ขาทั้งสามนี้จะต่อเข้ากับ DRQ1 – DRQ3 ของ 8237A-5 )

เมื่อ 8237A-5 ได้รับสัญญาณนี้แล้วก็จะตรวจสอบว่ามีการขอ DMA ในชีวนะแล้วมีลำดับความสำคัญ ( Priority ) สูงกว่าหรือไม่ ถ้าไม่มีก็จะทำการขอ DMA จาก 8088 และตอบรับการขอ DMA จากอุปกรณ์ภายนอก (สัญญาณ DACK ของชีวนะที่ขอ DMA จะ

แอคทีฟ) แต่ถ้ามี 8237A-5 ก็จะทำการขอ DMA ให้กับแซนแนลที่มีลำดับความสำคัญสูงกว่า ก่อนแล้วจึงทำการขอ DMA ให้กับแซนแนลที่มีลำดับความสำคัญต่ำกว่า ภายใน ROM BIOS ของ IBM/PC จะโปรแกรม 8237A-5 ให้ DRQ1 มีลำดับความสำคัญสูงสุดและ DRQ 3 มีลำดับความสำคัญต่ำสุด ดังนั้นถ้ามีการขอ DMA ของอุปกรณ์ภายนอกผ่านทางแซนแนลที่ 1 (DRQ1) และแซนแนลที่ 2 (DRQ2) 8237A-5 ก็จะทำการขอ DMA ให้กับแซนแนลที่ 1 ก่อน จากนั้นเมื่อเสร็จขบวนการ DMA ของแซนแนลที่ 1 แล้วจึงจะทำการขอ DMA ให้กับแซนแนลที่ 2

อย่างไรก็ตาม 8237A-5 ยังมีแซนแนลสำหรับการขอ DMA อีก 1 แซนแนล คือ แซนแนลที่ 0 (DRQ0) ซึ่งในความเป็นจริงแล้วแซนแนลนี้จะมีลำดับความสำคัญสูงกว่าแซนแนลที่ 1 แต่จะไม่ถูกต่ออุปกรณ์จากสิ่งต่างๆ เนื่องจาก IBM/PC จะให้แซนแนลที่ 0 นี้ในการรีเฟรชหน่วยความจำที่เป็น Dynamic RAM

ในการขอ DMA นั้นสัญญาณ DRQ นี้ จะต้องแอคทีฟอยู่ในช่วงระยะเวลาหนึ่งเท่านั้น ถ้าสัญญาณแอคทีฟนานเกินไป จะทำให้เกิดขบวนการ DMA ขึ้นมากกว่า 1 ขบวนคราวได้ สำหรับวงจรที่ขอ DMA โดยที่จะเปลี่ยนสัญญาณตอบรับการขอ DMA หรือสัญญาณ DACK ของแซนแนลที่ 1 (DACK1) เมื่อได้รับสัญญาณจาก DACK1 แล้วก็จะรีเซ็ตสัญญาณ DRQ1 (เปลี่ยนจาก值 "1" เป็น "0")

DACK1 - DACK3 (DMA Acknowledge 0-3 ; ขา B19,B17,B26 และ B15) ;

สัญญาณทั้ง 4 นี้เป็นเอวท์พุทแอคทีฟที่ล็อกิก "0" ซึ่ง 8237A-5 สร้างขึ้นเพื่อแสดงให้ว่า จราภัยนอกที่ขอ DMA ทราบว่ากราฟิก DMA นั้นได้รับการตอบสนองแล้ว และ 8237A-5 จะเข้าขบวนการ DMA ที่อ้างการลงทะเบียนข้อมูลระหว่างอุปกรณ์ I/O due DMA กับหน่วยความจำเกิดขึ้นได้โดยตรง (ด้วยเมจิก 8088) โดยสัญญาณ DACK นี้จะแอคทีฟในแซนแนลใดขึ้นอยู่กับขบวนการ DMA ที่จะเกิดขึ้นเป็นการตอบสนองการขอ DMA ในแซนแนลใด เช่นถ้าขบวนการ DMA ที่จะเกิดนั้นเป็นการตอบสนองต่อการขอ DMA ในแซนแนลที่ 2 (DRQ2) สัญญาณ DACK2 ก็จะแอคทีฟ เป็นต้น

ดังที่กล่าวแล้วว่าสัญญาณ DRQ0 นั้นจะไม่ถูกต่ออุปกรณ์ที่ไม่สามารถรับแซนแนลที่ 0 ได้ แต่สัญญาณ DACK0 จะถูกต่ออุปกรณ์ที่สามารถรับแซนแนลที่ 0 ได้ ทั้งนี้ก็เพื่อจะแสดงให้ว่าอุปกรณ์ที่ไม่สามารถรับแซนแนลที่ 0 ได้ ไม่ได้ขอ DMA ที่เกิดขึ้นในช่วงเวลาที่ DACK0 แอคทีฟนั้น เป็นขบวนการที่ใช้สำหรับการรีเฟรชหน่วย

ความจำที่เป็น Dynamic RAM ซึ่งจะจารอินเทอร์เฟสที่ใช้หน่วยความจำประเภทนี้สามารถจะนำไปใช้ในการรีเฟรช Dynamic RAM ที่อยู่ในวงจรได้

โดยการรีเฟรชหน่วยความจำนั้นจะเกิดขึ้นในทุก ๆ 15.12 usec. ด้วยทุกๆ 72 คล็อก ดังนั้นสัญญาณ DACK 0 นี้ก็จะaccoที่พิฟในทุก ๆ 15.12 usec ด้วย

#### AEN (Address Enable ; ขา A11) :

สัญญาณนี้เป็นเอาท์พุทที่ใช้ในการแสดงว่าบัสไซเดลที่เกิดขึ้นในช่วงเวลาที่สัญญาณ AEN accoที่พ (โลจิก “1”) นั้น เป็นบัสไซเดลของขบวนการ DMA

สำหรับบันมนบอร์ดของ IBM PC นั้น จะใช้สัญญาณนี้ในการดิสแอเบิล (Disable) 8288 Bus Controller และจะใช้ดิสแอเบิลพอร์ต I/O ต่าง ๆ ที่ไม่เกี่ยวข้องกับขบวนการ DMA ที่เกิดขึ้นนี้ ที่จำเป็นต้องทำเช่นนี้เพราะในระหว่างขบวนการ DMA นั้น 8237A-5 จะส่งแอดเดรสของหน่วยความจำของบานบลัคaccoเดรส และจะทำให้สัญญาณ IOE หรือ IOW accoที่พด้วย ดังนั้นถ้าไม่ทำก็จะดิสแอเบิลพอร์ต I/O ที่มีaccoเดรสตรงกับคานาแอดเดรสนบลัคaccoเดรส (ซึ่งเป็นaccoเดรสของหน่วยความจำ) นั้น ทำการอ่านหรือส่งข้อมูลของบานบลัคaccoเดรสทำให้เกิดความผิดพลาดขึ้นได้

#### T/C (Terminal Count ; ขา B27)

สัญญาณนี้ถูกสร้างขึ้นจากการนำเอาสัญญาณเอาท์พุทที่ขา EOP ของ 8237A - 5 มากลับล็อกิจ (โดยอินเวเตอร์ Inverter) ทำให้สัญญาณ T/C นี้accoที่พที่ล็อกิจ “1”

สำหรับสัญญาณนี้จะaccoที่พเมื่อจำนวนไปที่ในการส่งผ่านข้อมูลของขบวนการ DMA ในชีวนี้แล้วแลนหนึ่ง ครบตามจำนวนที่กำหนดไว้ โดยทั่วไปแล้วสัญญาณที่จะถูกใช้ในการสิ้นสุดการขบวนการDMA ที่ทำการส่งผ่านข้อมูลเป็นบล็อก เนื่องจากสัญญาณนี้จะaccoที่พโดยไม่แสดงว่าเป็นสัญญาณของชีวนแลนใด ดังนั้นจึงต้องทำการนำสัญญาณ T/C นี้ ผ่านเกต Inverter แล้วนำไป OR กับสัญญาณ DACK เพื่อให้สามารถทราบได้ว่า สัญญาณ T/C เกิดขึ้นนั้นเป็นสัญญาณของชีวนแลนใด สำหรับชีวนแลนที่ 0 นั้นสัญญาณ T/C จะaccoที่พในช่วงเวลาที่คงที่คือ ทุก ๆ 990.804 millisecond. ซึ่งก็คือช่วงเวลาที่ใช้ในการรีเฟรชหน่วยความจำขนาด 64 Kbyte นั้นเอง

## บัสของแหล่งจ่ายไฟของระบบ

**+5Vdc (ขา B3 และ B29) :**

ขาทั้งสองนี้ต่อกับแหล่งจ่ายไฟ DC +5V ของระบบ โดยจะมีค่าความเที่ยงตรง

**(Regulated)**

$\pm 5\%$  คืออยู่ในช่วง  $+4.75$  ถึง  $+5.25$  Vdc

**+12 Vdc (ขา B9) :**

ขานี้จะต่อกับแหล่งจ่ายไฟ DC +12V ของระบบ โดยจะมีค่าความเที่ยงตรง

**(Regulated)**

$\pm 5\%$  คืออยู่ในช่วง  $+11.4$  ถึง  $+12.6$  Vdc

**-5 Vdc (ขา B5) :**

ขานี้จะต่อกับแหล่งจ่ายไฟ DC -5V ของระบบ โดยจะมีค่าความเที่ยงตรง

**(Regulated)**

$\pm 10\%$  คืออยู่ในช่วง  $-5.5$  ถึง  $-4.5$  Vdc

**-12 Vdc (ขา B7) :**

ขานี้จะต่อกับแหล่งจ่ายไฟ DC -12V ของระบบ โดยจะมีค่าความเที่ยงตรง

**(Regulated)**

$\pm 10\%$  คืออยู่ในช่วง  $-13.2$  ถึง  $-10.8$  Vdc

GND (ขว. B1, B10 และ B31) :

ขาหัวลงสามนี้จะต่อเข้ากับกราวด์ (Ground) ของระบบ

### การจัดสัญญาณบนสล็อตของ IBM PC / XT

สำหรับใน IBM PC / XT นั้นจะมีสล็อตสำหรับเพิ่มเติมต่อ กับวงจรภายนอกได้มากขึ้น คือ ใน IBM PC / XT จะทำการเพิ่มจำนวนสล็อตบนเมนบอร์ดชิ้นเป็น 8 สล็อต จากเดิมที่ มีอยู่เพียง 5 สล็อตบน IBM PC โดยการจัดสัญญาณต่าง ๆ ในทั้ง 8 สล็อตจะซ้อนกันใน IBM PC เพียงแต่สัญญาณต่าง ๆ ที่จะถูกส่งออกมายังขาของสล็อตที่ 8 นั้น จะถูกต่อ ผ่านวงจรชั้บกรอง (Buffer) ก่อน และใน สล็อตที่ 8 นี้หาก B8 จะถูกใช้งานด้วย โดยจะ ถูกใช้เป็นขา CARD SELECTED (หรือ Card Selected) ซึ่งขาสัญญาณนี้จะเป็นสัญญาโนินพุท จากวงจรภายนอกที่เสียบอยู่บนสล็อตที่ 8 เพื่อให้รู้บนเมนบอร์ดทราบว่าカードที่อยู่บนสล็อต นี้ถูกเลือกใช้งานอยู่ ซึ่งจะทำให้ Driver บนเมนบอร์ดทำการอ่านหรือส่งข้อมูลไปยังสล็อตที่ 8

### การจัดยอดเครื่องสำหรับอินพุท เอาท์พุทพอร์ต ในไอบีเอ็มพีซี

การซึ่งข้อมูลจากอุปกรณ์หรือการ์ดต่างๆ ที่ใช้ในระบบของ ไอบีเอ็ม พีซี จะทำได้โดย ผ่านทางพอร์ต ไอโอ ของระบบ โดยตรง ตัวนี้จะถูกต้องเลือกแอดเดรสของพอร์ตที่จะใช้ ไม่ใช้ร้า บบาร์ดอื่นๆ ที่ใช้อยู่แล้ว จึงต้องเลือกแอดเดรส ตามตารางในหน้าต่อไป

### การติดตั้งแอดเดรส

การติดตั้งแอดเดรส เป็นการกำหนดพอร์ตอินพุท/เอาท์พุทให้อุปกรณ์ I/O สามารถติด ต่อทำงานได้กับ CPU โดยไม่ข้ากับอุปกรณ์ชนิดอื่น

จากเอกสารประกอบการอบรม เรื่องเครื่องวัดทางอิเลคทรอนิกส์, สถาบันพระจอม เกล้าฯ พระนครเนื้อ: 2541 กล่าวถึงการติดตั้งดังนี้

การติดตั้งสามารถทำได้หลายแบบ อาจเป็นแบบใช้ ไอซีเกทธรรมด้า แบบพิกسلเบอร์ ไอซี หรือแบบใช้สวิตซ์เลือกและใช้ ไอซีเปลี่ยนเทียบ การใช้ไอซีธรรมด้า หรือการใช้ไอซีที่ กำหนดเบอร์ไว้ ถ้าเลือกได้แอดเดรสที่ข้ากับแอดเดรสที่การ์ดอื่นใช้งาน หรือถ้าข้ากันในภาย หลังเมื่อใช้การ์ดเพิ่มขึ้น ก็ไม่สามารถเปลี่ยนแปลงแอดเดรสได้ ถ้าติดตั้งโดยการใช้ DIP SWITCH จะสามารถเปลี่ยนแปลงค่าแอดเดรสได้โดยการเปลี่ยนตำแหน่งของสวิตซ์

การออกแบบวงจรที่ทำการดีคัตกลุ่มแอดเดรสขนาด 8 แอดเดรส จะทำได้โดย การเซต DIP SWITCH ที่ขา Q0 ถึง Q5 ของไอซีเบอร์ 74LS688 หน้าที่ของไอซีเบอร์ 74LS688 จะทำหน้าที่เปรียบเทียบค่าของ อินพุต 2 ชุด ที่ถูกส่งมาทาง ขา P0 ถึง P7 และขา Q0 ถึง Q7 ถ้าอินพุตทั้ง 2 ชุดเท่ากัน เอาท์พุตที่ขา  $P=Q$  จะได้ออกพุทเป็นลอจิก "0" นั่นคือ จะสามารถใช้แอดเดรสพอร์ต เบอร์ที่เลือกได้



ตารางแสดงการจัดตำแหน่งพอร์ต

หมายเลขพอร์ต	การใช้งาน
000 - 01F	ควบคุมดีเอ็มเอ 1 , 8237A – 5(ดีเอ็มเอกอนโทรลเลอร์)
020 - 03F	ควบคุมอินเตอร์วอร์ป์ต I , 8259 (มาสเตอร์)
040 - 05F	ควบคุมไฟเมอร์เคาน์เตอร์ 8254 – 2
060 - 06F	ควบคุมพอร์ตข่านและคีย์บอร์ด 8042
070 - 07F	Real Time Clock < NMI และชีมอสแรม
080 - 09F	ดีเอ็มเอกซ์จีสเตอร์ 74LS612
0A0 - 0BF	ควบคุมอินเตอร์วอร์ป์ต 2, 8259 (สเลพ)
0C0 - 0DF	ควบคุมดีเอ็มเอ 2 , 8237A – 5
0F0	เครื่องแม่ครัวไปรษณีย์
0F1	รัชต์แม่ครัวไปรษณีย์
OF8 – OFF	แม่ครัวไปรษณีย์ 80287(ไปรษณีย์คุณตระกูล)
1F0 – 1FB	อาร์ดดิสก์
200 – 207	เกมอินพุท/เอาท์พุท
278 – 27F	เครื่องพิมพ์ข่าน พอร์ต 2
2F8 – 2FF	เครื่องพิมพ์อนุกรม พอร์ต 2
300 – 31F	การ์ดไปรษณีย์(prototype)
360 – 36F	สงวนไว้
378 – 37F	เครื่องพิมพ์ข่าน พอร์ต 1
380 – 38F	SDLC ไปรษณีย์ 1
3A0 – 3AF	ไปรษณีย์ 1
3B0 – 3BF	อะเดปเตอร์ในครอม และเครื่องพิมพ์
3C0 – 3CF	สงวนไว้
3D0 – 3DF	อะเดปเตอร์สี / กราฟฟิกส์
3F0 – 3F7	ตัวควบคุมดิสก์ไดรฟ์
3F8 – 3FF	พอร์ตอนุกรม 1

## บทที่ 3

### การวิจัยและการดำเนินการ

#### รูปแบบของการวิจัย

การวิจัยเรื่อง ผลของเครื่องตรวจวัดระบบโดยการนำพีซีรุ่นเก่ามาปรับปรุงเพื่อการศึกษาวิทยาศาสตร์ในระดับมัธยมศึกษาตอนปลาย เป็นการวิจัยโดยการทดลองเพื่อตรวจสอบผล ซึ่งในการตรวจสอบผลของอุปกรณ์ที่สร้างขึ้น ทำโดยการใช้เครื่องมือมาตรฐานมาเปรียบเทียบ เพื่อกำหนดอัตราส่วนในการแสดงผลของเครื่องมือ

#### อุปกรณ์และข้อมูลต่างๆ ที่ใช้ในการทดลอง

1. เครื่องคอมพิวเตอร์รุ่น 8088 เนื่องจากคอมพิวเตอร์รุ่นนี้ เป็นรุ่นที่ไม่ได้มีมาให้ประโยชน์ในการประมวลผลโปรแกรมที่ใช้กันอยู่ในปัจจุบันซึ่งเป็นโปรแกรมขนาดใหญ่ และต้องการเวลาในการประมวลผลน้อย ดังนั้นเครื่องคอมพิวเตอร์รุ่น 8088 ที่ไม่สามารถ Upgrade ได้แล้วนี้จึงควรนำมาใช้ประโยชน์ในด้านอื่น ให้เหมาะสมกับคุณสมบัติของเครื่อง ซึ่งผู้วิจัยได้พิจารณาและเห็นว่า การตรวจวัดข้อมูลเบื้องต้นทางวิทยาศาสตร์ ในกราฟทดลองต่างๆ เป็นไปร่วมกับข้อมูลขนาดเล็ก และไม่ต้องการความเร็วในการประมวลผลสูงมาก

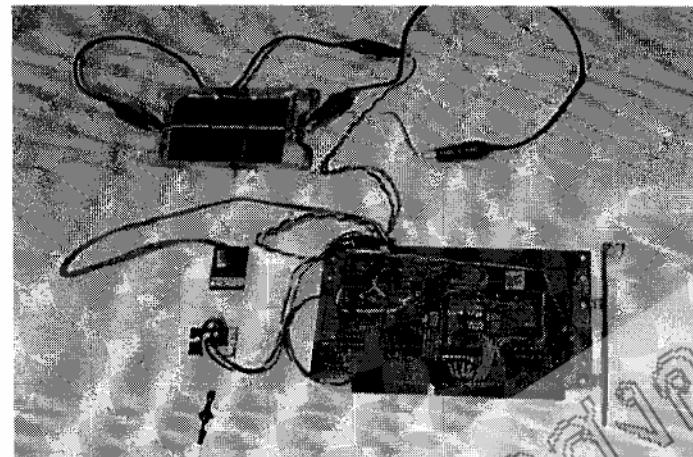
#### 2. อุปกรณ์แสดงผล

2.1 แสดงผลกันด้วย โนโนโครม(Monochrom) หรือที่เรียกว่าจอเตียวซึ่งสามารถแสดงผลได้กับเครื่องในรุ่น 8088 นี้ และแสดงเป็นเส้นกราฟ โดยมีเมนูกำกับ

2.2 แผ่น Diskette ให้บันทึกข้อมูลขณะทดลองเพื่อนำมาพิมพ์เป็นรายงานได้

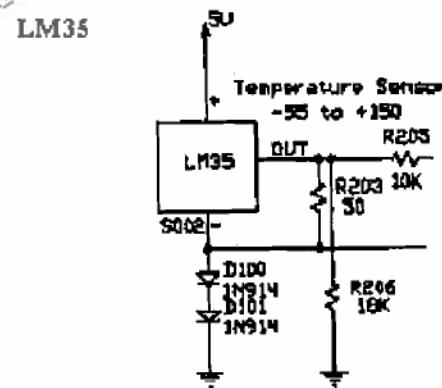
3. อุปกรณ์ที่ใช้ประกอบในการสร้างเครื่องมือ เป็นอุปกรณ์ที่อาจารย์ TAKASHI YASUJI สั่งซื้อโดยตรงจากญี่ปุ่นเพื่อลดปัญหาเรื่องคุณภาพของอุปกรณ์ เพราะอุปกรณ์อิเล็กทรอนิกที่ผลิตเพื่อขายในประเทศญี่ปุ่นจะเป็นอุปกรณ์ที่มีคุณภาพค่อนข้างสูง โดยเลือกจากอุปกรณ์ที่ราคาไม่แพงมากและสร้างง่ายได้ง่าย

3.1 อุปกรณ์ที่ใช้เป็น Transducer สำหรับรับข้อมูลเบื้องต้น



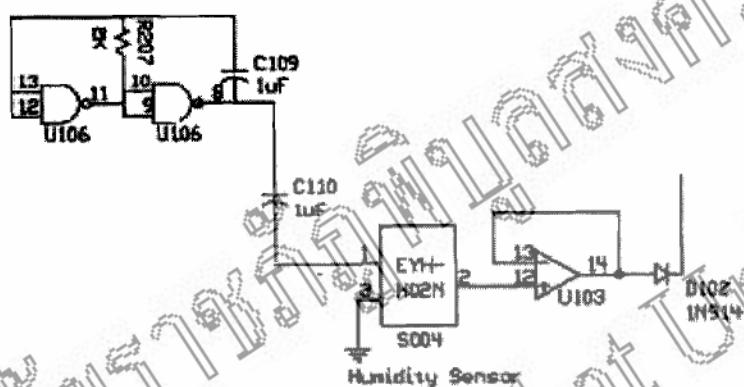
รูปที่ 7 ภาพถ่ายอุปกรณ์SENSOR ต่างๆ และ INTERFACE GARD

3.1.1 Temperature Sensor ที่ LM35



รูปที่ 8 ภาพถ่าย TEMPERATURE SENSOR LM 35 และวงจร

### 3.1.2 Humidity Sensor ใช้ EYH – H02N

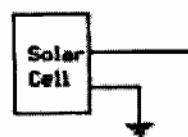


รูปที่ 9 ภาพถ่าย Humidity Sensor EYH – H02N และวงจร

### 3.1.3 ในการตรวจวัดแสงสว่าง ใช้ Solar cell Solar battery A200



S003



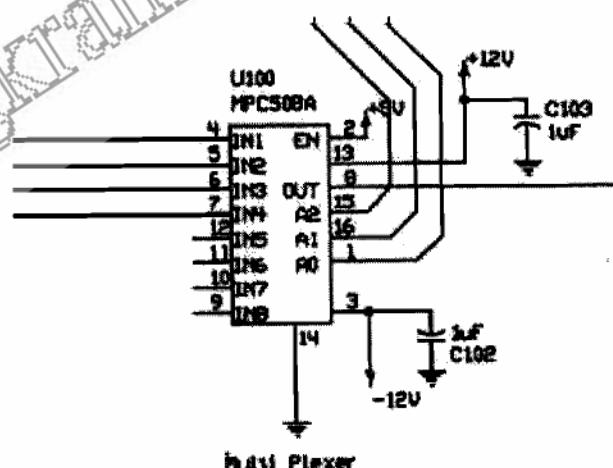
รูปที่ 10 ภาพถ่าย Solar cell Solar battery A200 และวงจร

3.2 อุปกรณ์ใช้สำหรับเป็นตัวเลือกสัญญาณ ขยายสัญญาณ และเปลี่ยนสัญญาณ จากอนาล็อกเป็นดิจิตอล



รูปที่ 11 ภาคด้วย INTERFACE CARD

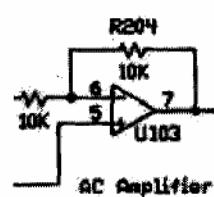
3.2.1 MULTIPLEXER ทำหน้าที่เลือกสัญญาณจาก SENSOR ที่ต้องการ



รูปที่ 12 วงจรMULTIPLEXER

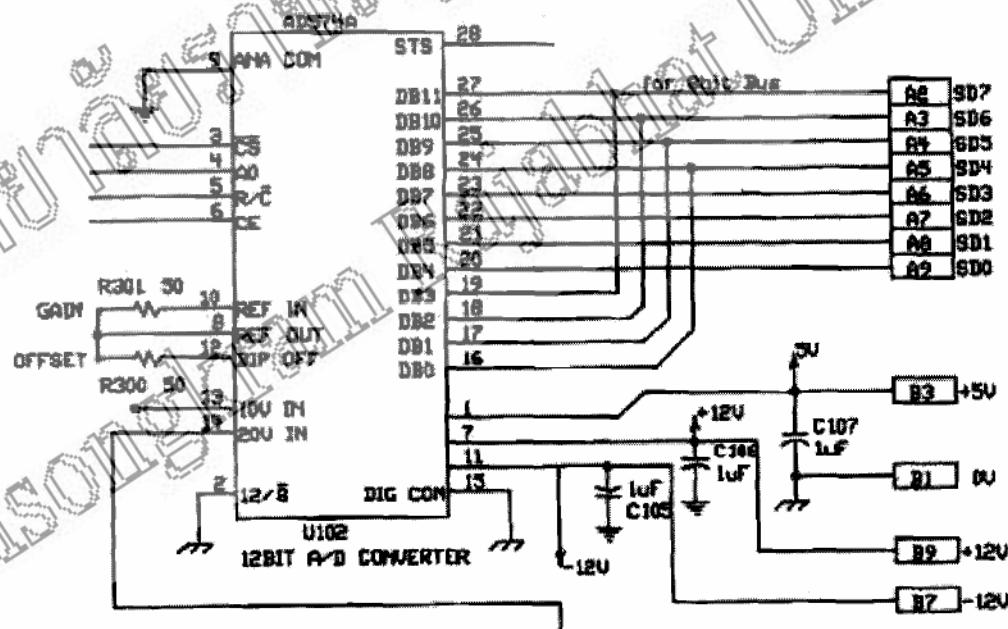
3.2.2 AMPLIFIER ทำหน้าที่ขยายสัญญาณที่รับเข้ามาซึ่งมีขนาดเล็กให้มีขนาดโตขึ้น

TL074



รูปที่ 13 วงจร AMPLIFIER

3.2.3 A/D CONVERTER ทำหน้าที่เปลี่ยนสัญญาณจาก ANALOG เป็นสัญญาณ DIGITAL



รูปที่ 14 วงจร A/D CONVERTER

### 3.3. อุปกรณ์ที่ใช้ในการตรวจสอบผล

Oscilloscope และ Signal Generator ขออีมจากโปรแกรมวิชา พลิกส์ฯ

### 4. ข้อมูลต่างๆ ที่ใช้ประกอบในการออกแบบวงจร

#### 4.1 ออกแบบตามคู่มือที่แนบมากับอุปกรณ์

4.2 ออกแบบตาม Web site ซึ่งสามารถ download โปรแกรมได้จาก Internet จะเป็นโปรแกรม 2 ลักษณะ คือโปรแกรมประเภท Share wear โปรแกรมประเภท School Version โปรแกรมที่นำมาใช้คือ "Hercap" เป็นโปรแกรมที่สามารถ capture หน้าจอขณะทดลอง เพื่อเก็บข้อมูลใส่แผ่นดิสก์แล้วนำมาเปรียบเทียบ หลังได้ และ โปรแกรม Free Demo School Version "Hi-Wire2" เพื่อช่วยในการออกแบบและเขียนวงจร

Web site ที่สามารถค้นจาก Internet

[www.national.com](http://www.national.com)

[www.burr-brown.com](http://www.burr-brown.com)

[www.dafel.com](http://www.dafel.com)

[www.ti.com](http://www.ti.com)

#### 4.3 ออกแบบโดยใช้ข้อมูลจาก Magazine Transitor GIJUTHU

(in Japanese Language)

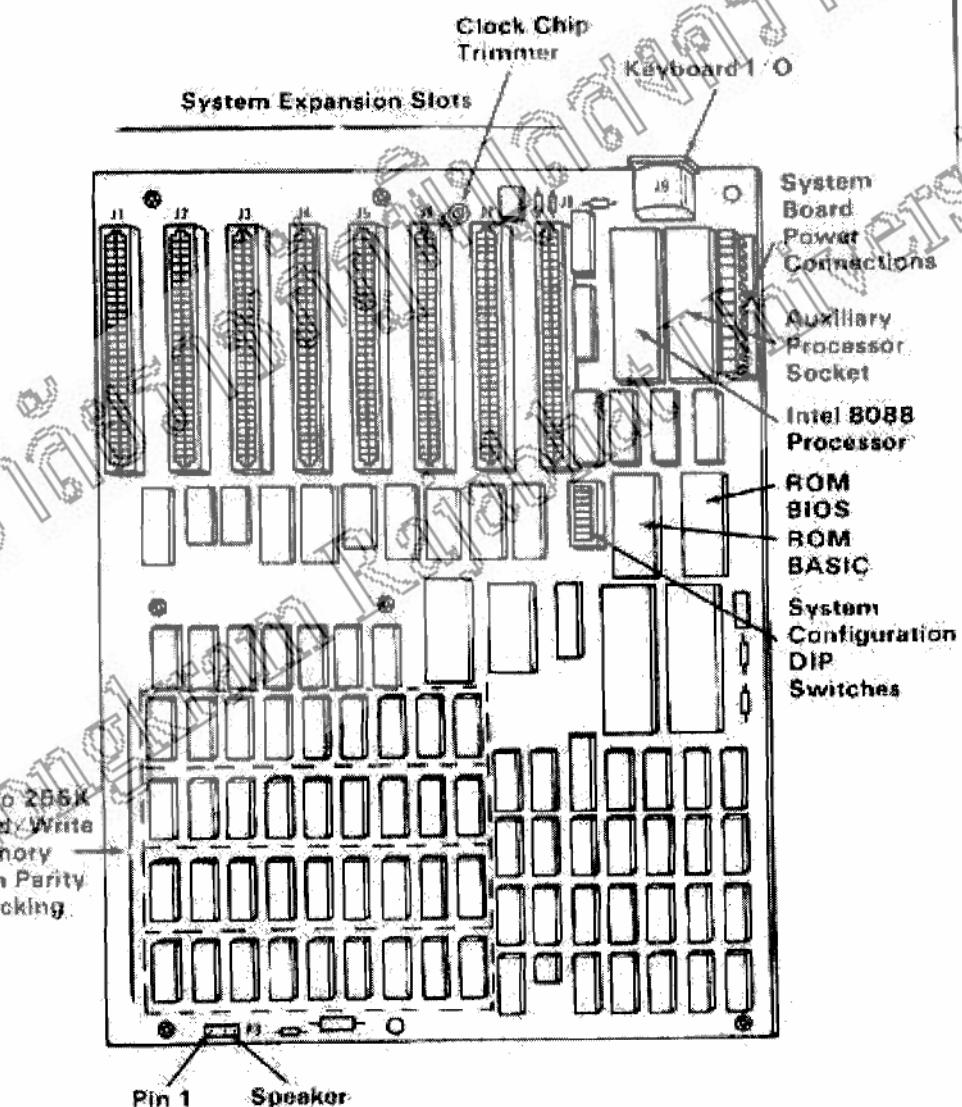
### 5. โปรแกรมที่ใช้

5.1 โปรแกรมภาษา ซี เนื่องจากโปรแกรมภาษา ซี เป็นโปรแกรมภาษาชั้นสูงที่ทำงานกับคอมพิวเตอร์ได้ง่ายเท่าๆ กับโปรแกรมภาษาชั้นต่ำ จึงทำให้การเขียนโปรแกรมทำได้ง่าย หมายความกับการใช้ร่วมกับโปรแกรม เอสเซมบลี

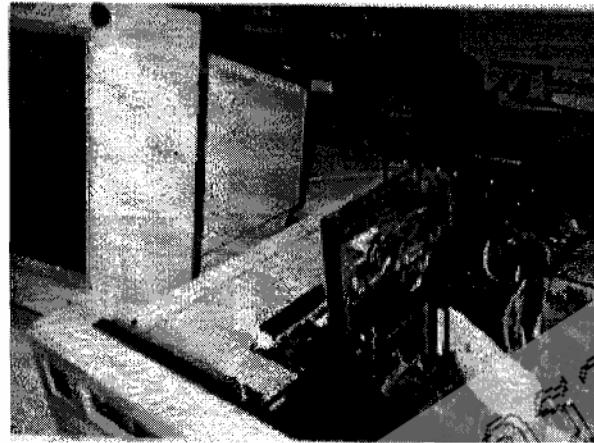
5.2 โปรแกรมภาษาแอสแซมบลี เป็นโปรแกรมที่แปลเป็นภาษาเครื่องได้ง่าย  
เข้าถึงการทำงานของเครื่องได้เร็วกว่าโปรแกรมภาษาชั้นสูงทั่วไป

### วิธีดำเนินงาน

บนเมนบอร์ด(MAIN BOARD)ของ เครื่องคอมพิวเตอร์ ได้มีการออกแบบให้สามารถ  
พิมเติมวงจรเพื่อติดต่อกับอุปกรณ์ภายนอกได้โดยการติดต่อผ่าน สล็อต (SLOT)



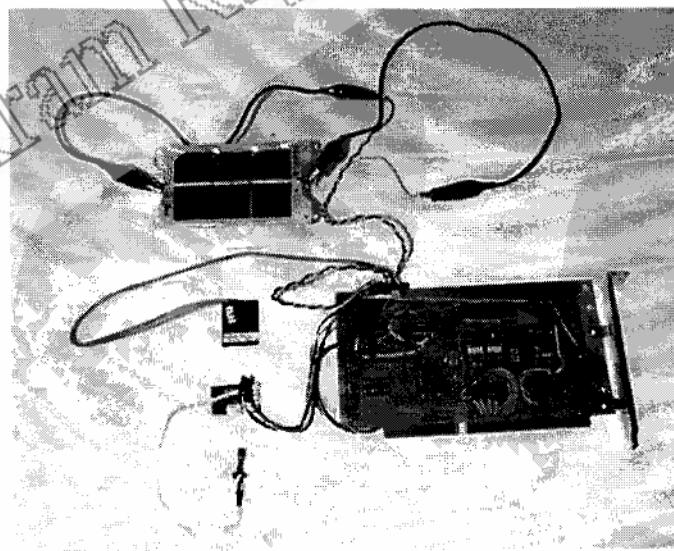
รูปที่ 15 เมนบอร์ดของคอมพิวเตอร์



รูปที่ 16 ภาพถ่าย INTERFACE CARD ที่เลียนอุปกรณ์เมนบอร์ด

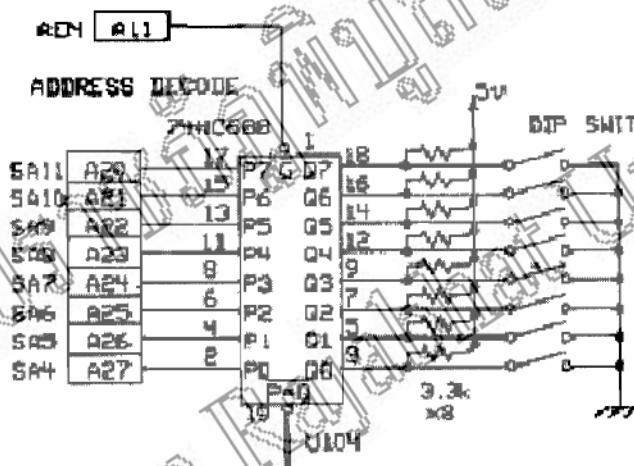
บันบอร์ดในรุ่นนี้จึงสามารถเรียบง่ายเข้ากับส่วนการประมวลผลเชิงดิจิตอล แล้วนำไปปะประมวลผลภายใต้หน่วยความจำของระบบคอมพิวเตอร์ เพื่อให้ได้ข่าวสารข้อมูลที่มีนุชย์เข้าใจได้ โดยมี Interface Card ทำหน้าที่ป้อนข้อมูลที่เปลี่ยนจากข้อมูลแบบอนาลอกมาเป็นแบบดิจิตอลและส่งเข้าไปเก็บไว้ในหน่วยความจำไม่ให้สูญหายระหว่างกระบวนการข้อมูลและส่งไปให้ CPU ทำงานต่อ

ในงานนี้อุปกรณ์ Tranducer ความร้อน คือ ไอซี LM35 ความร้อนคือ ไอซี EYH-H02N และแสงสว่างคือ Solar cell, Battery A200



รูปที่ 17 ภาพถ่าย อุปกรณ์ SENSOR ต่างๆ และ INTERFACE CARD

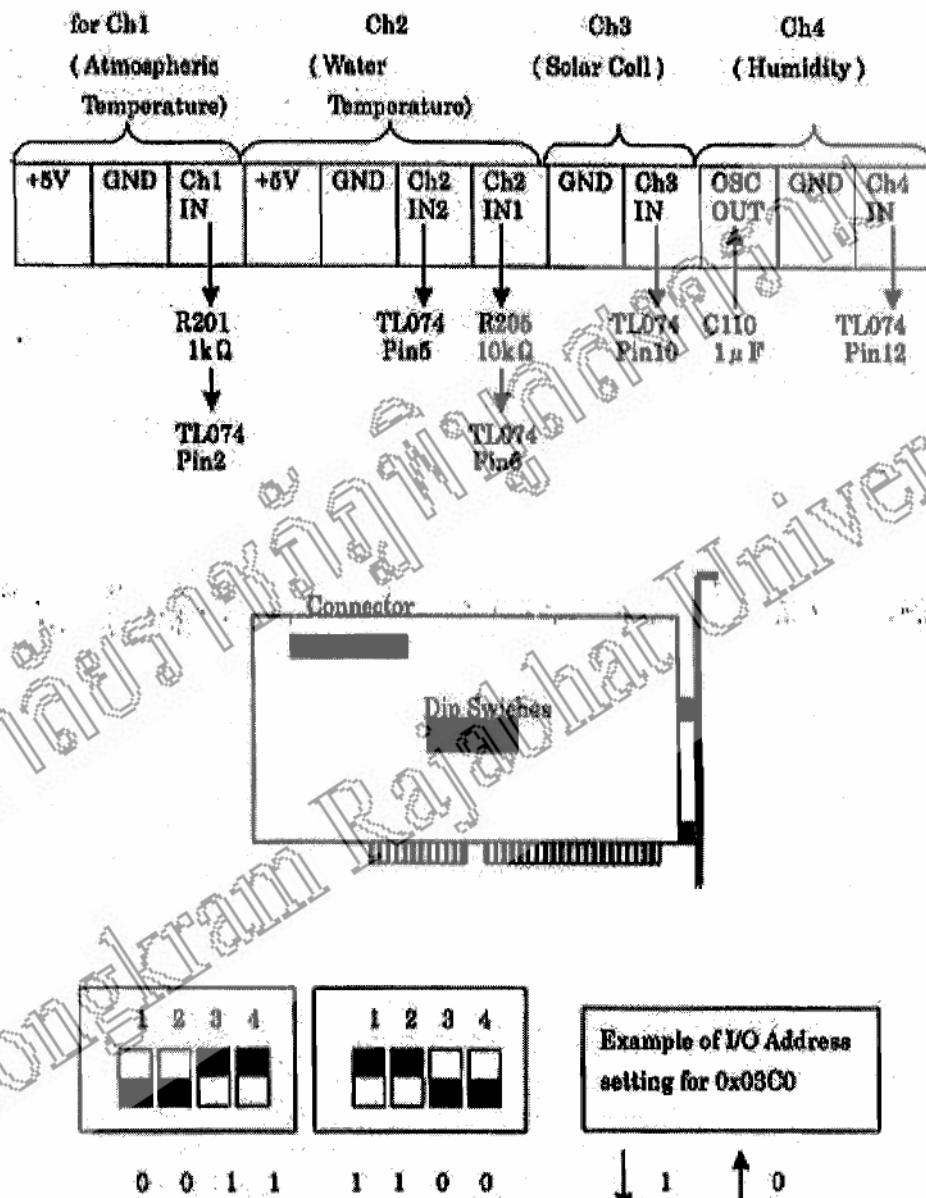
อุปกรณ์เหล่านี้จะรับสัญญาณแต่ละชิ้นเป็นสัญญาณแบบอะนาลอกและแสดงปริมาณเป็นกระแสไฟฟ้า แต่เนื่องจากสัญญาณไฟฟ้าที่แสดงออกมานั้นมีขนาดเล็กมากจึงต้องได้รับการขยายสัญญาณให้มีขนาดเพิ่มขึ้นด้วย ไอซี OP-AMP เบอร์ TL074 เพื่อส่งต่อไปยังวงจร MULTIPLEXER ซึ่งใช้ ไอซี MPC 508A ทำหน้าที่เลือกสัญญาณตามคำสั่งของโปรแกรม และนำไปเปลี่ยนเป็นสัญญาณเชิงดิจิตอลเพื่อนำไปประมวลผลภายในหน่วยความจำ ใช้ DIP SWITCH และ ไอซี 74HC688 เป็นตัวช่วยในการตรวจสอบ ADDRESS ที่ว่างอยู่ในหน่วยความจำ ดังวงจรในรูป



Address Decode

การนำสัญญาณจาก SENSOR ต่างๆเข้าสู่ INTERFACE CARD ออกแบบดังรูปภาพ

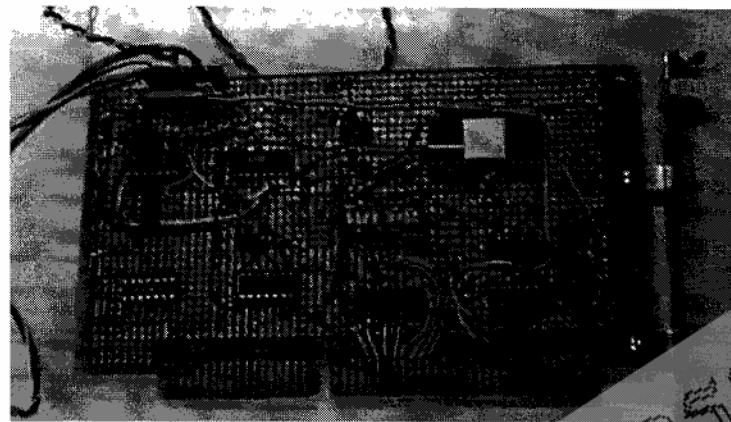
#### Connector Pin Assignment



Ch1 = 0x03C0-C1  
 Ch3 = 0x03C4-C6  
 Ch5 = 0x03C8-C9  
 Ch10=0x03CC-CD

Ch2 = 0x03C2-C3  
 Ch4 = 0x03C6-C7  
 Ch6 = 0x03CA-CB  
 Ch11=0x03CE-CF

รูปที่ 19 การนำสัญญาณจาก SENSOR ต่างๆเข้าสู่ INTERFACE CARD



รูปที่ 20 ภาพถ่าย INTERFACE CARD

### การประมวลผลและการแสดงผล

การแสดงผลทำโดยการเขียนโปรแกรมซึ่งใช้ภาษาซีเป็นหลักในการเขียนโปรแกรม

### การCALIBRATE อุปกรณ์ทั้งชิ้น

ขั้นตอนในการ CALIBRATE ผลที่แสดงไม่เหมือนความผิดพลาดคือ

ให้ลัญญาตจาก SIGNAL GENERATOR ป้อนผ่านวงจรINTERFACE และ ตรวจสอบ ให้ใช้OSCILLOSCOPEจับสัญญาณที่ออกเพื่อแก้ไขวงจร.ให้สัญญาณที่ตรวจวัดได้ตรงกับสัญญาณที่ป้อนเข้า



รูปที่ 21 ภาพถ่าย การใช้ SIGNAL GENERATOR และOSCILLOSCOPE ในการ CALIBRATE อุปกรณ์

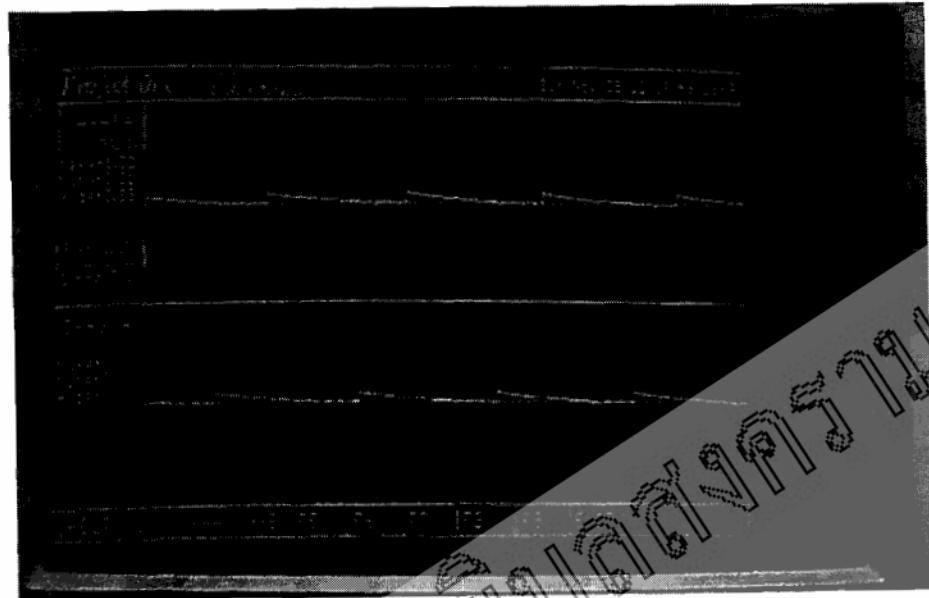
2. การกำหนดขนาดของสเกลบนจอที่ใช้แสดงผลให้อ่านค่าให้ตรงกับขนาดของสัญญาณที่ป้อนเข้า หลังจากได้ตรวจสอบและกำจัดความคลาดเคลื่อนที่เกิดจากการต่ออุปกรณ์ต่างๆแล้วจึงใช้ sensor แต่ละชนิดตรวจรับสัญญาณตามประเภทของอุปกรณ์ อ่านค่า แรงเครื่องไฟฟ้า ที่ได้ นำมากำหนดสเกลกับเครื่องมือวัดจริง เพื่อนำมาเป็นข้อมูลในการเขียนโปรแกรมให้แสดงผลเป็นกราฟบนจอภาพ



รูปที่ 22 ภาพถ่ายการตรวจ SENSOR ความร้อนกับ THERMOMETER



รูปที่ 23 ภาพถ่ายการเปรียบเทียบ SCAL หน้าจอ กับข้อมูลที่ตรวจวัด



รูปที่ 24 ภาพถ่ายการแสดงผลกราฟบนหน้าจอคอมพิวเตอร์

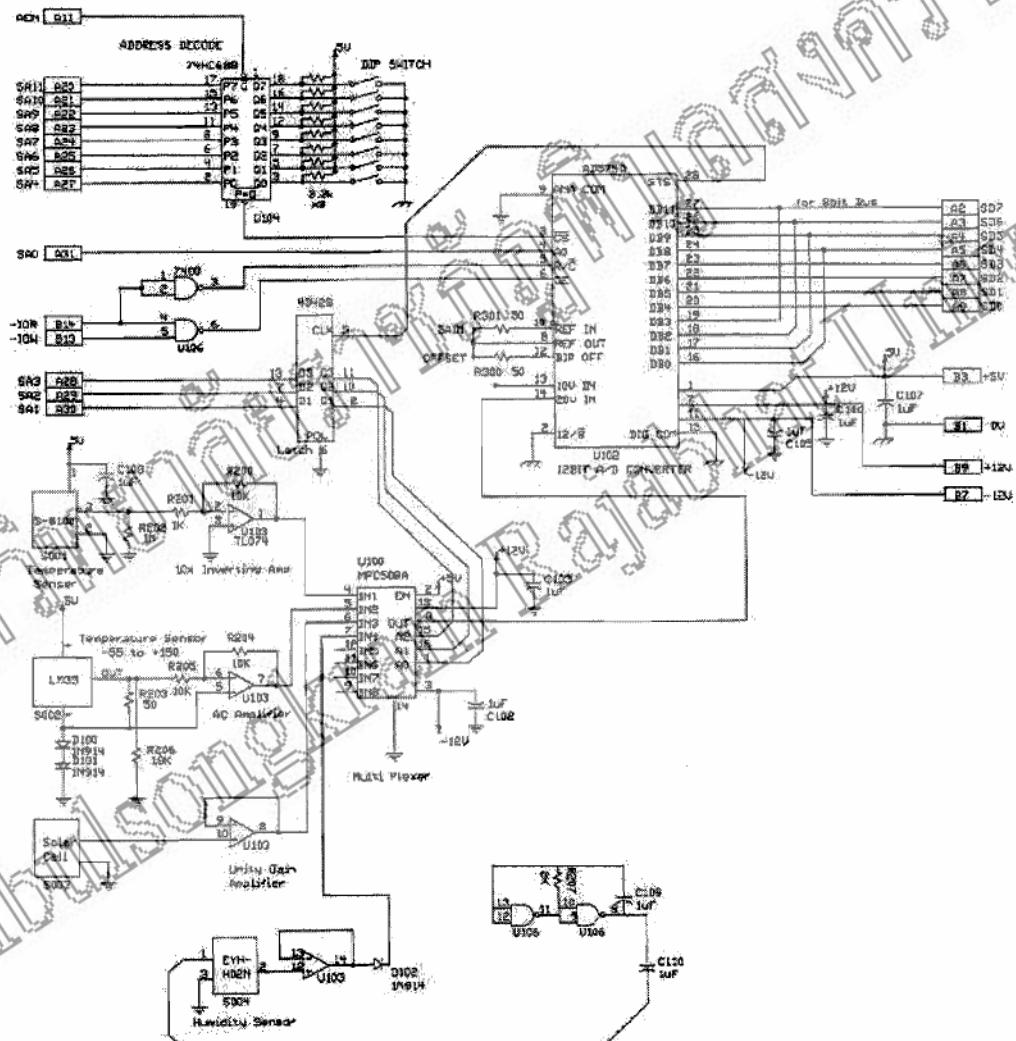
มหาวิทยาลัยราชภัฏพิบูลสงคราม  
Pibulsongkram Rajabhat University

## บทที่ 4

### ผลการวิเคราะห์ข้อมูล

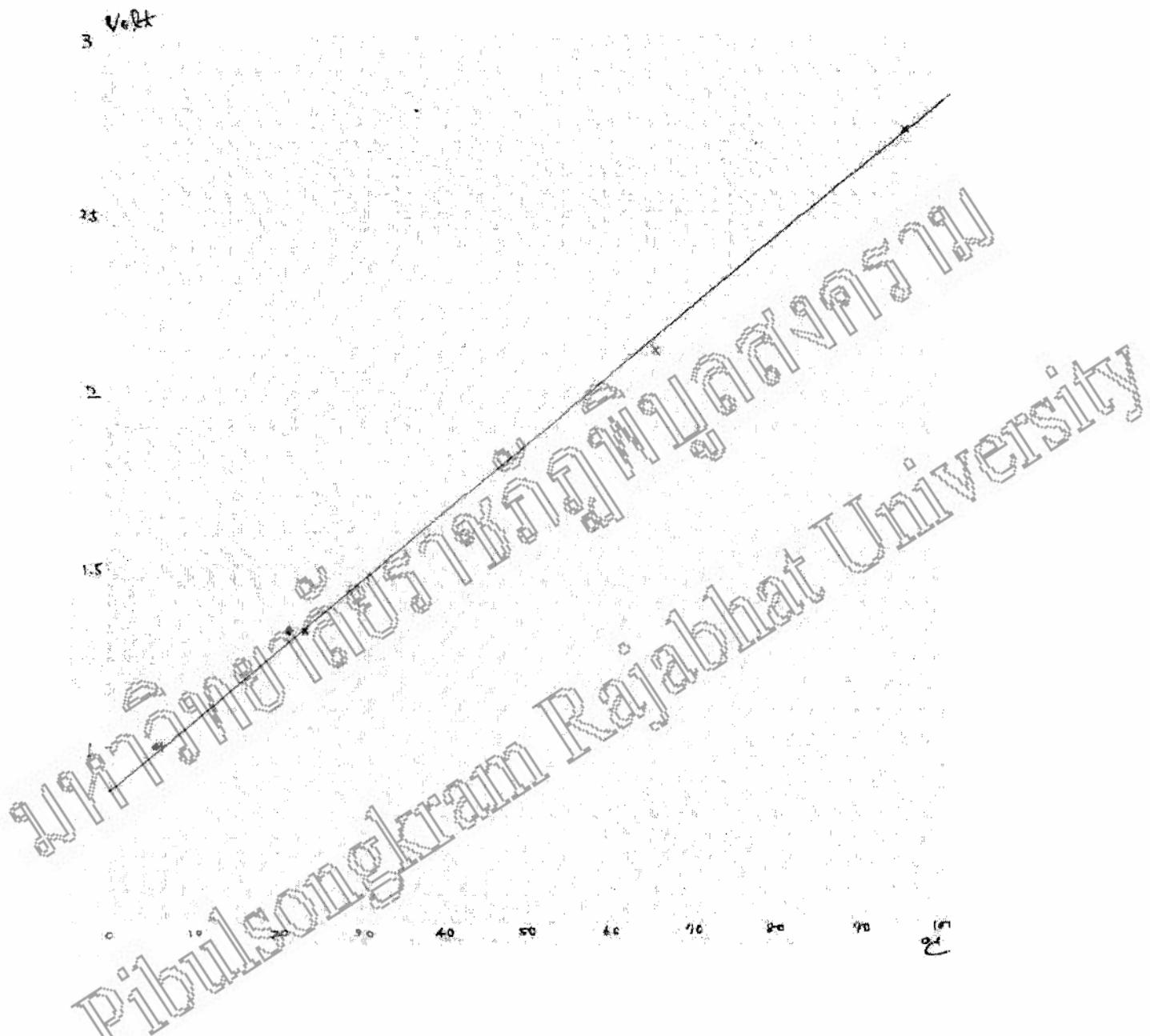
การสร้างเครื่องมือตรวจวัด โดยการใช้ sensor ชนิดต่างๆ ทำหน้าที่เป็น Transducer นำสัญญาณ analog เข้ามาสู่ชิป Multiplex ซึ่งใช้ IC MPC 508 A เป็นตัวเลือก สัญญาณ นำไปแปลงให้เป็น Digital โดยใช้ A/D converter AD574A และใช้ 74CH688 กับวงจร DIP SWITCH 설정ค่าไปประมวลผลเพื่อแสดงผลต่อไป

#### วงจรที่ใช้ในการทดลอง



รูปที่ 25 วงจรสมบูรณ์ของ Interface Card

จากการทดลองกับSENSOR LM35 ซึ่งเป็น TEMPERATURE SENSOR จะได้กราฟ  
เป็นเส้นตรง แปรตามปริมาณความร้อนที่เพิ่มขึ้น



รูปที่ 26 กราฟจากการทดลองระหว่างแรงดึงเคลื่อนไฟฟ้า กับ อุณหภูมิ

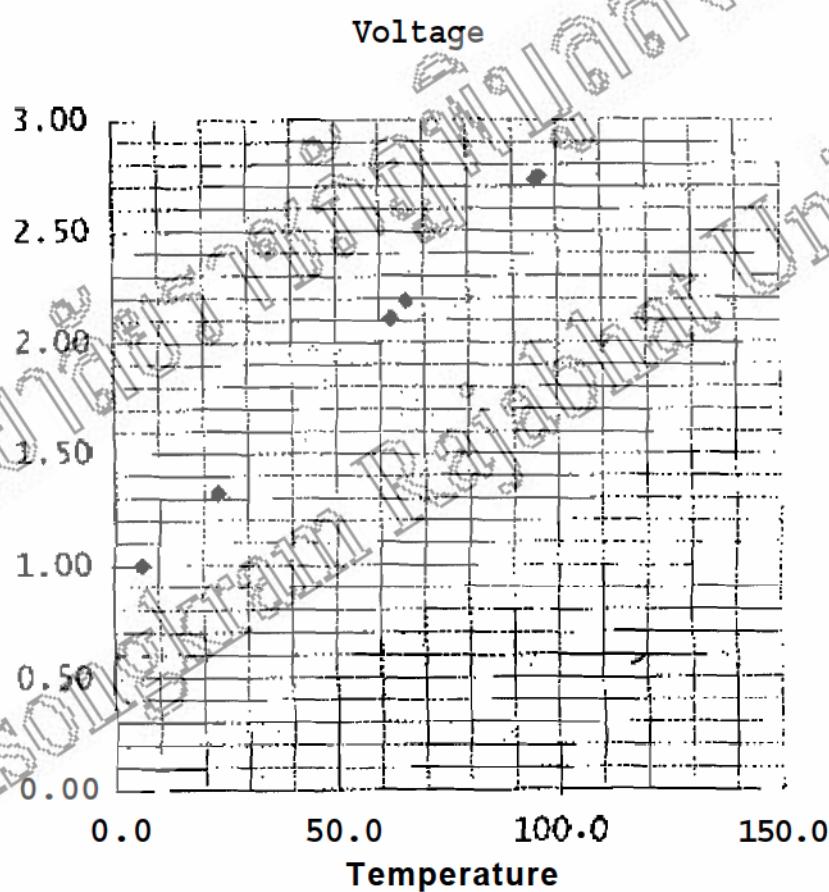
ของ TEMPERATURE SENSOR LM 35

### การแสดงผล

ผลที่ได้จากการทดลอง โดยใช้ LM35 เมื่อนำสัญญาณ ANALOG ที่ได้ป้อนผ่าน วงจรที่สร้างขึ้น เพื่อนำข้อมูลที่ได้มาสร้างเป็นกราฟ กราฟที่เขียนได้จากการประมวลผลของโปรแกรม มีลักษณะเช่นเดียวกับการเปลี่ยนแปลงของข้อมูลที่วัดได้จากเทอร์โมมิเตอร์

### CH 2 LM35 · Calibration

Temperature	Voltage
6.3	1.00
23.2	1.32
62.5	2.11
66.0	2.19
95.2	2.73
96.0	2.74



รูปที่ 27 กราฟระหว่างแรงดันกับ อุณหภูมิ จากข้อมูลที่ CALIBRATE แล้ว โดยอ่านจากหน้าจอ คอมพิวเตอร์

## การแสดงผลข้อมูล

การแสดงผลหน้าจอทำโดยการนำข้อมูลที่ได้มา เที่ยวนเป็นโปรแกรมเพื่อแสดงผลโดยใช้ *tiwi A* ซึ่งเป็นภาษาที่ผู้พัฒนาภาษาคอมพิวเตอร์ภาษาระดับสูง ให้เป็นภาษาที่หมายความกับการเขียนโปรแกรมจัดระบบงาน มักจะถูกถือว่าเป็นทั้งภาษาระดับต่ำและภาษาระดับสูง เนื่องจาก *tiwi A* มีวิธีการเข้าถึงระดับต่ำที่สุด ของฮาร์ดแวร์ และเป็นภาษาระดับสูงเนื่องจากการใช้และโครงสร้างควบคุมการทำงานของโปรแกรมมีลักษณะเช่นเดียวกับภาษาภาษาระดับสูง ความสามารถทั้งสองอย่างนี้ทำให้ความสามารถในระดับต่ำของภาษา *A* สามารถใช้กับเฉพาะเครื่องได้ ในระดับสูง ก็จะเป็นอิสระจาก ฮาร์ดแวร์ และใช้กับงาน ฮาร์ดแวร์ที่หลากหลายได้ *tiwi A* สามารถสร้างรหัสภาษาเครื่องซึ่งคงกับชนิดของข้อมูลนั้นๆ ได้เอง จึงทำให้โปรแกรมที่เขียนบันมาร์คของเครื่องหนึ่งนำไปใช้ในอีกเครื่องหนึ่งได้

## การทำทดสอบสเกลของกราฟ

การทำทดสอบสเกลของกราฟที่แสดงในรูป 28. รายในการกำหนดสเกลบนหน้าจอแล้ว และ เปรียบเทียบกับค่า แรงเคลื่อนไฟฟ้า ที่วัดได้ เพื่อนำไปเป็นข้อมูลในการสร้างโปรแกรมกำหนดขนาดของกราฟที่ปรากฏบนหน้าจอ ให้อ่านค่าเป็นขนาดในหน่วยอัดตามขนาดของการวัด ทั้งนี้ โปรแกรมจะสามารถคำนวณได้โดยอัตโนมัติ เมื่อเลือก SENSOR ที่จะใช้ตามความต้องการได้



รูปที่ 28 ภาพถ่ายการ CALIBRATE ข้อมูลจากการทดลองและ OSCILLOSCOPE

## โปรแกรมการแสดงผล

ADBUF6.CPP

November 28, 1999

```
#include <stdarg.h>
#include <graphics.h>
#include <stdlib.h>
#include <stdio.h>
#include <conio.h>
#include <math.h>
#include <dos.h>
#include <string.h>
#include <time.h>

#define BIOS IBMPC
#include <bios.h>

#define ESC 0x1b           /* Define the escape key */

#define xmax 640
#define ymax 348

static int data[8]={0,0,0,0,0,0,0,0};
static int cx,cy,ch;
static int ch_a,ch_b;
static int port,twait;
static char buf[10];
//static int xmax,ymax;
static int vol0[xmax-80][8];
static int step=70,thick=24,height=150,wkey=50,sp1=4,sp2=6;
static double FullScale=10.0;
static double avg1,avg2,max1,max2,min1,min2;

int func(int port);
int gprintf( int xloc, int yloc, char *fmt, ... );
void trigger(int ch);
void wait(void);
int chr2num(char ch);
void make_window(void);
void date_time(void);
void reticle(void);

int main(int argc, char *argv[])
{
    int x,y,z,i;
    long div_period,div_start,div_end; double div_time;
    int gdriver,gmode,errorcode;
    FILE *in;
    int dfront,dback;
    int key;
```

```

///////////
// Rread data from config.dat
///////////
if ((in = fopen("config.dat", "rt"))
    == NULL)
{
    fprintf(stderr, "Can not open config.dat file\n");
    return 1;
}

fgets(buf,80,in);
switch(buf[0]){
    case 'E':gdriver=EGAMONO; gmode=EGAMONOHI;break;
    case 'e':gdriver=EGAMONO; gmode=EGAMONOHI;break;
    case 'H':gdriver=HERCMONO; gmode=HERCMONOHI;break;
    case 'h':gdriver=HERCMONO; gmode=HERCMONOHI;break;
}
fgets(buf,80,in);
port=chr2num(buf[0])*4096+chr2num(buf[1])*256+chr2num(buf[2])*
16+chr2num(buf[3]);
printf("%d %d %d %x\n",gdriver,gmode,port,port);
fgets(buf,80,in);
switch(buf[0]){
    case 'S':printf("Single mode\n");break;
    case 's':printf("Single mode\n");break;
    case 'D':printf("Dual mode\n"); break;
    case 'd':printf("Dual mode\n"); break;
}
fgets(buf,80,in);
ch_a=atoi(&buf[0]);
fgets(buf,80,in);
ch_b=atoi(&buf[0]);
printf("Channel A = %d \nChannel B = %d\n",ch_a,ch_b);
fgets(buf,80,in);
twait=atoi(&buf[0]);
fgets(buf,80,in);
dfront=atoi(&buf[0]);
fgets(buf,80,in);
dback=atoi(&buf[0]);
delay(3000);
fgets(buf,80,in); //max voltage
fgets(buf,80,in); //min voltage

for (ch=0;ch<8;ch++){
    fgets(buf,80,in); -
    fgets(buf,80,in);
    fgets(buf,80,in);
}

```

```
fclose(in);
//////////



/* GraphicSystem Initialize & local constant initialize */
initgraph(&gdriver, &gmode, "");

/* Get Result of Initialization */

errorcode = graphresult();

if (errorcode != grOk) { /* Error occurred ? */
    printf("Graphic error%s\n", grapherrmsg(errorcode));
    printf("Push Any Key for Quit");
    getch();
    exit(1);
}

gprintf(0,0,"Graphic Initialization has done !");
gprintf(0,50,"Now Scanning Periodical Constant....");

/* div period measurement */
/* get Biostime */
div_start=biostime(0,0L);

/* Data acquire test */
for (i=0;i<100;i++) {
    for (ch=0;ch<2;ch++) {
        for (x=0;x<xmax-80;x++) {
            trigger(port+ch*2);
            wait();
            volt[x][ch]=func(port+ch*2);
        }
    }
}

div_end=biostime(0,0L);
printf("%ld\n",div_start);
printf("%ld\n",div_end);

div_period=div_end-div_start;
div_time=(double)div_period/(18.2*100.0*2);
printf("%lf %2.5f\n",div_period,div_time);

//delay(10000);

Scanning:

initgraph(&gdriver, &gmode, "");

setcolor(getmaxcolor());
//xmax = getmaxx();
//ymax = getmaxy();
//th=textheight("H");
```

```

/* calcuration of center */
cx=xmax/2;cy=ymax/2;

make_window();

// getch();

while(!kbhit()){
// while( key = bioskey(0)!=0x4400){
date_time();
/* Data acquire */
//ch_a
for (x=0;x<xmax-80;x++) {
    trigger(port+(ch_a-1)*2);
    wait();
    volt[x][0]=func(port+(ch_a-1)*2);
}
//ch_b
for (x=0;x<xmax-80;x++) {
    trigger(port+(ch_b-1)*2);
    wait();
    volt[x][1]=func(port+(ch_b-1)*2);
}
//
setviewport(80+1,thick+1,xmax-1,thick+height*2-1,1);
clearviewport();
setviewport(80,thick,xmax-1,thick+height*2,1);
reticle();
setlinestyle(SOLID_LINE, 0, 1);
for (x=0;x<xmax-81;x++) {
    fcr (ch=0;ch<2;ch++){
        line(x, (ch+1)*height-(int) ((double)volt[x][ch] *
(double)height/4095.0),
x+1, (ch+1)*height-(int) ((double)volt[x+1][ch] *
(double)height/4095.0));
    }
    delay(dfront);
}
date_time();
delay(dback);

avg1=0.0;avg2=0.0;max1=-FullScale;max2=-FullScale;
min1=FullScale;min2=FullScale;
for (x=0;x<xmax-81;x++) {
    avg1=avg1+(double)volt[x][0]/4095.0;
    avg2=avg2+(double)volt[x][1]/4095.0;
}

```

```

avg1=avg1/(double) (xmax-81);
avg2=avg2/(double) (xmax-81);

for (x=0;x<xmax-81;x++) {
    if ((double)volt[x][0]/4095.0>max1) max1=(double)volt[x][0]/4095.0;
    if ((double)volt[x][1]/4095.0>max2) max2=(double)volt[x][1]/4095.0;
    if ((double)volt[x][0]/4095.0<min1) min1=(double)volt[x][0]/4095.0;
    if ((double)volt[x][1]/4095.0<min2) min2=(double)volt[x][1]/4095.0;

}
setviewport(0,thick,80,thick+height*2,1);
setfillstyle(EMPTY_FILL,1);
bar(1,35,79,100);
bar(1,35+height,79,100+height);

settextstyle(SMALL_FONT,HORIZ_DIR,-5);
gprintf(3,35,"Max=%+4.2f", (max1-0.5)*FullScale*2.0);
outtextxy(3,35+12,"M");
gprintf(3+10,35+12,"in=%+4.2f", (min1-0.5)*FullScale*2.0);
gprintf(3,35+24,"Avg=%+4.2f", (avg1-0.5)*FullScale*2.0);

gprintf(3,35+height,"Max=%+4.2f", (max2-0.5)*FullScale*2.0);
outtextxy(3,35+height+12,"M");
gprintf(3+10,35+height+12,"in=%+4.2f", (min2-0.5)*FullScale*2.0);
gprintf(3,35+height+24,"Avg=%+4.2f", (avg2-0.5)*FullScale*2.0);

settextstyle(SMALL_FONT,HORIZ_DIR,-5);
bar(1,35+100,79,100+20);
gprintf(5,20+100,"%2.1fms/Div",div_time*1000.0/8.0);
}

key = bioskey(0);
if (key==0x3d00) {
    switch(ch_a)
        case (8):ch_a=1;break;
        default :ch_a++;
    }

    else if (key==0x3e00) {
        switch(ch_b)
            case (8):ch_b=1;break;
            default :ch_b++;
        }
    }

else if (key==0x4400){
    goto Ending;
}

```

```

        goto Scanning;

    /* ending */
Ending:
    closegraph();
//    getch();
    printf("BYE ! See You Again...\n");
    clrscr();
    return 0;
}
void wait()
{
    int t;
    for (t=0;t<twait;t++){
        asm{
            NOP
            I
        }
    }
}

void trigger(int port)
{
    int dummy=0;
    outportb(port,dummy);
}

int func(int port)
{
    int a=inportb(port)*16+(inportb(port+1)>>4);
    a++; // +1 correction
    return a;
}

int vprintf( int xloc, int yloc, char *fmt, ... )
{
    va_list argptr;           /* Argument list pointer */
    char str[140];           /* Buffer to build sting into */
    int cnt;                 /* Result of SPRINTF for return */

    va_start( argptr, fmt ); /* Initialize va_ functions */

    cnt = vsprintf( str, fmt, argptr ); /* prints string to buffer */
    outtextxy(xloc, yloc, str); /* Send string in graphics mode */
//    *yloc += textheight( "H" ) + 2; /* Advance to next line */

    va_end( argptr ); /* Close va_ functions */

    return( cnt ); /* Return the conversion count */
}

```

```
int chr2num(char ch)
{
    int num;
    switch((int)ch){
        case('0'):num=0;break;
        case('1'):num=1;break;
        case('2'):num=2;break;
        case('3'):num=3;break;
        case('4'):num=4;break;
        case('5'):num=5;break;
        case('6'):num=6;break;
        case('7'):num=7;break;
        case('8'):num=8;break;
        case('9'):num=9;break;
        case('a'):num=10;break;
        case('A'):num=10;break;
        case('b'):num=11;break;
        case('B'):num=11;break;
        case('c'):num=12;break;
        case('C'):num=12;break;
        case('d'):num=13;break;
        case('D'):num=13;break;
        case('e'):num=14;break;
        case('E'):num=14;break;
        case('f'):num=15;break;
        case('F'):num=15;break;
        default:num=0;
    }
    return num;
}

void make_window(void)

{
    char patterns[8] = { 0xAA, 0x55, 0xAA, 0x55, 0xAA, 0x55,
                        0xAA, 0x55 };
    int i;

    //Over title
    setfillstyle(CLOSE_DOT_FILL ,1);
    setlinestyle(SOLID_LINE,0,1);
    bar3d(0,0,ymax-1,thick,-0,0);

    //Under title
    //setfillstyle(INTERLEAVE_FILL ,1);
    setfillpattern( &patterns[0], 1);
    setlinestyle(SOLID_LINE,0,1);
    bar3d(0,ymax-thick,xmax-1,ymax-1,0,0);

/* MENU */
/* F1-F12 */
char *fn[12]={ "HELP", "MODE", "CH-A", "CH-B", "F5", "F6", "F7", "F8", "F9", "EXIT",
               ' ' };
```

```
settextstyle(SMALL_FONT , HORIZ_DIR, 6);
setfillstyle(EMPTY_FILL,1);
for (i=0;i<12;i++){
    bar(10+i*wkey+(i/4)*sp2,ymax-thick+2,10+(i+1)*wkey+(i/4)*sp2-sp1,pax-2);
    outtextxy(14+i*wkey+(i/4)*sp2,ymax-thick+2,fn[i]);
}
//Logo
settextstyle(TRIPLEX_SCR_FONT,HORIZ_DIR ,1);
settextjustify(LEFT_TEXT, TOP_TEXT);
setcolor(0);
outtextxy(4,2, "Project One");
outtextxy(3,1, "Project One");
outtextxy(1,0, "Project One");
outtextxy(3,0, "Project One");
outtextxy(2,-1, "Project One");
outtextxy(2,1, "Project One");
outtextxy(1,-1, "Project One");
outtextxy(3,-1, "Project One");
outtextxy(1,1, "Project One");
outtextxy(3,1, "Project One");
setcolor(1);
outtextxy(2,0, "Project One");
//CopyRight
settextstyle(SMALL_FONT,HORIZ_DIR ,4);
settextjustify(LEFT_TEXT, TOP_TEXT);
setcolor(0);
outtextxy(4+2*step,2, "1999");
outtextxy(3+2*step,1, "1999");
outtextxy(1+2*step,0, "1999");
outtextxy(3+2*step,0, "1999");
outtextxy(2+2*step,-1, "1999");
outtextxy(2+2*step,1, "1999");
outtextxy(1+2*step,-1, "1999");
outtextxy(3+2*step,-1, "1999");
outtextxy(1+2*step,1, "1999");
outtextxy(3+2*step,1, "1999");
setcolor(1);
outtextxy(2+2*step,0, "1999");

setcolor(0);
outtextxy(4+2*step,2+12, "R.I.P. & T.Yasui");
outtextxy(3+2*step,1+12, "R.I.P. & T.Yasui");
outtextxy(1+2*step,0+12, "R.I.P. & T.Yasui");
outtextxy(3+2*step,0+12, "R.I.P. & T.Yasui");
outtextxy(2+2*step,-1+12, "R.I.P. & T.Yasui");
outtextxy(2+2*step,1+12, "R.I.P. & T.Yasui");
outtextxy(1+2*step,-1+12, "R.I.P. & T.Yasui");
outtextxy(3+2*step,-1+12, "R.I.P. & T.Yasui");
outtextxy(1+2*step,1+12, "R.I.P. & T.Yasui");
outtextxy(3+2*step,1+12, "R.I.P. & T.Yasui");
setcolor(1);
outtextxy(2+2*step,0+12, "R.I.P. & T.Yasui");
```

```

//CH1
//setfillstyle(INTERLEAVE_FILL ,1);
setfillpattern( &patterns[0], 1);
bar3d(0,thick,80,thick+height,0,0);
rectangle(80,thick,xmax-1,thick+height);

//CH2
setfillstyle(CLOSE_DOT_FILL ,1);
bar3d(0,thick+height,80,thick+2*height,0,0);
rectangle(80,thick+height,xmax-1,thick+2*height);

//Reticles
setlinestyle(DOTTED_LINE,0,1);
line(80,thick+height/2,xmax-1,thick+height/2);
line(80,thick+1.5*height,xmax-1,thick+1.5*height);

setlinestyle(USERBIT_LINE,0x8080 ,1);

for (i=0;i<8;i++) {
    line(80+step*i,thick,80+step*i,thick+height);
    line(80+step*i,thick+height,80+step*i,thick+2*height);
}

// Make CH-A CH-B
setviewport(0,thick,80,thick+height*2);
setfillstyle(EMPTY_FILL,1);
bar(5,5,50,25);
settextstyle(SMALL_FONT,HORIZ_DIR ,6);
outtextxy(8,5,"CH-A");
bar(55,5,75,25);
gprintf(55+5,5,"%d",ch_a);
bar(1,35,79,100);

bar(5,5+height,50,25+height);
settextstyle(SMALL_FONT,HORIZ_DIR ,6);
outtextxy(8,5+height,"CH-B");
bar(55,5+height,75,25+height);
gprintf(55+5,5+height,"%d",ch_b);
bar(1,35+height,79,100+height);

void reticle(void)
{
    int i;
    setlinestyle(SOLID_LINE,0,1);
    rectangle(0,0,xmax-1,height);
    rectangle(0,height,xmax-1,height*2);
//Reticles
    setlinestyle(DOTTED_LINE,0,1);
    line(0,height/2,xmax-1,height/2);
    line(0,1.5*height,xmax-1,1.5*height);
}

```

```
    setlinestyle(USERBIT_LINE,0x8080 , 1);

    for (i=0;i<8;i++){
        line(0+step*i,0,0+step*i,height);
        line(0+step*i,height,0+step*i,2*height);
    }
}

void date_time(void)
{
    //date & time
    time_t t;

    time(&t);
    setviewport(xmax-196,6,xmax-4,18,1);
    clearviewport();
    settextstyle(SMALL_FONT , HORIZ_DIR, 5);
    moveto(4,-1);
    outtext(ctime(&t));
}
```

## บทที่ 5

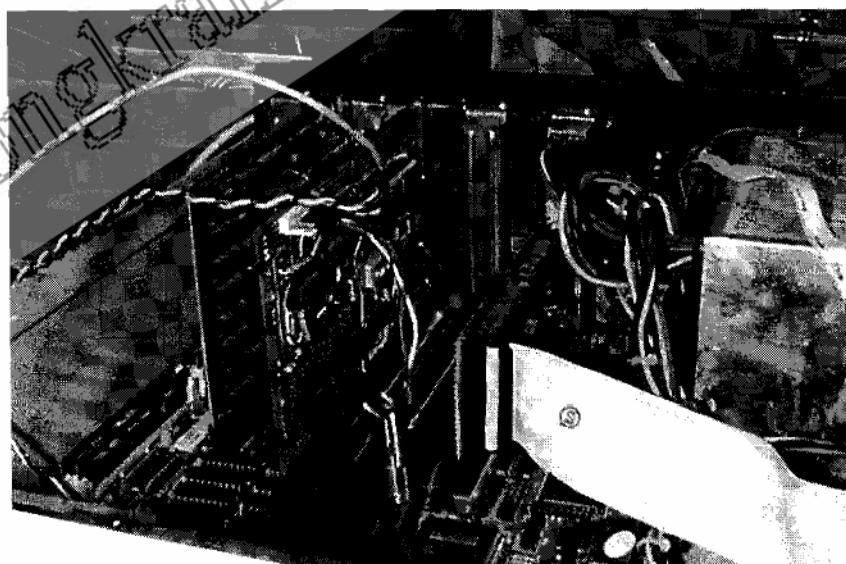
### สรุปผลการวิจัย

#### I. การนำเครื่อง PC รุ่นเก่ามาใช้ในการทดลอง

เครื่อง PC ในรุ่นเก่า (8088 หรือ 80286) เมื่อนำมาใช้ในการประมวลผลข้อมูล สามารถทำได้ดีในการรับข้อมูลไม่มาก เนื่องจากต้องมีหน่วยความจำในเครื่องไม่เพียงพอ แต่สามารถใส่ฮาร์ดดิสต์ได้ จึงต้องใช้กับงานที่มีข้อมูลไม่มากนัก ถ้ารับข้อมูลจากอุปกรณ์ SENSOR เป็นการรับข้อมูลแบบ ANALOG จำเป็นต้องมีอุปกรณ์เพิ่มเติมเพื่อเปลี่ยนข้อมูลให้เป็น DIGITAL เครื่องคอมพิวเตอร์จะสามารถประมวลผลได้



รูปที่ 29 ภาพถ่าย INTERFACE CARD



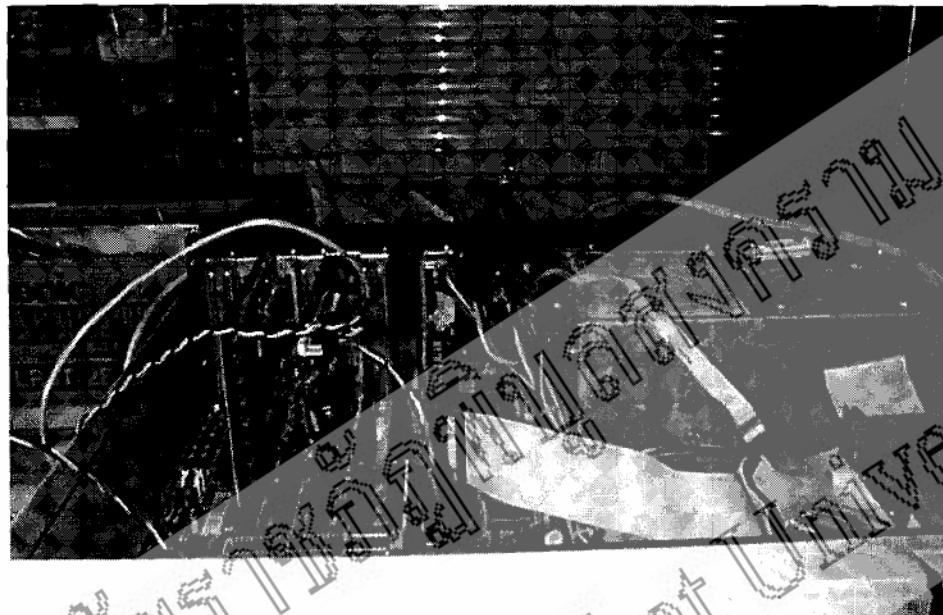
รูปที่ 30 ภาพถ่าย SLOT ของบอร์ดที่ใส่ INTERFACE CARD แล้ว

อุปกรณ์ที่สร้างขึ้นจะอยู่รวมกันบน card เพื่อนำไปเสียบใน slot ซึ่งบอร์ดรุ่นนี้ได้เตรียมไว้ให้เพิ่มเติมได้ว่างจรั้งหมดจะสามารถรับข้อมูลไปประมวลผลได้ใน address ที่ ตาม memory map ที่ว่างไว้ให้ในการทดลองนี้ใช้ address ในช่วง 3C0 – 3CF ดังตารางการจัดตำแหน่งพอร์ตข้างล่างนี้

#### การใช้งานแยกแยะหาร์ดแวร์ตอบໄvoie นีเอ็ม พีซี

หมายเลขพอร์ต	ชื่อส่วนประกอบ
000H - 01FH	ดีเจ็มเมก่อน ไทรอกเกอร์หมายเลข 1,8237A-5
020H - 03FH	อินเตอร์รัฟต์ค่อน ไทรอกเกอร์หมายเลข 1,8259A
040H - 05FH	ไฟเนอร์ 8254-2
060H - 06FH	8042 ซีบีชชาร์ต
070H - 07FH	นาฬิกาและ NMI และชิ้นอิเล็กทรอนิกส์
080H - 09FH	DMA หน่วยจัดสรร
0A0H - 0BFH	อินเตอร์รัฟต์ค่อน ไทรอกเกอร์หมายเลข 2,8237A-5
0C0H - 0DFH	ดีเจ็มเมก่อน ไทรอกเกอร์หมายเลข 2,8237A-5
0E0H	เกติบอร์ไปรษณีย์ที่ติดต่อภายนอก
0F0H	รีเซ็ตไปรษณีย์ที่ติดต่อภายนอก
0F8H - 0FFFH	ไปรษณีย์ที่ติดต่อภายนอก
1FOH - 1F8H	ชาร์ตดิสก์
200H - 207H	หน้าจอ
278H - 27FH	พอร์ตเครื่องพิมพ์หมายเลข 2
28FH - 2FFH	พอร์ตยูทิวิลิตี้หมายเลข 2
300H - 31FH	ไปรษณีย์ที่ติดต่อภายนอก
360H - 36FH	สำรอง
378H - 37FH	พอร์ตเครื่องพิมพ์หมายเลข 1
380H - 38FH	SDLC, ไบซิงก์ 2
3A0H - 3AFH	ไบซิงก์ 1
3B0H - 3BFH	ไมโครคอมพิวเตอร์ที่ติดต่อภายนอก
3C0H - 3CFH	สำรอง
3D0H - 3DFH	ช่องภาพ
3E0H - 3E7H	ความคุณติดต่อภายนอก
3F8H - 3FFFH	พอร์ตต่อหน่วยหมายเลข 1

การแสดงผลตามที่โปรแกรมเขียนขึ้น ทำโดยการแสดงผลเป็นเส้นกราฟ ซึ่งมีการปรับช่องสเกลให้มีขนาดความถูกต้องตามสัญญาณจาก Sensor และตรวจสอบโดยการใช้ OSCILLOSCOPE.



รูปที่ 31 ภาพถ่ายการต่อสายจาก SENSOR ทางบอร์ด Interface card



รูปที่ 32 ภาพถ่ายการ CALIBRATE สเกลของกราฟ

การอ่านค่ากราฟ ทำโดยการเปรียบเทียน SCAL ที่ปีรากฎ กับค่าที่วัดได้จริง นำไปเป็นข้อมูลในการเขียนโปรแกรม และปรับวงจร ทำให้เปอร์เซนต์ของความถูกต้องสูงมาก ประมาณ 98 – 99 %



รูปที่ 33 ภาพถ่ายหน้าจอกราฟของSENSOR ทั้ง 2 CHANNEL

## 2. การให้ความรู้เพิ่มเติมกับนักศึกษาวิชาเอก คอมพิวเตอร์

ตามวัตถุประสงค์ของงานวิจัยนี้ มีความประสงค์จะให้ความรู้กับนักศึกษาเพิ่มเติมทางด้าน HARD WARE เนื่องจากนักศึกษาได้เรียนในรายวิชา ดิจิตอลเบื้องต้น และต้องปฏิบัติภาระนักศึกษา แล้ว ซึ่งจะทำให้นักศึกษาฐานจากโครงสร้างคร่าวๆ ของคอมพิวเตอร์ แล้ว ถ้าหากนักศึกษามีความรู้ทางด้าน HARD WARE เพิ่มขึ้นเช่น ก็ จะทำให้สามารถนำความรู้ไปประยุกต์ใช้ก่อให้เกิดประโยชน์ได้มากกว่าการเป็นโปรแกรมเมอร์เล็กๆ อย่างเดียว

จากการให้ความรู้กับนักศึกษา ครั้งละ 2 ชั่วโมง อาทิตย์ละ 2 ครั้ง เป็นเวลา 2 เดือน ปรากฏว่า นักศึกษาทำความเข้าใจได้ช้า และน้อยมาก อาจเป็นเพราะสาเหตุดังนี้

2.1 คุณสมบัติในการรับนักศึกษาเข้าเรียนในโปรแกรมนี้ สถาบันกำหนดให้รับเฉพาะนักศึกษาที่เรียนจบในชั้นมัธยมปลายสายวิทย์เท่านั้น จึงเป็นนักศึกษาที่ไม่มีพื้นฐานความรู้ทางด้าน electronic ทำให้การศึกษาเพิ่มเติมต้องใช้เวลามาก ไม่สามารถศึกษาได้ในช่วงเวลาสั้นๆ

2.2 หลักสูตรวิทยาการคอมพิวเตอร์ของสถาบันเน้น การผลิตโปรแกรมเมอร์ ทางด้านฐานข้อมูล ดังนั้nnักศึกษาส่วนใหญ่จะต้องหุ่มเหล็กให้กับการเขียน DATABASE หากก่อภาระประดิษฐ์คิดค้นงานทาง HARDWARE

### 3. การพัฒนา PC เพื่อให้เป็นเครื่องมือวัดในการเรียนการสอนทางวิทยาศาสตร์ ในชั้นมัธยมปลาย

นับว่าได้รับความสำเร็จในชั้นหนึ่ง สามารถนำไปพัฒนา กับห้องเรียน ได้จากการแสดงผลในการวัดปริมาณความร้อน ซึ่งอ่านข้อมูลโดยการเบรี่ยบเทียบกราฟที่แสดงกับเทอร์โมมิเตอร์ที่วัดจริง สามารถแสดงผลได้ถูกต้อง ตามโปรแกรมที่เขียนขึ้น ดังนั้นเครื่องมือวัดที่มีโปรแกรม(Soft ware) ประกอบการใช้งาน จะเป็นเครื่องมือวัดที่มีคุณภาพสูง สามารถ calibrate ให้เกิดความเที่ยงตรงได้

### 4. การปรับปรุงโครงงานเพื่อนำไปใช้ในโรงเรียนระดับมัธยมศึกษาตอนปลาย

การนำจารที่สร้างขึ้นไปใช้กับ sensor ชนิดอื่นๆ สามารถทำได้ เนื่องจาก sensor ทุกชนิดจะเปลี่ยนลักษณะที่ตรวจวัดออกมามาเป็นสัญญาณไฟฟ้า ซึ่งเป็นสัญญาณ analog ที่จะจำเป็นต้องเปลี่ยนเป็นสัญญาณ digital แล้วส่งไปประมวลผลตามโปรแกรมที่เขียนขึ้น และปรับโปรแกรมโดย calibrate เบรี่ยบเทียบกับอุปกรณ์ตัวจริงแล้วป้อนเป็น data เข้าไปในโปรแกรมได้

#### ข้อเสนอแนะ

เครื่องคอมพิวเตอร์จะมีการจำหน่วยรุ่นเก่าออกโดยอุปกรณ์การประมวลผลยังคงใช้งานได้ในระดับหนึ่ง ดังนั้นเพื่อเป็นการสนับสนุนนโยบายการบริการห้องถิน สถาบันควรให้การสนับสนุนงานประเภท การประยุกต์ใช้ HARD WARE หากก่อภาระ

## บรรณานุกรม

กฤษฎา สิงหวงศ์ คู่มือการอัพเกรดและบำรุงรักษา PC ฉบับสมบูรณ์ กรุงเทพฯ : ชีเอ็ดดูเคชั่น  
จำกัด (มหาชน), 2538

ทักษิณ สวนานนท์ ศ. พจนานุกรมศัพท์คอมพิวเตอร์, กรุงเทพฯ : บริษัทดวงกมลสมัย  
จำกัด, 2536

ธานินทร์ ถาวรสานติวงศ์ ทินกร ดีกุ๊ก การอินเทอร์เฟล IBM PC, กรุงเทพฯ : พลิกส์เน็ตเวิร์ค  
รีสิลปี ทุมวิภาต ผศ.ดร. องค์ประกอบเครื่องมือวัด เอกสารประกอบการอบรม Interface  
design และการซ่อมบำรุง, เทคโนโลยีไฟฟ้าอุตสาหกรรม พระจอมเกล้าพระนคร  
เหนือ, กรุงเทพฯ, 2537

บ. เอส.จี.เอส เอ็นจีเนียริ่ง Computer Interface เอกสารประกอบการบรรยาย วาร. 8,2541

บันพิต จำรงคุต เข้าใจการทำงานคอมพิวเตอร์, กรุงเทพฯ : , 2539

พระนครเหนือ เทคนิคการติดตั้ง เอกสารประกอบการอบรมเครื่องมือวัดทางอิเลคทรอนิกส์,  
เทคโนโลยีไฟฟ้าอุตสาหกรรม พระจอมเกล้า พระนครเหนือ 2541

ปีน ภู่รรณ, เทคโนโลยีเมโทรคอมพิวเตอร์ 16 บิต, กรุงเทพฯ, 2530

วัฒน์ อาษาเดชพล & advanced Engineering Group. คอมพิวเตอร์ขนาดเล็กและการ  
ประยุกต์ใช้งาน, กรุงเทพฯ : พลิกส์เน็ตเวิร์ค

สุขารี เสรีวัลย์สถิตย์ เรียนรู้ภาษาซี กองเทพฯ : ชีเอ็ดดูเคชั่น, 2533

สมศักดิ์ อุณหณิชย์ เครื่องมือวัด เอกสารประกอบการอบรม, กรุงเทพฯ : เทคโนโลยีไฟฟ้าอุต  
สาหกรรม พระจอมเกล้าพระนครเหนือ

สรพล ศรีบุญทรง, อุปกรณ์รีวิวการแพทย์(อุปกรณ์ห้องปฏิบัติการ), กรุงเทพฯ : ภาควิชาพลิกส์  
อุตสาหกรรมและอุปกรณ์การแพทย์ คณะวิทยาศาสตร์ประยุกต์ สถาบันเทคโนโลยี  
พระจอมเกล้า พระนครเหนือ, 2538

Asia Communications, National Data Aquisition Databook : Hong Kong, 1995

IBM Technical Reference,Taiwan1983

National instrument Instrumentation Catalogue 1998, U.S.A.

PHYWE Computer Assisted Experimentation With COBRS วาร. 8,2541

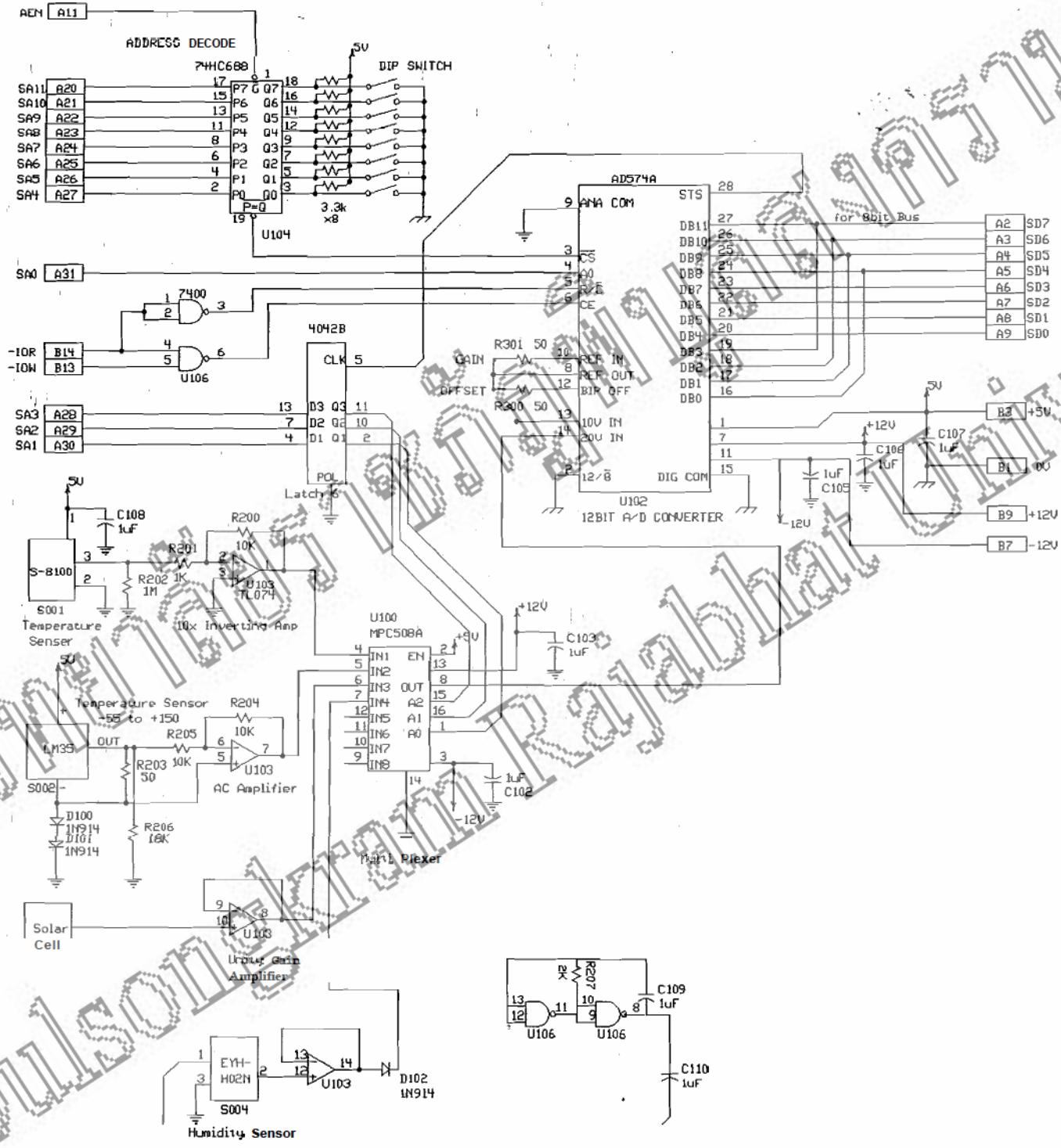
มหาวิทยาลัยราชภัฏพิบูล侈คราม  
Pibulsongkram Rajabhat University

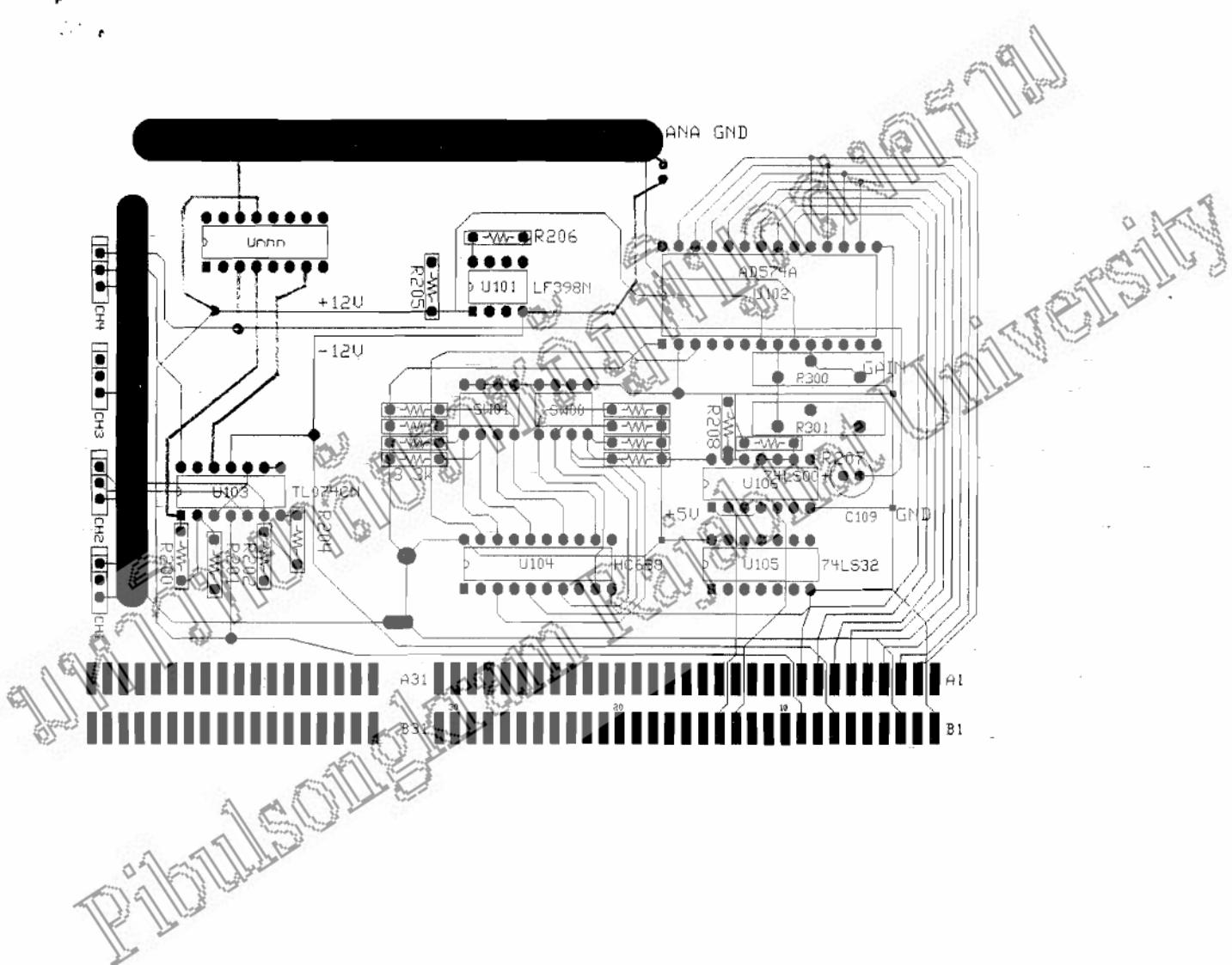
ภาคผนวก  
ก. CONFIG.DAT  
งจรอและรายบุนทร  
ข.รายละเอียดของอุปกรณ์ที่ใช้

มหาวิทยาลัยราชภัฏพิบูล侈คราม  
Pibulsongkram Rajabhat University  
๘. CONFIG.DAT  
วงจรและลายบินทร์

FILE CONFIG.DAT

```
HERC // Graphic mode HERC or EGA
03C0 // port address by HEX code
D // Initialize by Double channel mode , S=single/D=double
3 // First channel no.
4 // Second channel no. if S mode, it is meaningless.
5 // Waiting cycle(800 on fast machine)
0 // Delay (msec) on graphic in front, if fast PC to be 1
or above.
1000 // Delay (msec) at back ground.
10 // Maximum voltage for A/D converter
-10 // Minimum voltage for A/D converter
LIN // mathematical function for channel
from 1 to 8 (mode,a,b)
1 // LIN=Linear/EXP=exponential/LOG=Logarithmic
1 // constant a
LIN // constant b
1 //  $Y=a \cdot X + b$  (Linear) a: inclination b: offset
1 //  $Y=a \cdot \ln(X) + b$  (Logarithmic by  $e=2.71828$ )
LIN //  $Y=a \cdot \exp(X) + b$  (Exponential of  $e=2.71828$ )
1 //
1
LIN //channel 4
1
1
LIN //channel 5
1
1
LIN //channel 6
1
1
LIN //channel 7
1
1
LIN //channel 8
1
1
//
// This file is nessessary on runnig of adbfff.exe
and its name is "config.dat" unique.
// How to compile: needs Tc or Borland C graphics
library for DOS
// bcc adbfff.cpp graphics.lib
or
// Tc adbfff.cpp graphics.lib
// adbfff.exe needs 1 parameter for config.dat
filename each time on run.
// Usage: adbfff
// read from config.dat automatically.
// Copyright Takashi Yasui & RIP
```





มหาวิทยาลัยราชภัฏพิบูล侈ogr  
ภ.รายละเอียดของอุปกรณ์ที่ใช้  
Pibulsongkram Rajabhat University

## LM35/LM35A/LM35C/LM35CA/LM35D

### Precision Centigrade Temperature Sensors

#### General Description

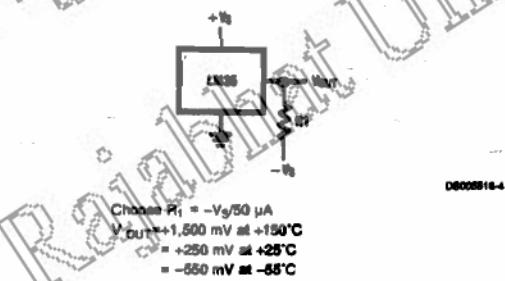
The LM35 series are precision integrated-circuit temperature sensors, whose output voltage is linearly proportional to the Celsius (Centigrade) temperature. The LM35 thus has an advantage over linear temperature sensors calibrated in Kelvin, as the user is not required to subtract a large constant voltage from its output to obtain convenient Centigrade scaling. The LM35 does not require any external calibration or trimming to provide typical accuracies of  $\pm\frac{1}{4}^{\circ}\text{C}$  at room temperature and  $\pm\frac{3}{4}^{\circ}\text{C}$  over a full  $-55^{\circ}\text{C}$  to  $+150^{\circ}\text{C}$  temperature range. Low cost is assured by trimming and calibration at the wafer level. The LM35's low output impedance, linear output, and precise inherent calibration make interfacing to readout or control circuitry especially easy. It can be used with single power supplies, or with plus and minus supplies. As it draws only 60  $\mu\text{A}$  from its supply, it has very low self-heating, less than  $0.1^{\circ}\text{C}$  in still air. The LM35 is rated to operate over a  $-55^{\circ}$  to  $+150^{\circ}\text{C}$  temperature range, while the LM35C is rated for a  $-40^{\circ}$  to  $+110^{\circ}\text{C}$  range ( $-10^{\circ}$  with improved accuracy). The LM35 series is available packaged in

hermetic TO-46 transistor packages, while the LM35C, LM35CA, and LM35D are also available in the plastic TO-92 transistor package. The LM35D is also available in an 8-lead surface mount small outline package and a plastic TO-220 package.

#### Features

- Calibrated directly in  $^{\circ}\text{C}$  (Centigrade)
- Linear  $+10.0 \text{ mV}/^{\circ}\text{C}$  scale factor
- $0.5\%$  accuracy guaranteed (at  $+25^{\circ}\text{C}$ )
- Rated for full  $-55^{\circ}$  to  $+150^{\circ}\text{C}$  range
- Suitable for remote applications
- Low cost due to wafer-level trimming
- Operates from 4 to 30 volts
- Less than 60  $\mu\text{A}$  current drain
- Low self-heating,  $0.09^{\circ}\text{C}$  in still air
- Nonlinearity only,  $\pm\frac{1}{4}^{\circ}\text{C}$  typical
- Low impedance output,  $0.1 \Omega$  for 1 mA load

#### Typical Applications


TRI-STATE® is a registered trademark of National Semiconductor Corporation.

## Absolute Maximum Ratings (Note 10)

If Military/Aerospace specified devices are required, please contact the National Semiconductor Sales Office/Distributors for availability and specifications.

Supply Voltage	+35V to -0.2V
Output Voltage	+6V to -1.0V
Output Current	10 mA
Storage Temp.:	
TO-46 Package,	-60°C to +180°C
TO-92 Package,	-60°C to +150°C
SO-8 Package,	-65°C to +150°C
TO-220 Package,	-65°C to +150°C
Lead Temp.:	

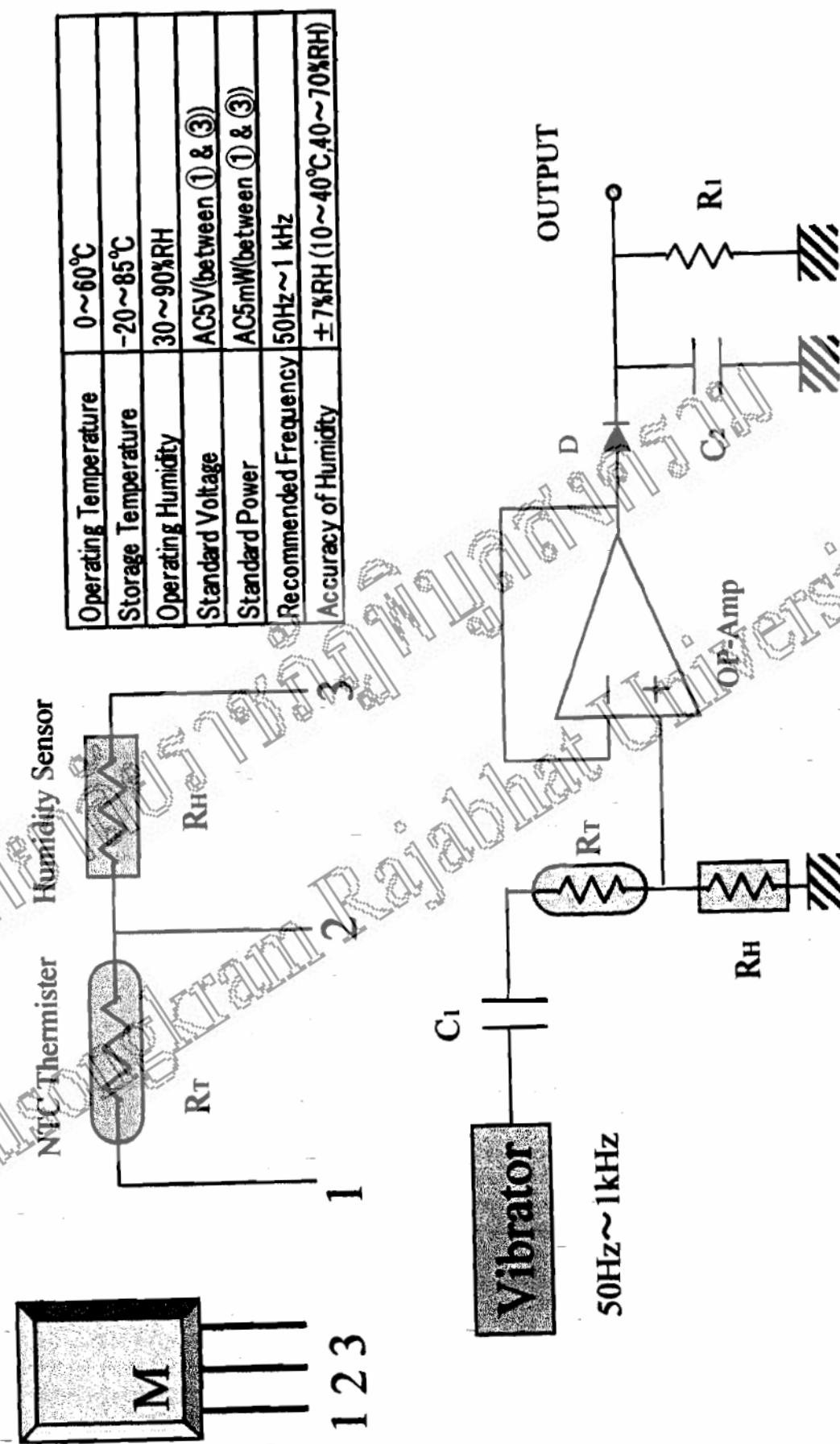
TO-46 Package, (Soldering, 10 seconds)	300°C
TO-92 and TO-220 Package, (Soldering, 10 seconds)	260°C
SO Package (Note 12) Vapor Phase (60 seconds)	215°C
Infrared (15 seconds)	220°C
ESD Susceptibility (Note 11)	2500V
Specified Operating Temperature Range: $T_{MIN}$ to $T_{MAX}$	
(Note 2)	
LM35, LM35A	-55°C to +150°C
LM35C, LM35CA	-40°C to +110°C
LM35D	0°C to +100°C

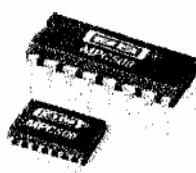
## Electrical Characteristics

(Notes 1, 6)

Parameter	Conditions	LM35A			LM35CA			Units (Max.)
		Typical	Tested Limit (Note 4)	Design Limit (Note 5)	Typical	Tested Limit (Note 4)	Design Limit (Note 5)	
Accuracy (Note 7)	$T_A=+25^\circ C$	$\pm 0.2$	$\pm 0.5$		$\pm 0.2$	$\pm 0.5$		'C
	$T_A=-10^\circ C$	$\pm 0.3$			$\pm 0.3$		$\pm 1.0$	'C
	$T_A=T_{MAX}$	$\pm 0.4$	$\pm 1.0$		$\pm 0.4$	$\pm 1.0$		'C
	$T_A=T_{MIN}$	$\pm 0.4$	$\pm 1.0$		$\pm 0.4$		$\pm 1.5$	'C
Nonlinearity (Note 8)	$T_{MIN} \leq T_A \leq T_{MAX}$	$\pm 0.1\%$		$\pm 0.3\%$	$\pm 0.1\%$		$\pm 0.3$	'C
Sensor Gain (Average Slope)	$T_{MIN} \leq T_A \leq T_{MAX}$	$+10.0$	$+0.5$		$+10.0$		$+0.9$ , $+0.1$	mV/C
Load Regulation (Note 3) $0 \leq I_L \leq 1$ mA	$T_A=+25^\circ C$	$\pm 0.4$	$\pm 1.0$		$\pm 0.4$	$\pm 1.0$		mV/mA
Line Regulation (Note 3)	$T_A=+25^\circ C$	$\pm 0.4$	$\pm 0.05$		$\pm 0.01$	$\pm 0.05$		mV/V
	$4V \leq V_B \leq 30V$	$\pm 0.02$		$\pm 0.1$	$\pm 0.02$		$\pm 0.1$	mV/V
Quiescent Current (Note 9)	$V_B=+5V, +25^\circ C$	56	67		58	67		mA
	$V_B=+5V$	108		131	91		114	mA
	$V_B=+30V, +25^\circ C$	58.2	68		56.2	68		mA
	$V_B=+30V$	108.5		133	91.5		118	mA
Change of Quiescent Current (Note 3)	$4V \leq V_B \leq 30V, +25^\circ C$	0.2	1.0		0.2	1.0		mA
	$4V \leq V_B \leq 30V$	0.5		2.0	0.5		2.0	mA
Temperature Coefficient of Quiescent Current		$+0.2\%$		$+0.5$	$+0.2\%$		$+0.5$	$\mu A/C$
Minimum Temperature for Rated Accuracy	In circuit of Figure 1, $I_L=0$	-41.5		+2.0	+1.5		+2.0	'C
Long Term Stability	$T_A=T_{MAX}$ for 1000 hours	$\pm 0.08$			$\pm 0.08$			'C

# Humidity Sensor EYH-H02N





**MPC508A  
MPC509A**

## Single-Ended 8-Channel/Differential 4-Channel CMOS ANALOG MULTIPLEXERS

### FEATURES

- **ANALOG OVERVOLTAGE PROTECTION: 70V<sub>p-p</sub>**
- **NO CHANNEL INTERACTION DURING OVERVOLTAGE**
- **BREAK-BEFORE-MAKE SWITCHING**
- **ANALOG SIGNAL RANGE: ±15V**
- **STANDBY POWER: 7.5mW typ**
- **TRUE SECOND SOURCE**

### DESCRIPTION

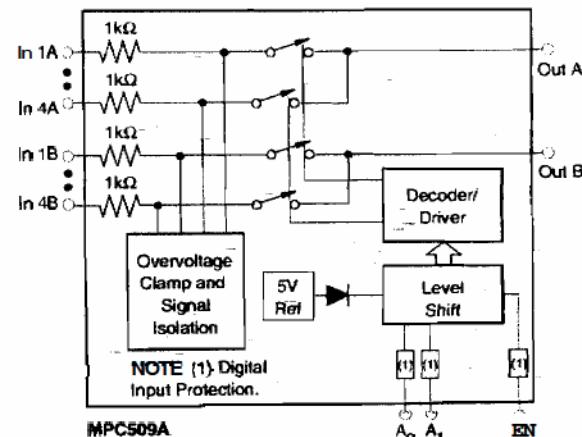
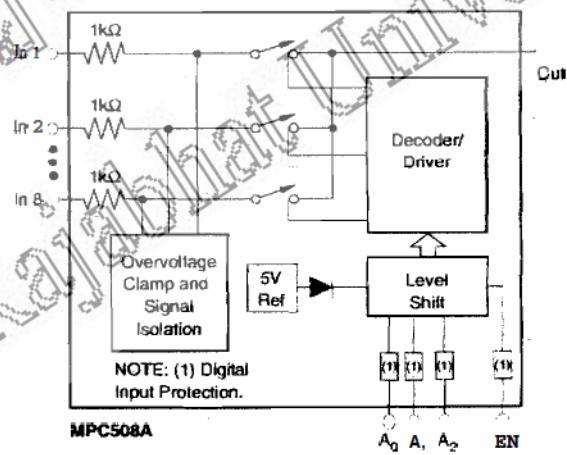
The MPC508A is an 8-channel single-ended analog multiplexer and the MPC509A is a 4-channel differential multiplexer.

The MPC508A and MPC509A multiplexers have input overvoltage protection. Analog input voltages may exceed either power supply voltage without damaging the device or disturbing the signal path of other channels. The protection circuitry assures that signal fidelity is maintained even under fault conditions that would destroy other multiplexers. Analog inputs can withstand 70V<sub>p-p</sub> signal levels and standard ESD tests. Signal sources are protected from short circuits should multiplexer power loss occur; each input presents a 1kΩ resistance under this condition. Digital inputs can also sustain continuous faults up to 4V greater than either supply voltage.

These features make the MPC508A and MPC509A ideal for use in systems where the analog signals originate from external equipment or separately powered sources.

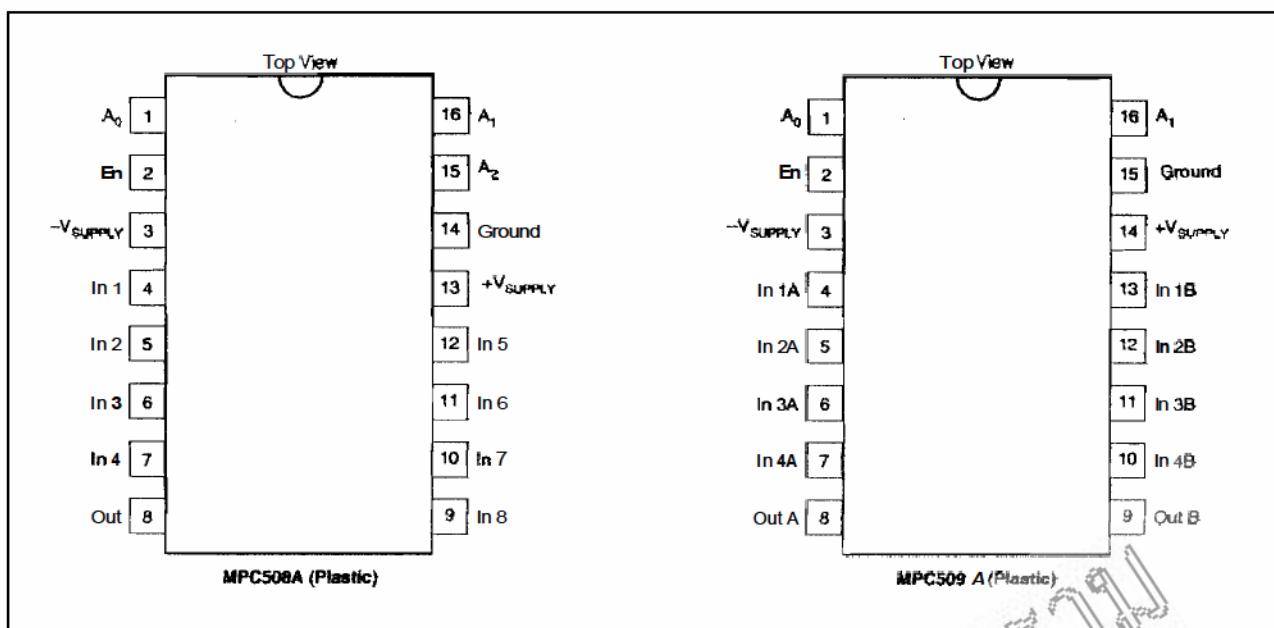
The MPC508A and MPC509A are fabricated with Burr-Brown's dielectrically isolated CMOS technology. The multiplexers are available in plastic DIP and plastic SOIC packages. Temperature range is -40°C to +85°C.

### FUNCTIONAL DIAGRAMS



International Airport Industrial Park • Mailing Address: PO Box 11400, Tucson, AZ 85734 • Street Address: 6730 S. Tucson Blvd., Tucson, AZ 85741 • Tel: (520) 748-1111 • Fax: 910-852-1111  
Internet: <http://www.burr-brown.com/> • FAXLine: (800) 548-6133 (US/Canada Only) • Cable: BBRCCORP • Telex: 068-6401 • Tel: (520) 889-1510 • Immediate Product Info: (800) 548-6132

# PIN CONFIGURATIONS



## TRUTHTABLES

### MPC508A

A <sub>2</sub>	A <sub>1</sub>	A	EN	'ON' CHANNEL
X	X	X	L	None
L	L	L	H	1
L	L	H	H	2
L	H	L	H	3
L	H	H	H	4
H	L	L	H	5
H	L	H	H	6
H	H	L	H	7
H	H	H	H	8

### MPC509A

A <sub>1</sub>	A <sub>0</sub>	EN	'ON' CHANNEL PAIR
X	X	L	None
L	L	H	1
H	L	H	2
H	H	H	3
			4

## ORDERING INFORMATION

PRODUCT	PACKAGE	TEMPERATURE RANGE	DESCRIPTION
MPC508AP	16-Pin Plastic DIP	-40°C to +85°C	8-Channel Single-Ended
MPC508AU	16-Pin Plastic SOIC	-40°C to +85°C	8-Channel Single-Ended
MPC509AP	16-Pin Plastic DIP	-40°C to +85°C	4-Channel Differential
MPC509AU	16-Pin Plastic SOIC	-40°C to +85°C	4-Channel Differential

## ABSOLUTE MAXIMUM RATINGS<sup>(1)</sup>

Voltage between supply pins	44V
V <sub>+</sub> to ground	22V
V <sub>-</sub> to ground	25V
Digital input overvoltage V <sub>ENH</sub> , V <sub>A</sub> :	
V <sub>SUPPLY</sub> (+)	44V
V <sub>SUPPLY</sub> (-)	-4V
or 20mA, whichever occurs first.	
Analog input overvoltage V:	
V <sub>SUPPLY</sub> (+)	+20V
V <sub>SUPPLY</sub> (-)	-20V
Continuous current, S or D	20mA
Peak current, S or D (pulsed at 1ms, 10% duty cycle max.)	40mA
Power dissipation <sup>(2)</sup>	1.28W
Operating temperature range	-40°C to +85°C
Storage temperature range	-65°C to +150°C

NOTE: (1) Absolute maximum ratings are limiting values applied individually, beyond which the serviceability of the circuit may be impaired. Functional operation under any of these conditions is not necessarily implied.

(2) Derate 1.28mW/°C above T<sub>A</sub> = +70°C.

## PACKAGE INFORMATION

PRODUCT	PACKAGE	PACKAGE DRAWING NUMBER <sup>(1)</sup>
MPC508/509AP	16-Pin Plastic DIP	180
MPC508/509AU	16-Pin Plastic SOIC	211

NOTE: (1) For detailed drawing and dimension table, please see end of data sheet, or Appendix C of Burr-Brown IC Data Book.

**MPC508A, 509A**

